

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-060078

(43)Date of publication of application : 06. 03. 2001

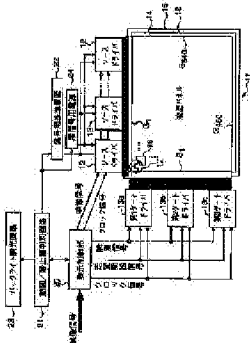
(51)Int.Cl. G09G 3/36
G02F 1/133
G09G 3/20
G09G 3/34
H04N 5/66

(21)Application number : 2000-125910 (71)Applicant : SHARP CORP
(22)Date of filing : 26. 04. 2000 (72)Inventor : MIYAJI KOICHI

(30)Priority

Priority 11168152 Priority 15. 06. 1999 Priority JP
number : date : country :

(54) LIQUID CRYSTAL DISPLAY METHOD AND LIQUID CRYSTAL DISPLAY DEVICE



(57)Abstract:

PROBLEM TO BE SOLVED: To improve the display quality of a moving picture by the minimum improvement.

SOLUTION: Source drivers 12 outputs a data signal and a reset (black)

signal alternately to source lines S. 480 lines of gate lines G are connected to gate line drivers 13a to 13c while being divided into three groups by every 160 lines. A display control part 20 makes the drivers select (n)th gate lines G when the source drivers 12 output a data signal and makes them select (n+160)th gate lines G when the drivers 12 output the reset signal by outputting the identification signal, the scanning starting signal and the clock signal to respective gate drivers 13a to 13c. Moreover, the part 20 makes the drivers 13a to 13c shift (n) successively. This device eliminates light leakage of picture elements which are changed over from white display to black display by writing the reset signal in one-third the latter half of a frame in this manner. Moreover, the device reduces blots of the edge part of a moving image. Thus, the display quality of the moving picture is improved by the minimum improvement.

LEGAL STATUS

[Date of request for examination] 12.07.2002

[Date of sending the examiner's
decision of rejection]

[Kind of final disposal of
application other than the
examiner's decision of rejection or
application converted registration]

[Date of final disposal for
application]

[Patent number] 3556150

[Date of registration] 21.05.2004

[Number of appeal against
examiner's decision of rejection]

[Date of requesting appeal against
examiner's decision of rejection]

[Date of extinction of right]

* NOTICES *

**JPO and NCIP are not responsible for any
damages caused by the use of this translation.**

1. This document has been translated by computer. So the translation may not reflect the original precisely.

2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

CLAIMS

[Claim(s)]

[Claim 1] Supply a data signal to two or more lines arranged in parallel mutually, and a selection signal is supplied to two or more **** mutually arranged in parallel in the direction which intersects the above-mentioned line. It is the liquid crystal display approach which displays an image on the picture element which the line and the above-mentioned selection signal with which the above-mentioned data signal was supplied are supplied, and becomes with the liquid crystal a crossover location with a Ta line line, or near the crossover location. While supplying the above-mentioned selection signal to n (n: positive integer) Motome's ****, a data signal is supplied to the above-mentioned line. While displaying the image based on the above-mentioned data signal on the picture element concerning the crossover location of above-mentioned n Motome's ****, and each line, next supplying the above-mentioned selection signal to Motome's (n+m) **** by making m into a positive integer The black status signal for displaying a black image on a picture element is supplied to the above-mentioned line. The above-mentioned black image is displayed on the picture element concerning the crossover location of **** of above-mentioned (n+m) Motome, and each line. The display action of an image and the display action of a black image based on the above-mentioned data signal are repeated carrying out the sequential shift of the **** which supplies the above-mentioned selection signal. The liquid crystal display approach characterized by returning to head **** and displaying the image and black image based on the above-mentioned data signal to each of all picture elements within an one-frame period when **** of Motome (n+m) who supplies the above-mentioned selection signal exceeds a last line line.

[Claim 2] Supply a data signal to two or more lines arranged in parallel mutually, and a selection signal is supplied to two or more **** mutually arranged in parallel in the direction which intersects the above-mentioned line. While being the liquid crystal display approach which displays an image on the picture element which the line and the above-mentioned selection signal with which the above-mentioned data signal was supplied are supplied, and becomes with the liquid crystal a crossover location with a Ta line line, or near the crossover location

and supplying the above-mentioned selection signal to n Motome's ****
While supplying the above-mentioned selection signal to two or more ****
which supply a data signal to the above-mentioned line, and display the
image based on the above-mentioned data signal on the picture element
concerning the crossover location of above-mentioned n Motome's ****,
and each line, next are different from above-mentioned n Motome's ****
at coincidence The above-mentioned black status signal for displaying a
black image on a picture element is supplied to the above-mentioned line.
The above-mentioned black image is displayed on the picture element
concerning the crossover location of **** of the above-mentioned two or
more books, and each line. The display action of an image and the
display action of a black image based on the above-mentioned data signal
are repeated carrying out the sequential shift of the **** which
supplies the above-mentioned selection signal. The liquid crystal
display approach characterized by returning to head **** and displaying
the image and black image based on the above-mentioned data signal to
each of all picture elements within an one-frame period when two or more
**** which supply a selection signal to the above-mentioned coincidence
exceed a last line line.

[Claim 3] It is the liquid crystal display approach characterized by
**** of the above-mentioned two or more books being Motome's
 $(\alpha(n+\alpha-m) = 1, 2, \dots, p \text{ (p: positive integer)})$ **** in the
liquid crystal display approach according to claim 2.

[Claim 4] It is the liquid crystal display approach characterized by
**** of the above-mentioned two or more books being **** from Motome
 $(n+\alpha-m) (n+\alpha-m+k-1) (\alpha= 1, 2, \dots, p \text{ (p, k: positive integer)})$
to Motome in the liquid crystal display approach according to
claim 2.

[Claim 5] It is the liquid crystal display approach characterized by the
supply time amount of the above-mentioned data signal and the supply
time amount of the above-mentioned black status signal being equal in
the liquid crystal display approach of any of claim 1 thru/or claim 4,
or one publication.

[Claim 6] It is the liquid crystal display approach that supply time
amount of the above-mentioned data signal is characterized by the
***** rather than the supply time amount of the above-mentioned black
status signal in the liquid crystal display approach of any of claim 1
thru/or claim 4, or one publication.

[Claim 7] It is the liquid crystal display approach characterized by
being set up so that the value of Above m may fill the relation of a
degree type in the liquid crystal display approach of any of claim 1,

claim 3, and claim 4, or one publication.

$f_{xm}/N > t$, however N :line -- the response time [claim 8] of the liquid crystal at the time of switching a number of lines f :1 frame-time t :white display to a black display It is the liquid crystal display approach characterized by being set up so that the value of k may fill the relation of a degree type in the liquid crystal display approach according to claim 4.

$T_{xk} > T_0$, however 1 time of supply time amount T_0 of T :black status signal: The shortest time amount of the black status signal which can switch a white display to a black display completely [claim 9] The liquid crystal display approach characterized by setting up so that the following relation may be filled for the electrical potential difference V_d in case the above-mentioned data signal is a data signal for a black display, and the electrical potential difference V_r of the above-mentioned black status signal in the liquid crystal display approach of any of claim 1 thru/or claim 4, or one publication. the potential level of a counterelectrode -- receiving -- the case of straight polarity -- the time of a normally white -- the time of a $V_d < V_r$ normally black -- the potential level of a $V_d > V_r$ counterelectrode -- receiving -- the case of negative polarity -- the time of a normally white -- the time of a $V_d > V_r$ normally black -- $V_d < V_r$ -- [Claim 10] The display panel with which the picture element which becomes with the liquid crystal the crossover location of two or more **** and the above-mentioned line which were arranged in parallel mutually, and a Noriyuki Kami line, or near the crossover location was formed in two or more lines arranged in parallel mutually and the direction which intersects the above-mentioned train electrode at least, In the liquid crystal display which has the line driver which supplies a data signal to the above-mentioned line, and the **** driver which supplies a selection signal to a top **** line While supplying a video signal and a control signal to the above-mentioned line driver, a control signal is supplied to a top **** line driver. The display and control section which controls the image display actuation to the above-mentioned display panel, and a black display signal generation means to generate the black status signal for displaying a black image on the above-mentioned picture element, It is prepared in the above-mentioned line driver, and has the circuit changing switch which changes the data signal and the black status signal from the above-mentioned black display signal generation means based on the video signal from the above-mentioned display and control section by turns, and chooses them. While the above-mentioned display and control section supplies the above-mentioned control signal for making sequential

selection of the top **** line to a Noriyuki Kami line driver The liquid crystal display characterized by making a selection signal supply to Motome's **** while making a selection signal supply to n Motome's ****, when the above-mentioned circuit changing switch has chosen the data signal when the above-mentioned circuit changing switch has chosen the black status signal (n+m).

[Claim 11] The display panel with which the picture element which becomes with the liquid crystal the crossover location of two or more **** and the above-mentioned line which were arranged in parallel mutually, and a Noriyuki Kami line, or near the crossover location was formed in two or more lines arranged in parallel mutually and the direction which intersects the above-mentioned train electrode at least, In the liquid crystal display which has the line driver which supplies a data signal to the above-mentioned line, and the **** driver which supplies a selection signal to a top **** line While supplying a video signal and a control signal to the above-mentioned line driver, a control signal is supplied to a top **** line driver. The display and control section which controls the image display actuation to the above-mentioned display panel, and a black display signal generation means to generate the black status signal for displaying a black image on the above-mentioned picture element, It is prepared in the above-mentioned line driver, and has the circuit changing switch which changes the data signal and the black status signal from the above-mentioned black display signal generation means based on the video signal from the above-mentioned display and control section by turns, and chooses them. While the above-mentioned display and control section supplies the above-mentioned control signal for making sequential selection of the top **** line to a Noriyuki Kami line driver The liquid crystal display characterized by making a selection signal supply to two or more **** which are different from above-mentioned n Motome's **** when the above-mentioned circuit changing switch has chosen the black status signal while making a selection signal supply to n Motome's ****, when the above-mentioned circuit changing switch has chosen the data signal.

[Claim 12] It is the liquid crystal display which a top **** line is divided into the block of L (L: positive integer) individual every m in claim 10 or a liquid crystal display according to claim 11, and is characterized by the top **** line driver consisting of L partial **** drivers which supply a selection signal to **** of each block.

[Claim 13] The above-mentioned change control signal is a liquid crystal display characterized by making selection time amount of the above-mentioned data signal longer than the selection time amount of a black

status signal including a change control signal for the control signal from the above-mentioned display and control section to the above-mentioned line driver to control change actuation of the above-mentioned circuit changing switch in any of claim 10 thru/or claim 12, or the liquid crystal display of one publication.

[Claim 14] The above-mentioned change control signal is a liquid crystal display characterized by making equal selection time amount of the above-mentioned data signal, and selection time amount of the above-mentioned black status signal including a change control signal for the control signal from the above-mentioned display and control section to the above-mentioned line driver to control change actuation of the above-mentioned circuit changing switch in any of claim 10 thru/or claim 12, or the liquid crystal display of one publication.

[Claim 15] A top **** line driver is a liquid crystal display characterized by supplying the above-mentioned selection signal to **** from Motome $(n+m+k-1)$ to Motome at the above-mentioned black status signal days of supply $(n+m)$ based on the above-mentioned recognition signal including the recognition signal for identifying whether the control signal from the above-mentioned display and control section to a Noriyuki Kami line driver is the black status signal days of supply which supply the above-mentioned black status signal in claim 11 or a liquid crystal display according to claim 12.

[Claim 16] In a liquid crystal display according to claim 15, the control signal from the above-mentioned display and control section to a Noriyuki Kami line driver includes a scan start signal. A top **** line driver It is based on the shift register which has two or more latch circuits, and the above-mentioned recognition signal. While supplying the above-mentioned scan start signal to the 1st latch circuit of the above-mentioned shift register at the data signal days of supply The liquid crystal display characterized by equipping the black status signal days of supply with a scan start signal supply means to supply the above-mentioned scan start signal to k latch circuits which continued from the m-th latch circuit of the above-mentioned shift register.

[Claim 17] It is the liquid crystal display characterized by having attained modification of the latch circuit number m and the number k of latch circuits in the above-mentioned black status signal days of supply of the above-mentioned scan start signal supply means in a liquid crystal display according to claim 16.

[Claim 18] It is the liquid crystal display which is equipped with the supply control means which controls actuation of the above-mentioned

scan start signal supply means in a liquid crystal display according to claim 17, and is characterized by the above-mentioned supply control means outputting the control signal which sets up the above-mentioned latch circuit number m based on the scan starting position assignment signal from the outside to the above-mentioned scan start signal supply means.

[Claim 19] It is the liquid crystal display characterized by for the above-mentioned display and control section to switch the control signal for the 1st display mode which performs supply actuation of the black status signal based on actuation of the above-mentioned circuit changing switch according to the command signal from the outside, and the control signal for the 2nd display mode which the above-mentioned circuit changing switch makes carry out a halt of operation, and does not perform supply actuation of a black status signal in any of claim 10 thru/or claim 12, or the liquid crystal display of one publication, and to output.

[Claim 20] It is the liquid crystal display which is equipped with the reference supply for signals for setting up the electrical potential difference of the data signal supplied from the above-mentioned line driver in a liquid crystal display according to claim 19, and is characterized by having attained the switch of the electrical potential difference of the above-mentioned reference supply for signals in the time of the 1st display mode of the above, and the 2nd display mode.

[Claim 21] It is the liquid crystal display which carries out the monitor of the data applied to the same location on a screen based on the video signal from the above-mentioned display and control section in a liquid crystal display according to claim 19, and is characterized by having an animation still picture distinction means to output the above-mentioned command signal with which it distinguishes whether the images based on the above-mentioned video signal are whether it is an animation and a still picture, and a distinction result is expressed to the above-mentioned display and control section.

[Claim 22] The back light which irradiates the above-mentioned display panel from a rear-face side in any of claim 19 thru/or claim 21, or the liquid crystal display of one publication, and the liquid crystal display characterized by having the back light modulated light means which switches the brightness of the above-mentioned back light with the 1st display mode of the above, and the 2nd display mode based on the above-mentioned command signal.

[Claim 23] It is the liquid crystal display which the above-mentioned black display signal generation means is a power source for black status

signals in a liquid crystal display according to claim 19, and is characterized by having attained the switch of the electrical potential difference of the above-mentioned power source for black status signals in the time of the 1st display mode of the above, and the 2nd display mode of the above.

[Translation done.]

* NOTICES *

JPO and NCIP are not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Field of the Invention] This invention relates to the liquid crystal display approach and a liquid crystal display excellent in the movie display.

[0002]

[Description of the Prior Art] Conventionally, there is a liquid crystal display of an active-matrix mold. In this active-matrix type of liquid crystal display, as shown in drawing 31, whenever it samples the data for 1 level Rhine in the sampling memory 2 from a video signal, this sampled data is stored in the holding memory 3 by the source driver 1. Moreover, in a liquid crystal panel side, level Rhine which becomes in the picture element line which should write in data is chosen by the gate driver (not shown), and turns on TFT (thin film transistor) of the selected picture element. Then, the DA translation of the data signal for 1 level Rhine currently stored in the holding memory 3 is carried out to all the picture elements that constitute selected level Rhine by DA converter 4, and it is written in them through the source line 6.

[0003] Above-mentioned actuation is performed to full-level Rhine, and the image writing of one screen is completed. And the display of various images is enabled by repeating this as one frame. The active-matrix mold

liquid crystal display which performs such a display action is applied to the display of a word processor or a notebook computer, or television. [0004] By the way, in the liquid crystal display of the above-mentioned conventional active-matrix mold, since [the speed of response of liquid crystal, especially whose speed of response between halftone are the above-mentioned time amount it is / time amount / one frame] it is later than 16.7ms, in animation display, there is a problem of the display degradation that an after-image is seen.

[0005] Moreover, the data signal written in the corresponding picture element continues being held between un-choosing Above TFT. Therefore, even if it makes quick the speed of response of metaphor liquid crystal, although human being's look pursues an animation, the after-image on the retina of a reason exists. Consequently, there is also a problem that display grace falls.

[0006] Then, in order to solve each above-mentioned problem, the following liquid crystal display approaches are proposed (reference 1 and reference 2). In reference 1 "JP,11-109921,A", a screen is divided vertical 2, and the black signal (blanking) scan of the bottom screen is carried out in the first half of frame time at the same time it carries out the signal scan of the upper screen. And it is made to carry out the signal scan of the bottom screen in the second half of frame time at the same time it carries out the black signal (blanking) scan of the above top screen.

[0007] Moreover, in reference 2 ""new animation correspondence LCD which used pie cel" Japanese Liquid Crystal Society, 1999, vol.3, No.2", while dividing a screen vertical 2, 1 frame time is divided into the time amount slot of the number of Rhine of a full screen. And in the 1st slot, a bottom screen also carries out a signal scan at the same time it carries out the signal scan of the upper screen. Moreover, in the 2nd slot, the bottom screen is also made to perform a black signal (blanking) scan at the same time it carries out the black signal (blanking) scan of the above top screen. Thus, the signal scan and the black signal (blanking) scan are successively repeated for every slot.

[0008] According to each above-mentioned liquid crystal display approach, if its attention is paid to 1 picture element, both an image display period and a black display period are always in throughout at the time of one frame, and it will become possible to display an image, without intermingling the frame data of order by existence of a black display period especially. Therefore, the display engine performance of an animation is improvable.

[0009]

[Problem(s) to be Solved by the Invention] However, there are the following problems in the liquid crystal display approach indicated by the above-mentioned reference 2. That is, 1 frame time is divided into the time amount slot of the number of Rhine of a full screen, and the screen is divided further vertical 2. And in the 1st slot, a bottom screen also carries out a signal scan at the same time it carries out the signal scan of the upper screen. On the other hand, in the 2nd slot, the bottom screen is also carrying out the black signal (blanking) scan at the same time it carries out the black signal (blanking) scan of the above top screen. Thus, the signal scan and the black signal (blanking) scan are successively repeated for every slot. Therefore, when beginning to scan an upper screen, it is necessary to also scan a bottom screen to coincidence and to make the image data for one line memorize once. Therefore, a circuit is complicated and there is a problem of leading to a cost rise.

[0010] Moreover, the liquid crystal display approach indicated by the above-mentioned reference 1 also has the same problem. That is, 1 frame time is divided at the first half and the second half, and the screen is divided further vertical 2. And the black signal (blanking) scan of the bottom screen is carried out in the first half of 1 frame time at the same time it carries out the signal scan of the upper screen. On the other hand, the signal scan of the bottom screen is carried out in the second half of 1 frame time at the same time it carries out the black signal (blanking) scan of the upper screen. In this case, although an image data storage like the above-mentioned reference 2 is unnecessary, the fault of the complication and cost rise of a circuit by screen separation is produced too.

[0011] Although it is needless to say, if a screen is divided, a source driver will 2 double be necessary by the upper and lower sides, and will become a cost rise, for example.

[0012] Then, it is screen separation [like reference 1 and reference 2] whose purpose of this invention is to offer the liquid crystal display approach and liquid crystal display which can improve animation display grace by the minimum amelioration of the conventional liquid crystal display, without also needing the storage of a special screen, without carrying out.

[0013]

[Means for Solving the Problem] In order to attain the above-mentioned purpose, the 1st invention supplies a data signal to two or more lines arranged in parallel mutually, and a selection signal is supplied to two or more **** mutually arranged in parallel in the direction which

intersects the above-mentioned line. It is the liquid crystal display approach which displays an image on the picture element which the line and the above-mentioned selection signal with which the above-mentioned data signal was supplied are supplied, and becomes with the liquid crystal a crossover location with a Ta line line, or near the crossover location. While supplying the above-mentioned selection signal to n (n : positive integer) Motome's ****, a data signal is supplied to the above-mentioned line. While displaying the image based on the above-mentioned data signal on the picture element concerning the crossover location of above-mentioned n Motome's ****, and each line, next supplying the above-mentioned selection signal to Motome's $(n+m)$ **** by making m into a positive integer The black status signal for displaying a black image on a picture element is supplied to the above-mentioned line. The above-mentioned black image is displayed on the picture element concerning the crossover location of **** of above-mentioned $(n+m)$ Motome, and each line. The display action of an image and the display action of a black image based on the above-mentioned data signal are repeated carrying out the sequential shift of the **** which supplies the above-mentioned selection signal. When **** of Motome $(n+m)$ who supplies the above-mentioned selection signal exceeds a last line line, it is characterized by returning to head **** and displaying the image and black image based on the above-mentioned data signal to each of all picture elements within an one-frame period.

[0014] According to the above-mentioned configuration, unlike the case of the above-mentioned reference 1 and reference 2, data signal supply to a line and black status signal supply are performed by turns, and the sequential increment of the n is carried out for **** which supplies the above-mentioned selection signal synchronizing with the above-mentioned signal supply like n , $n+m$, $n+1$, $n+m+1$, $n+2$, $n+m+2$, and --. In this way, without dividing a screen or using the circuit which memorizes the image data of one screen, a data signal is written in, to all picture elements, the condition that the black status signal was written in is held until a black status signal is supplied and an image data signal is newly written in the following frame, after the predetermined time according to m passes further, and a black image is displayed. Therefore, when the picture element which is performing the white display changes to a black display with the following frame, before a black status signal is written in, the black image will already be displayed, and the optical leakage of a back light does not take place.

[0015] Moreover, the edge of the image in an animation moved by the end change of a frame, and has stopped at the frame period. However, since

it is sensed to human being that the image is moving smoothly, there are a period which has the edge of an image ahead of human being's look, and a period in behind, and the edge of an image spreads and it is visible. However, in this invention, since the picture element which shows the above-mentioned image will become a black display as mentioned above by the time a data signal is impressed next, and an image disappears, the period which has the edge of an image ahead of human being's look as a result, and the period in behind become short, and a blot of the edge of an image will be reduced. In this way, animation display grace improves. [0016] Moreover, the 2nd invention supplies a data signal to two or more lines arranged in parallel mutually, and a selection signal is supplied to two or more **** mutually arranged in parallel in the direction which intersects the above-mentioned line. While being the liquid crystal display approach which displays an image on the picture element which the line and the above-mentioned selection signal with which the above-mentioned data signal was supplied are supplied, and becomes with the liquid crystal a crossover location with a Ta line line, or near the crossover location and supplying the above-mentioned selection signal to n Motome's **** While supplying the above-mentioned selection signal to two or more **** which supply a data signal to the above-mentioned line, and display the image based on the above-mentioned data signal on the picture element concerning the crossover location of above-mentioned n Motome's ****, and each line, next are different from above-mentioned n Motome's **** at coincidence The black status signal for displaying a black image on a picture element is supplied to the above-mentioned line. The above-mentioned black image is displayed on the picture element concerning the crossover location of **** of the above-mentioned two or more books, and each line. The display action of an image and the display action of a black image based on the above-mentioned data signal are repeated carrying out the sequential shift of the **** which supplies the above-mentioned selection signal. When two or more **** which supply a selection signal to the above-mentioned coincidence exceed a last line line, it is characterized by returning to head **** and displaying the image and black image based on the above-mentioned data signal to each of all picture elements within an one-frame period. [0017] According to the above-mentioned configuration, a multiple-times black status signal is supplied to all picture elements in the second half of an one-frame period. Therefore, even when it is the time amount which cannot perform black image display with the above-mentioned black status signal supply time amount sufficient by just one black status signal supply, a black display is ensured by repeating black status

signal supply two or more times. In this way, the picture element consistency of a display panel is high-density, and since there are many ****, even when black status signal supply time amount cannot be taken enough, the high-definition movie display to which the optical leakage of a back light does not take place is performed.

[0018] Moreover, as for the liquid crystal display approach of invention the above 2nd, it is desirable to make **** of the above-mentioned two or more books into Motome's $(\alpha(n+\alpha-m) = 1, 2, \dots, p$ (p : positive integer)) ****.

[0019] According to the above-mentioned configuration, when its attention is paid to one certain level Rhine, a black display will be repeatedly performed for every scan of m . in this way, the effect of the dielectric constant of the liquid crystal by the contents of a display of the last frame -- losing -- a pan -- a high-definition display is performed.

[0020] Moreover, as for the liquid crystal display approach of invention the above 2nd, it is desirable to make **** of the above-mentioned two or more books into **** from Motome $(n+\alpha-m) (n+\alpha-m+k-1) (\alpha=1, 2, \dots, p$ (p, k : positive integer)) to Motome.

[0021] According to the above-mentioned configuration, if its attention is paid to one certain level Rhine, a black display will be repeatedly performed k times for every scan of m , and the effect of the contents of a display of the last frame will be lost further.

[0022] Moreover, as for the liquid crystal display approach of the 1st above-mentioned invention or the 2nd invention, it is desirable to make equal supply time amount of the above-mentioned data signal and supply time amount of the above-mentioned black status signal.

[0023] According to the above-mentioned configuration, since the supply time amount of the above-mentioned data signal and the supply time amount of the above-mentioned black status signal are equal, supply of the above-mentioned data signal and supply of the above-mentioned black status signal are switched by very easy switch control processing.

[0024] Moreover, as for the liquid crystal display approach of the 1st above-mentioned invention or the 2nd invention, it is desirable to make supply time amount of the above-mentioned data signal longer than the supply time amount of the above-mentioned black status signal.

[0025] According to the above-mentioned configuration, the picture element consistency of a display panel is high-density, and since there are many ****, it can be coped with also when data signal supply time amount cannot be taken enough.

[0026] Moreover, as for the liquid crystal display approach of the 1st

above-mentioned invention or the 2nd invention, it is desirable to set up the value of Above m so that the relation of a degree type may be filled.

$f_{xm}/N > t$, however N :line -- the response time [0027] of the liquid crystal at the time of switching a number of lines $f:1$ frame-time t :white display to a black display According to the above-mentioned configuration, the supply time amount of the above-mentioned black status signal in an one-frame period is set up more than the response time of the liquid crystal in the case of switching a white display to a black display. In this way, a black display will be ensured by the time a data signal is impressed next, even if it is the picture element as which a white image is displayed based on the above-mentioned data signal.

[0028] Moreover, as for the liquid crystal display approach of the 1st above-mentioned invention or the 2nd invention, it is desirable to set up the value of Above k so that the relation of a degree type may be filled.

$T_{xk} > T_0$, however 1 time of supply time amount T_0 of T :black status signal: The shortest time amount of the black status signal which can switch a white display to a black display completely [0029] According to the above-mentioned configuration, the supply time amount of the above-mentioned black status signal in an one-frame period is set up beyond the shortest time amount which can switch a white display to a black display by k times supply of a black status signal. In this way, a black display will be ensured by the time a data signal is impressed next, even if it is the picture element as which a white image is displayed based on the above-mentioned data signal, when repeating a black status signal k times and supplying it, since the supply time amount of the above-mentioned black status signal is inadequate.

[0030] Moreover, as for the liquid crystal display approach of the 1st above-mentioned invention or the 2nd invention, it is desirable to set up the electrical potential difference V_d in case the above-mentioned data signal is a data signal for a black display, and the electrical potential difference V_r of the above-mentioned black status signal so that the following relation may be filled. In the case of negative polarity, it is [as opposed to / in the case of straight polarity / the potential level of a $V_d > V_r$ counterelectrode] $V_d < V_r$ [0031] to the potential level of a counterelectrode at the time of a $V_d > V_r$ normally black at the time of a normally white at the time of $V_d < V_r$ and a normally black at the time of a normally white. Even when according to the above-mentioned configuration the supply time amount of a black

status signal is insufficient and sufficient black display cannot be performed, a black display is ensured by setting the electrical potential difference of the above-mentioned black status signal as (smallish) in a slight size.

[0032] Moreover, the 3rd invention The display panel with which the picture element which becomes with the liquid crystal the crossover location of two or more **** and the above-mentioned line which were arranged in parallel mutually, and a Noriyuki Kami line, or near the crossover location was formed in two or more lines arranged in parallel mutually and the direction which intersects the above-mentioned train electrode at least, In the liquid crystal display which has the line driver which supplies a data signal to the above-mentioned line, and the **** driver which supplies a selection signal to a top **** line While supplying a video signal and a control signal to the above-mentioned line driver, a control signal is supplied to a top **** line driver. The display and control section which controls the image display actuation to the above-mentioned display panel, and a black display signal generation means to generate the black status signal for displaying a black image on the above-mentioned picture element, It is prepared in the above-mentioned line driver, and has the circuit changing switch which changes the data signal and the black status signal from the above-mentioned black display signal generation means based on the video signal from the above-mentioned display and control section by turns, and chooses them. While the above-mentioned display and control section supplies the above-mentioned control signal for making sequential selection of the top **** line to a Noriyuki Kami line driver When the above-mentioned circuit changing switch has chosen the data signal, while making a selection signal supply to n Motome's ****, when the above-mentioned circuit changing switch has chosen the black status signal, it is characterized by making a selection signal supply to Motome's **** (n+m).

[0033] According to the above-mentioned configuration, based on the control signal from a display control, a **** driver and a line driver are controlled as follows. That is, when a data signal is chosen and a line is supplied with the circuit changing switch of the above-mentioned line driver, n Motome's **** is chosen by the top **** line driver. On the other hand, when a black status signal is chosen and a line is supplied with the above-mentioned circuit changing switch, Motome's (n+m) **** is chosen. In this way, a data signal is written in, to all picture elements, the condition that the black status signal was written in is held until a black status signal is supplied and an image data

signal is newly written in the following frame, after the predetermined time according to m passes further, and a black image is displayed. Therefore, when the picture element which is performing the white display changes to a black display with the following frame, before a black status signal is written in, the black image will already be displayed, and the optical leakage of a back light does not take place. [0034] Moreover, the 4th invention The display panel with which the picture element which becomes with the liquid crystal the crossover location of two or more **** and the above-mentioned line which were arranged in parallel mutually, and a Noriyuki Kami line, or near the crossover location was formed in two or more lines arranged in parallel mutually and the direction which intersects the above-mentioned train electrode at least, In the liquid crystal display which has the line driver which supplies a data signal to the above-mentioned line, and the **** driver which supplies a selection signal to a top **** line While supplying a video signal and a control signal to the above-mentioned line driver, a control signal is supplied to a top **** line driver. The display and control section which controls the image display actuation to the above-mentioned display panel, and a black display signal generation means to generate the black status signal for displaying a black image on the above-mentioned picture element, It is prepared in the above-mentioned line driver, and has the circuit changing switch which changes the data signal and the black status signal from the above-mentioned black display signal generation means based on the video signal from the above-mentioned display and control section by turns, and chooses them. While the above-mentioned display and control section supplies the above-mentioned control signal for making sequential selection of the top **** line to a Noriyuki Kami line driver When the above-mentioned circuit changing switch has chosen the data signal, while making a selection signal supply to n Motome's ****, when the above-mentioned circuit changing switch has chosen the black status signal, it is characterized by making a selection signal supply to two or more different **** from above-mentioned n Motome's ****.

[0035] According to the above-mentioned configuration, based on the control signal from a display control, a **** driver and a line driver are controlled as follows. That is, when a data signal is chosen and a line is supplied with the circuit changing switch of the above-mentioned line driver, n Motome's **** is chosen by the top **** line driver. On the other hand, when a black status signal is chosen and a line is supplied with the above-mentioned circuit changing switch, two or more different **** from n Motome are chosen. Therefore, even when it is the

time amount which cannot perform black image display with the above-mentioned black status signal supply time amount sufficient by just one black status signal supply, a black display is ensured by repeating black status signal supply two or more times. In this way, the picture element consistency of a display panel is high-density, and since there are many ****, even when black status signal supply time amount cannot be taken enough, the high-definition movie display to which the optical leakage of a back light does not take place is performed.

[0036] Moreover, as for the liquid crystal display of the 3rd above-mentioned invention or the 4th invention, it is desirable to constitute from L partial **** drivers which divide a top **** line into the block of L (L: positive integer) individual every m, and supply a selection signal to **** of each block of a top **** line driver.

[0037] According to the above-mentioned configuration, when a data signal is supplied to a line with the above-mentioned circuit changing switch, n Motome's **** connected to the partial **** driver concerned is chosen by one certain partial **** driver. On the other hand, when a black status signal is supplied to a line with the above-mentioned circuit changing switch, n Motome's **** connected to the partial **** driver concerned is chosen by the partial **** driver located in the back row of the above-mentioned partial **** driver. In this way, selection actuation of **** of a book (n+m) is performed by easy control.

[0038] Moreover, it is desirable for the above-mentioned change control signal to make selection time amount of the above-mentioned data signal longer than the selection time amount of a black status signal including a change control signal for the control signal from the above-mentioned display and control section to the above-mentioned line driver to control change actuation of the above-mentioned circuit changing switch in the liquid crystal display of the 3rd above-mentioned invention or the 4th invention.

[0039] According to the above-mentioned configuration, the supply time amount of the above-mentioned data signal becomes longer than the supply time amount of the above-mentioned black status signal. Therefore, the picture element consistency of a display panel is high-density, and since there are many ****, it can be coped with also when data signal supply time amount cannot be taken enough.

[0040] Moreover, it is desirable for the above-mentioned change control signal to make equal selection time amount of the above-mentioned data signal and selection time amount of the above-mentioned black status signal including a change control signal for the control signal from the above-mentioned display and control section to the above-mentioned line

driver to control change actuation of the above-mentioned circuit changing switch in the liquid crystal display of the 3rd above-mentioned invention or the 4th invention.

[0041] According to the above-mentioned configuration, since the supply time amount of the above-mentioned data signal and the supply time amount of the above-mentioned black status signal are equal, supply of the above-mentioned data signal and supply of the above-mentioned black status signal are switched by very easy switch control processing.

[0042] Moreover, it is desirable for a top **** line driver to supply the above-mentioned selection signal to **** from Motome ($n+m+k-1$) to Motome at the above-mentioned black status signal days of supply based on the above-mentioned recognition signal including the recognition signal for identifying whether the liquid crystal display of invention of the above 4th is the black status signal days of supply when the control signal from the above-mentioned display and control section to a Noriyuki Kami line driver supplies the above-mentioned black status signal ($n+m$).

[0043] According to the above-mentioned configuration, a black status signal is supplied k times to all picture elements into the predetermined time corresponding to m by the time the data signal was impressed next. Therefore, in order for the black status signal supply time amount according to Above m to perform black image display, even when it is inadequate time amount, a black display is ensured by repeating black status signal supply k times. In this way, the picture element consistency of a display panel is high-density, and since there are many ****, even when black status signal supply time amount cannot be taken enough, the high-definition movie display to which the optical leakage of a back light does not take place is performed.

[0044] Moreover, liquid crystal display invention of invention of the above 4th The control signal from the above-mentioned display and control section to a Noriyuki Kami line driver includes a scan start signal. A top **** line driver The shift register which has two or more latch circuits, It is based on the above-mentioned recognition signal. At the data signal days of supply the above-mentioned scan start signal While supplying the 1st latch circuit of the above-mentioned shift register, it is desirable to equip the black status signal days of supply with a scan start signal supply means to supply the above-mentioned scan start signal to k latch circuits which continued from the m -th latch circuit of the above-mentioned shift register.

[0045] According to the above-mentioned configuration, the **** driver which can supply a black status signal k times by the time a data signal

is impressed next is realized with the easy configuration which forms a scan start signal supply means in the **** driver which has a shift register.

[0046] Moreover, as for the liquid crystal display of invention of the above 4th, it is desirable to accomplish the above-mentioned scan start signal supply means possible [modification of the latch circuit number m and the number k of latch circuits in the above-mentioned black status signal days of supply].

[0047] According to the above-mentioned configuration, the time amount which will display a black image by the time a data signal is impressed next is changed by changing the latch circuit number m. Moreover, the count to which a black status signal will be supplied by the time a data signal is impressed next is changed by changing the number k of latch circuits.

[0048] Moreover, the liquid crystal display of invention of the above 4th is equipped with the supply control means which controls actuation of the above-mentioned scan start signal supply means, and, as for the above-mentioned supply control means, it is desirable to output the control signal which sets up the above-mentioned latch circuit number m to the above-mentioned scan start signal supply means based on the scan starting position assignment signal from the outside.

[0049] According to the above-mentioned configuration, based on the signal from the outside, the time amount which will display a black image by the time a data signal is impressed next is changed.

[0050] Moreover, as for the liquid crystal display of the 3rd above-mentioned invention or the 4th invention, it is desirable to accomplish so that the control signal for the 1st display mode which performs supply actuation of the black status signal based on actuation of the above-mentioned circuit changing switch for the above-mentioned display and control section, and the control signal for the 2nd display mode which the above-mentioned circuit changing switch makes carry out a halt of operation, and does not perform supply actuation of a black status signal may be switched and outputted according to the command signal from the outside.

[0051] According to the above-mentioned configuration, it is switched to the 1st display mode with which consumption energy increases in order that a display mode may supply a black status signal to the above-mentioned line based on actuation of the above-mentioned circuit changing switch for every frame, and the 2nd usual display mode with little consumption energy, and waste of the energy by always fixing a display mode to the 1st mode of the above is prevented.

[0052] Moreover, the liquid crystal display of the 3rd above-mentioned invention or the 4th invention is equipped with the reference supply for signals for setting up the electrical potential difference of the data signal supplied from the above-mentioned line driver, and it is [the electrical potential difference of the above-mentioned reference supply for signals] desirable for the switch to have become possible in the time of the 1st display mode of the above and the 2nd display mode.

[0053] In order to display a black image before a black status signal is supplied and an image data signal is newly written in the following frame after the above-mentioned data signal is written in, when it is the 1st display mode with which the transmission of liquid crystal becomes low according to the above-mentioned configuration, the electrical potential difference of the reference supply for signals is switched, and the electrical potential difference of a data signal is set up according to the transmission fall of the above-mentioned liquid crystal. In this way, fixed gradation balance is maintained between the 1st display mode and the 2nd display mode.

[0054] Moreover, it is desirable to have an animation still picture distinction means to output the above-mentioned command signal with which the liquid crystal display of the 3rd above-mentioned invention or the 4th invention carries out the monitor of the data applied to the same location on a screen based on the video signal from the above-mentioned display and control section, it distinguishes whether the images based on the above-mentioned video signal are whether it is an animation and a still picture, and a distinction result is expressed to the above-mentioned display and control section.

[0055] According to the above-mentioned configuration, based on the above-mentioned video signal, it is distinguished by the animation still picture distinction means whether it is an animation or it is a still picture, and the command signal showing a distinction result is outputted to the above-mentioned display and control section by it. In this way, after the control signal for the 1st display mode is automatically outputted from the above-mentioned display and control section at the time of the animation display to which display grace tends to fall and a data signal is written in it at an one-frame period, by the time a data signal is impressed to the following frame, a black image will be displayed, and display grace improves.

[0056] Moreover, as for the liquid crystal display of the 3rd above-mentioned invention or the 4th invention, it is desirable the back light which irradiates the above-mentioned display panel from a rear-face side, and to have the back light modulated light means which switches the

brightness of the above-mentioned back light with the 1st display mode of the above and the 2nd display mode based on the above-mentioned command signal.

[0057] In order to display a black image until a data signal is impressed to the following frame in an one-frame period after a data signal is written in, when it is the 1st display mode with which the transmission of liquid crystal becomes low according to the above-mentioned configuration, the brightness of a back light is raised by the back light modulated light means, and when it is the 2nd usual display mode, the brightness of a back light is lowered. In this way, waste of the energy by always raising the brightness of the above-mentioned back light is prevented.

[0058] Moreover, as for the liquid crystal display of the 3rd above-mentioned invention or the 4th invention, it is desirable to constitute the above-mentioned black display signal generation means from a power source for black status signals, and to accomplish the electrical potential difference of the above-mentioned power source for black status signals possible [a switch] in the time of the 1st display mode of the above and the 2nd display mode of the above.

[0059] According to the above-mentioned configuration, in an one-frame period, in the case of the 1st display mode which displays a black image until a data signal is impressed to the following frame after a data signal is written in, the electrical potential difference of the power source for black status signals is switched, and a black display is ensured to it.

[0060]

[Embodiment of the Invention] Hereafter, the gestalt of implementation of illustration explains this invention to a detail.

<Gestalt of the 1st operation> drawing 1 is the outline block diagram of the active-matrix mold liquid crystal display as a liquid crystal display in the gestalt of this operation. The liquid crystal display in the gestalt of this operation has a liquid crystal panel 11, two or more source drivers 12, and two or more gate drivers 13. The liquid crystal panel 11 has the TFT substrate 14 and the opposite substrate 15. On the TFT substrate 14 The picture element electrode 16 arranged in the shape of a matrix, and TFT17 by which the drain was connected to this picture element electrode 16, The source line S which was connected common to the source in TFT17 of the gate line G which was connected common to the gate in TFT17 of each line, and was arranged in parallel, and each train, and was arranged in parallel is formed. Moreover, the counterelectrode 18 which counters the picture element electrode 16 is formed in the

opposite substrate 15 which counters the TFT substrate 14 at intervals of predetermined. Moreover, although not illustrated, liquid crystal is pinched between the picture element electrode 16 and the counterelectrode 18.

[0061] There are the 480 above-mentioned gate lines G, and the VGA (video graphics array) panel whose source lines S are 640 (3 times when it is color display) books is used for the liquid crystal panel 11 in the gestalt of this operation here. And 480 gate lines G are divided into every 160 three groups, and are connected to 1st gate driver 13a - 3rd gate driver 13c for every group. Similarly, the source line S is divided into two or more groups, and is connected to the source driver 12 for every group.

[0062] A display and control section 20 has a clock signal generation means, and outputs it to the 1st source driver 12 with the video signal into which the generated above-mentioned clock signal was inputted. Moreover, it has a scan start signal generation means and a recognition signal generation means, and the scan start signal and recognition signal which were generated are outputted to each gate driver 13 with a clock signal. An animation / still picture distinction circuit 21 distinguishes a dynamic-image subject's animation, or a static-image subject's still picture by acting as the monitor of the data of several points on a screen based on the video signal received from the display and control section 20. And a distinction result is returned to a display and control section 20. If it does so, a display and control section 20 will switch the change clock signal, recognition signal, and scan start signal which are one of the above-mentioned clock signals to any the object for animations, and for still pictures they are based on the above-mentioned distinction result.

[0063] Furthermore, the distinction result from above-mentioned animation / still picture distinction circuit 21 is outputted also to the reference supply 22 for signals, the power source 24 for black signals, and the back light modulated light circuit 23. If it does so, the above-mentioned reference supply 22 for signals and the power source 24 for black signals send out the reference voltage for data signals and the electrical potential difference for black signals according to the above-mentioned distinction result to each source driver 12. Moreover, the back light modulated light circuit 23 modulates the light of a back light (not shown) according to the above-mentioned distinction result. In addition, the power source 24 for black signals is a power source used in case the reset signal (black signal) explained in full detail behind is generated.

[0064] Drawing 2 is the outline block diagram of the above-mentioned source driver 12. However, it represents with the configuration about one source line S, and is displaying, and the thing of the same configuration is prepared about all the source lines S. The data for one picture element (1 level Rhine) are sampled by the sampling memory 31 from a video signal, and this sampled data is stored in the holding memory 32. And a DA translation is carried out by DA converter 33 using the reference voltage for signals from the reference supply 22 for signals, and it is sent out to a circuit changing switch 34.

[0065] It is the clock signal which carried out dividing of the sampling clock signal supplied to the above-mentioned sampling memory 31, the holding memory 32, and DA converter 33, and all the source drivers 12 and 12 and the above-mentioned change clock signal which makes a period time amount of -- by which the data for 1 level Rhine are sampled by the sampling memory 31 and 31 and -- are inputted into the above-mentioned circuit changing switch 34. And the level of the above-mentioned change clock signal outputs a circuit changing switch 34 to the source line S which in "H" chooses the data signal from DA converter 33, and corresponds. On the other hand, it outputs to the source line S which in "L" chooses the black signal electrical potential difference from the power source 24 for black signals, and corresponds as the above-mentioned reset signal.

[0066] In addition, as shown in drawing 3, even if it constitutes the above-mentioned source driver 12, it does not interfere. Namely, in the source driver 12 shown in drawing 2, although the circuit changing switch 34 is located in the latter part of DA converter 33, a circuit changing switch 35 is located in the preceding paragraph of the holding memory 38 in drawing 3. And in "H", the level of the above-mentioned change clock signal chooses the video signal from the sampling memory 37, and sends out a circuit changing switch 35 to the holding memory 38. On the other hand, in "L", the black signal data from the black signal data generation section 36 are chosen, and it sends out to the holding memory 38. And a DA translation is carried out by DA converter 38 using the reference voltage for signals from the reference supply 22 for signals, and it is outputted to the corresponding source line S. In this way, while the data signal based on the above-mentioned video signal is outputted to the source line S in the first half of time amount in which the data for 1 level Rhine are sampled, in the second half, the above-mentioned reset signal based on the above-mentioned black signal data is outputted to the source line S.

[0067] Drawing 4 is the outline block diagram of the above-mentioned

gate driver 13. However, the configuration of the gate driver 13 in this invention is not limited to this. The gate driver 13 of the gestalt of this operation has a shift register 41, and the output signal from each latch circuit (not shown) which constitutes this shift register 41 is supplied to an output circuit 42. And the gate voltage of level "H" or level "L" is impressed to the gate line G by this output circuit 42, and the gate line G is chosen.

[0068] The above-mentioned shift register 41 shifts to the following latch circuit the scan start signal supplied to the 1st latch circuit one by one based on the clock signal from the above-mentioned display and control section 20, makes sequential selection of the gate line G, and goes. In that case, the above-mentioned scan start signal is inputted also into the analog switch 43 which opens and closes the recognition signal from a display and control section 20 as a control signal, and when the level of the above-mentioned recognition signal is set to "H" and an analog switch 43 opens, the above-mentioned scan start signal is supplied also to the 2nd - the 4th latch circuit in a shift register 41.

[0069] The liquid crystal display which has the above-mentioned configuration operates as follows, and performs a cine mode display. That is, drawing 5 is the timing chart of the selection signal outputted to the driving signal and each gate line G about three gate drivers 13a, 13b, and 13c. The clock signal which was overdue from the display and control section 20 the semicircle term at 2nd gate driver 13b located in the center from the clock signal supplied to 1st gate driver 13a located in an end is supplied so that drawing 5 may show. Furthermore, the clock signal which was late for the clock signal supplied to 2nd gate driver 13b the semicircle term is supplied to 3rd gate driver 13c located in the other end. Moreover, the above-mentioned scan start signal supplied to each gate drivers 13a-13c from a display and control section 20 is a pulse signal to which one pulse exists in 1 clock eye and a 321 clock eye, shifts a phase to each gate driver 13 by 160 clocks, and is inputted into it. Furthermore, for example, "L" level for 320 clocks and "H" level for 160 clocks exist, and the above-mentioned recognition signal supplied to each gate drivers 13a-13c from a display and control section 20 shifts a phase to each gate driver 13 by 160 clocks, and is inputted into it.

[0070] Consequently, the 1st gate line G1 is first chosen by the above-mentioned 1st gate driver 13a. As the 1st - the 4th gate line G, i.e., the whole, the 161st - the 164th gate lines G161-G164 are chosen as such the back by 2nd gate driver 13b. Next, after the 2nd gate line G2 is

chosen by 1st gate driver 13a, the 162nd - the 165th gate lines (the 2nd - 5th) G162-G165 are chosen by 2nd gate driver 13b. Henceforth, sequential selection is similarly performed by two gate drivers 13a and 13b, and the 320th gate line (the 160th) G320 is soon chosen by 2nd gate driver 13b.

[0071] If it does so, after the 161st gate line G161 is chosen by the above-mentioned 2nd gate driver 13b as the 1st gate line G, i.e., the whole, next, as the 1st - the 4th gate line G, i.e., the whole, the 321st - the 324th gate drivers G321-G324 will be chosen by 3rd gate driver 13c. Next, after the 162nd gate line (the 2nd) G162 is chosen by 2nd gate driver 13b, the 322nd - the 325th gate lines (the 2nd - 5th) G322-G325 are chosen by 3rd gate driver 13c. Henceforth, sequential selection is similarly performed by two gate drivers 13b and 13c, and the 480th gate line (the 160th) G480 is soon chosen by 3rd gate driver 13c.

[0072] If it does so next, after the 321st gate line G161 is chosen by the above-mentioned 3rd gate driver 13c as the 1st gate line G, i.e., the whole, the 1st - the 4th gate lines G1-G4 will be again chosen by 1st gate driver 13a. And if the 160th gate line G160 is chosen by 1st gate driver 13a after the 480th gate line (the 160th) G480 is chosen by 3rd gate driver 13c, the scan of one frame will be completed.

[0073] In addition, since the analog switch 43 of the gate driver 13 whose timing chart shown in drawing 5 is the case where the recognition signal with which "H" level for 160 clocks exists is given to each gate drivers 13b-13a one by one as mentioned above and whose level of a recognition signal is "H" serves as ON, four continuous gate lines G are chosen in the gate driver 13. on the other hand, two gate drivers 13 which adjoin as shown in drawing 6 since the analog switch 43 of all the gate drivers 13 is off when the recognition signal whose total level is "L" is given to each gate driver 13 -- alternation -- and every one gate line G will be chosen, shifting.

[0074] Hereafter, the image display actuation by the liquid crystal display in the gestalt of this operation is explained concretely. The data signal with which the train of the source driver 12 was stored in the holding memory 32 as mentioned above, and the above-mentioned reset signal are outputted by turns. In that case, the pulse width of the change clock inputted into a circuit changing switch 34 is set up so that the width of face of the output time amount of both the signals that can be set may become equal mutually. In addition, the width of face of the above-mentioned output time amount in the gestalt of this operation is about 16.7ms (1 frame time) / 480 / 17 microseconds of 2**

abbreviation.

[0075] Moreover, a clock signal and a scan start signal which were mentioned above, and the recognition signal whose total level is "L" shall be inputted into the gate driver 13 which chooses above-mentioned level Rhine. If it does so, as shown in drawing 6, after the n-th gate line G is chosen, the gate line G of eye watch will be chosen (n+160). Furthermore, after the gate line G of eye watch (n+1) is chosen, the gate line G of eye watch is chosen (n+161). However, (n+m) counts from head Rhine following last Rhine, in [than the number of Rhine] more, and selection Rhine is called for. The width of face of the selection time amount of each gate line G is about 17 microseconds as well as the width of face of the output time amount of the signal to the source line S. In that case, in case the source driver 12 outputs the above-mentioned data signal, the n-th gate line G is chosen, and in case the source driver 12 outputs the above-mentioned reset signal, the timing of the above-mentioned change clock and a scan start signal is set up so that the gate line G of eye watch (n+160) may be chosen.

[0076] Like ****, giving the above-mentioned reset signal to the gate line G of the 160 beyond of the gate line G which outputted the above-mentioned data signal (m= 160) is based on the following reason. That is, the response time when the permeability of liquid crystal changes from 100% to 10% is about 4ms. And when a reset signal is impressed to the picture element electrode of a certain picture element connected to a certain gate line G, by the time a data signal is impressed next, it is necessary to be a black display in general. Therefore, the following relation is materialized.

f:1 frame-time [$f_{xm}/N > 4\text{ms}$, however] (16.7ms) N: It is necessary to be the total number (480) of gate lines, therefore $m > 115$.

[0077] Here, in the gestalt of this operation, the gate driver 13 connected to 160 gate lines G is arranged in the shape of a three-piece straight line, and 480 are scanned. Therefore, the conditions of $m > 115$ are clearable with very easy control of outputting a reset signal to the gate line G of the same number as the number of the gate line G where the data signal is outputted from the next gate driver 13 of the gate driver 13 which is outputting $m = 160$, then a current data signal.

[0078] About the display result by such image display actuation, it is as follows as compared with the display result by the conventional liquid crystal display. Here, the stabilimentum 52 to which the image used for explanation has the width of face for 3 picture elements in the center of the black background 51 as shown in drawing 7 is arranged in the lengthwise direction. And this stabilimentum 52 presupposes that it

is the dynamic image which moves at a time one picture element, and goes for every frame like an arrow head (A).

[0079] First, it attaches and states to the image display approach by the conventional liquid crystal display. The image display sequence of the one-frame period by the conventional liquid crystal display is shown in drawing 8 . A part for 1 level Rhine of the video signal sent one after another is sampled by the sampling memory 2 of the source driver 1, and is once stored in the holding memory 3. And the data signal for 1 level Rhine read from the holding memory 3 is written in the picture element line which constitutes 1 level Rhine chosen by the gate driver. The data signal of 2 level Rhine eye is sampled sampling memory 2 by it and coincidence, and the contents of the holding memory 3 are rewritten. This is repeated by 480 level Rhine and the data signal writing for one frame is completed.

[0080] In addition, normally white type TN (nematic [twist and]) mode is used for liquid crystal. Moreover, the time amount which the time amount to which, as for the property, permeability reaches to 0% -> 90% is about 20ms, and reaches to 100% -> 10% is about 4ms.

[0081] When the above dynamic images are displayed by the image display sequence of the conventional liquid crystal display, as they are shown in drawing 9 , an after-image (blot of an image) clear to the picture element train 53 which changed from stabilimentum 52 to the background 51 is seen. This cause is explained as follows. That is, drawing 10 shows the permeability change for every frame in the picture element 54 of the arbitration which adjoins stabilimentum 52 in the travelling direction front of the stabilimentum 52 in drawing 7 . Ideally, this permeability change is a black display (permeability <10%) in the 1st frame, and frame [2nd] - four frames are a white display (permeability > 90%), and it should return to the black display again by the 5th frame. However, as mentioned above, time amount until permeability reaches to 90% from 0% is about 20ms, and time amount until it reaches to 10% from 100% has the property of the liquid crystal of about 4ms. Therefore, at the 1st frame, when a white signal is written in the picture element 54 which was a black display by the 2nd frame, the liquid crystal of a picture element 54 will carry out the completion of abbreviation by the 3rd frame, without the ability completing a response in frame time. Therefore, in the 4th frame, it becomes an original white display. And although a black signal is written in in the 5th frame, since the time amount to which permeability reaches to 10% from 100% is about 4ms, as the picture element train 53 shows, some optical leakage is observed. Therefore, in the conventional image display sequence, the width of face

of stabilimentum 52 does not look clear to a part for 3 picture elements. [0082] Next, it attaches and explains to the image display actuation in the liquid crystal display of the gestalt of this operation. In this liquid crystal display, the reset signal of an electrical potential difference which can attain a black display within an one-frame period is written in between the data signal writing of each level Rhine. The image display sequence in the liquid crystal display of the gestalt of this operation is shown in drawing 11 . In addition, the concrete contents of the writing in drawing 11 (a) and the reset period are shown in drawing 11 (b). As shown in drawing 11 , in the gestalt of this operation, the writing of a data signal and the writing of a reset signal are performed by turns $1/2$ period of a sampling period. In that case, the writing of a reset signal is performed to level Rhine of the 160 beyond of data signal write-in level Rhine.

[0083] In the gestalt of this operation, by adopting such an image display sequence, as shown in drawing 12 , an after-image (blot of an image) is not checked by the picture element train 63 which changed from stabilimentum 62 to the background 61. This reason can be explained as follows. Drawing 13 shows the permeability change for every frame in the picture element 64 (equivalent to the picture element 54 in drawing 7) of the arbitration which adjoins stabilimentum 62 in the travelling direction front of the stabilimentum 62 in drawing 12 . This picture element 64 is a black display in the 1st frame. and although a white signal is written in in the 2nd frame, a black signal is written in by a at a certain time (at the time of being the degree in which the white signal was written to level Rhine behind [that the picture element 64 concerned belongs / 160] level Rhine) frame within a time. And the electrical potential difference of this black signal is an electrical potential difference which can attain a black display within an one-frame period as mentioned above, and a is set [above-mentioned] up at the time so that permeability may reach to 10% within the residual time of the 2nd frame. Therefore, it can return to the black display by the following frame.

[0084] This is the same also in the 3rd and the 4th frame. therefore, the 2- in the 4th frame, a white signal will be written in only for the same time amount, and the maximum permeability in each frame becomes the same at a picture element 64. consequently, the 2- the same brightness can be displayed in the 4th frame. Furthermore, in the 5th frame, since the black signal is already written in after a at the time of the 4th frame, it is at the initiation time and permeability presents 10% or less, and optical leakage is not observed.

[0085] Moreover, reduction of the after-image by the image display sequence of the gestalt of this operation can be explained also for the following reasons. In order to simplify explanation, the response time of liquid crystal explains an infinitesimal case. The stabilimentum of the above 3 picture-element width of face is the dynamic image which moves at a time to the one direction one picture element for every frame, and the image used for explanation shows the situation of migration of the stabilimentum in level Rhine of arbitration to drawing 14 . Moreover, the case of the conventional image display sequence is shown for the response waveform of the permeability in the infinitesimal response time in drawing 15 , and the case of the image display sequence of the gestalt of this operation is shown in drawing 16 .

[0086] Drawing 17 shows the situation of migration of the stabilimentum in level Rhine of the arbitration by the conventional image display sequence. Since the data signal written in the picture element of arbitration is held during a frame period, stabilimentum has stopped during an one-frame period. And if it enters at the next frame period, it would move by 1 picture element and will have stopped during an one-frame period again. An above-mentioned thing is repeated henceforth. And when human being observes a motion of above-mentioned stabilimentum, stabilimentum recognizes as an animation which moves smoothly. In other words, it cannot recognize that stabilimentum is standing it still for every frame. Therefore, into drawing 17 , as the arrow head (B) of a broken line and (C) show, human being's view will be moved at a fixed rate.

[0087] Therefore, in human being's retina, as shown in drawing 18 , the brightness which considered the motion is sensed. Consequently, rather than the image of actual stabilimentum based on a data signal, it will be visible to the form both whose edges became blunt, and the after-image which spread will be sensed. Since it will sense that human being's eyes are moving smoothly although stabilimentum is standing it still for every frame if it puts in another way, as a notation "b" shows in the first half of one frame, there is stabilimentum ahead of human being's look, and since human being's look has passed stabilimentum in the second half of one frame, as a notation "c" shows, stabilimentum will be after a look. and -- human being's retina top -- a stabilimentum image -- "-- since the image with which existing /-less" was equalized is projected, the stabilimentum image on which the edge became blunt and spread is in sight. Like the above, a blot of an animation is surely sensed by the conventional image display sequence.

[0088] Next, in the case of the image display sequence in the liquid

crystal display of the gestalt of this operation, it attaches and explains. Drawing 19 shows the situation of migration of the stabilimentum in level Rhine of the arbitration by the image display sequence of the gestalt of this operation. In this image display sequence, since "m" which is the difference of the write-in line number of a reset signal and the write-in line number of a data signal is set as "160", a data signal is held only two thirds the first half in an one-frame period, and in the second half, one third, a black signal is held and it becomes a black display. That is, only two thirds, stabilimentum will stop and stabilimentum will disappear by one third in the second half the first half in an one-frame period. Therefore, the display period of stabilimentum can be cut down to two thirds of one-frame periods, and the stabilimentum shown with a notation "b" can shorten the period after the look shown with the period which exists ahead of human being's look, and a notation "c" so that clearly from the comparison with drawing 19 and drawing 17 . Therefore, as shown in drawing 20 as a result, a blot of the edge of a stabilimentum image can be reduced.

[0089] In above-mentioned explanation, since it was easy, it assumed that the response time of liquid crystal was infinitesimal, but if a black display is performed for every frame, even if the response time of liquid crystal will not be infinitesimal, it is clear from above-mentioned explanation that the same effectiveness is acquired.

[0090] By the way, since the process which becomes the permeability of arbitration from black permeability for every frame about a display picture element, and the process which becomes black permeability from the permeability of arbitration are included in the gestalt of this operation so that the comparison with drawing 15 and drawing 16 may show, permeability becomes low more substantially than the case where the conventional image display sequence is applied. Therefore, in order to obtain brightness equivalent to the case where the conventional image display sequence is applied, it is necessary to make the brightness of a back light increase.

[0091] Then, in consideration of adopting this liquid crystal display as a pocket device, it acted as the monitor of several [on a screen], and the image by which it is indicated by current has formed the animation / still picture distinction circuit 21 which distinguishes automatically an animation subject's image, or a still picture subject's image. And when it is distinguished by the back light modulated light circuit 23 that it is a dynamic image, the brightness of a back light is made to increase according to the distinction result of an animation / still

picture distinction circuit 21. Moreover, when it is distinguished that it is a static image, the brightness of the above-mentioned back light is reduced. By carrying out like this, power consumption can be reduced as compared with the case where it always fixes to the brightness of the back light aligned with the dynamic image, and the portable liquid crystal display excellent in animation display grace can be obtained by the necessary minimum power consumption rise.

[0092] In addition, instead of forming above-mentioned animation / still picture distinction circuit 21, the switch which chooses the image display sequence of the gestalt of this operation and the conventional image display sequence is formed, and which image display sequence is not interfered, even if a user is selectable. And when the above-mentioned switch is switched to the image display sequence side of the gestalt of this operation, the brightness of a back light is made to increase by the back light modulated light circuit 23 synchronously. Also in this case, the liquid crystal display excellent in animation display grace can be obtained by the minimum power consumption rise.

[0093] Moreover, since the process which becomes the permeability of arbitration from black permeability for every frame in the gestalt of this operation like ***, and the process which becomes black permeability from the permeability of arbitration are included, as shown in drawing 21 , it differs from the case where the relation between a write-in electrical potential difference and permeability is the conventional image display sequence. Moreover, as shown in drawing 22 , aging of the permeability in each gradation also differs by the image display sequence of the gestalt of this operation, and the conventional image display sequence.

[0094] So, when the image display sequence in the gestalt of this operation is adopted in consideration of these results, as compared with the case where the conventional image display sequence is adopted, good gradation balance can be obtained by readjusting the amplitude for the write-in electrical potential difference in each gradation greatly on the basis of a black display by the reference supply 22 for signals based on the distinction result of an animation / still picture distinction circuit 21.

[0095] As mentioned above, in the gestalt of this operation, the VGA panel is used as a liquid crystal panel 11. And the circuit changing switch 34 which changes both the signals of the data signal stored in the holding memory 32 and the above-mentioned reset signal based on a black signal electrical potential difference to the source line S, and outputs them during 1 level Rhine sampling period is formed in the

source driver 12. Moreover, 480 gate lines G are divided into every 160 three groups, and each group's gate line G is connected to 1st gate driver 13a - 3rd gate driver 13c.

[0096] And the clock signal which was from the above-mentioned display and control section 20 in the half period [every] phase one by one at 1st gate driver 13a - 3rd gate driver 13c is supplied. Furthermore, he shifts 160 clocks of phases at a time to 1st gate driver 13a - 3rd gate driver 13c, and is trying to input into it the scan start signal with which one pulse exists in 1 clock eye and a 321 clock eye from a display and control section 20.

[0097] therefore, in case the above-mentioned source driver 12 outputs the above-mentioned data signal So that a gate driver 13 chooses the n-th gate line G, and the gate line G of eye watch (n+160) may be chosen, in case the source driver 12 outputs the above-mentioned reset signal By setting up the timing of the above-mentioned change clock and a scan start signal, as shown in drawing 13 , a reset signal will be written in the picture element in which the data signal was written in the second half of the frame concerned one third.

[0098] If the electrical potential difference (that is, electrical potential difference of the power source 24 for black signals) of the above-mentioned reset signal is set as the electrical potential difference which can attain a black display within an one-frame period and is set in that case, it can return to a black display by the following frame. That is, when writing in a black signal with the following frame to the picture element in which the white signal was written according to the gestalt of this operation, since the black signal is already written in in one third in the second half of a front frame, permeability presents 10% or less at the initiation time of the frame concerned, and optical leakage is not observed.

[0099] Furthermore, the edge section of the image in a dynamic image repeats migration and a halt in each frame. In that case, since human being cannot check a halt of the above-mentioned edge section by looking, the above-mentioned edge section seems to move smoothly. And in the gestalt of this operation, in one third, a reset (black) signal is written in in the second half of a frame to the picture element in which the data signal was written, and an image disappears. However, since human being cannot check that the image disappeared by looking, the period which has the edge section of the above-mentioned image ahead of human being's look, and the period in behind become short, and as shown in drawing 20 as a result, he can reduce a blot of the edge section of a dynamic image.

[0100] Moreover, in the gestalt of this operation, the image currently displayed has formed the animation / still picture distinction circuit 21 which judges automatically an animation subject's image, or a still picture subject's image. And when it is distinguished by an animation / still picture distinction circuit 21 that it is a dynamic image, he is trying to make the brightness of a back light increase by the back light modulated light circuit 23. Therefore, decline in the permeability produced in order to write a reset signal in one third after one frame at the time of a cine mode display can be prevented by the necessary minimum increment in power consumption.

[0101] That is, according to the gestalt of this operation, improvement in animation display grace can be aimed at by the necessary minimum increment in power consumption by performing the minimum amelioration to the liquid crystal display equipped with the conventional VGA panel.

[0102] In addition, although the above-mentioned explanation of operation is carrying out the case of a cine mode display to the example, it cannot be overemphasized that a static image can also be displayed. On the occasion of the display of a static image, from a display and control section 20, the change clock signal for the still pictures of "H" in total level is outputted to the source driver 12, and only a data signal is outputted over the whole sampling period of 1 level Rhine. Furthermore, while the scan start signal for still pictures with which one pulse exists shifts a phase to each gate drivers 13a-13c by 160 clocks and is inputted into them, the recognition signal for the still pictures of "L" in level is outputted to each gate driver 13. In this way, like the conventional liquid crystal display, making sequential selection of the 480 gate lines G from an end, a data signal is outputted to all the source lines S, and an image is displayed.

[0103] Moreover, in above-mentioned explanation, although especially the relation of the electrical potential difference of the above-mentioned reference supply 22 for signals and the power source 24 for black signals is not described, display grace can be further improved by setting up as follows. That is, to the potential level of a counterelectrode 18, if reference voltage for the black images from the reference supply 22 for signals (black reference voltage) is set to V_d and the electrical potential difference of the power source 24 for black signals is set to V_r , in the case of straight polarity, at the time of a normally white, both electrical potential differences will be set up at the time of $V_d < V_r$ and a normally black so that the relation of $V_d > V_r$ may be filled. On the other hand, in the case of negative polarity, at the time of a normally white, at the time of $V_d > V_r$ and a normally black,

both electrical potential differences are set up so that the relation of $V_d < V_r$ may be filled. By carrying out like this, lack of the supply time amount of a black status signal can be compensated, and improvement in display grace can be aimed at more.

[0104] Usually, in order to supply a signal level certainly, the supply time amount for 20.5 microseconds is required for TFT (switching element)¹⁷ at the shortest. In one side, as mentioned above, when 1 frame time drives the above-mentioned VGA panel in 16.7ms (= 16700 microseconds) (i.e., when driving 480 gate lines G by 60Hz), 1 level period is set to 106 microseconds/60 (Hz) / 480(book) = 34.7 microseconds. Then, data signal supply time amount and black signal supply time amount are set up with data signal supply time amount = 20.8microsecond black signal supply time amount = 34.7microsecond - 20.8microsecond = 13.9microsecond. In addition, the timing chart of each driving signal and a selection signal is shown in drawing 23 , and an image display sequence is shown in drawing 24 .

[0105] Thus, by setting up each signal supply time amount, the data from the source drivers 13a-13c can be certainly supplied to the picture element electrode 16. In addition, if black signal supply time amount becomes short, it will be thought that supply (charge to picture element capacity) of sufficient black signal is not performed. However, if an electrical-potential-difference-permeability curve is looked at in the case of many liquid crystal display components, near the black display, it is that which shows an insensible permeability change to an electrical potential difference (permeability is saturated near the black display in 0), and even if supply of a black signal runs short somewhat, sufficient effectiveness can be acquired. In addition, the gestalt of this operation is defined as 1 frame time being time amount required in order to display the image of the whole screen of a liquid crystal display regardless of a video-signal method. For example, in the case of an interlace video-signal method, generally, 1 frame time consists of the two fields, and the whole screen of a liquid crystal display is displayed by 1 field time amount which hits one half of frame time. In this case, in the gestalt of this operation, it is considered that the above-mentioned 1 field time amount is 1 frame time. In the case of other video-signal methods, it is the same. In addition, this presupposes that it is the same also in each future operation gestalt.

[0106] The outline configuration of the liquid crystal display in the gestalt of <gestalt of the 2nd operation> book operation is the same as the liquid crystal display of the active-matrix mold in the gestalt of the 1st operation shown in drawing 1 . However, the liquid crystal

display in the gestalt of this operation uses the S-XGA (super XGA) panel for the liquid crystal display section. The number of picture elements is 1280 (case of color display 3 times)x1024, makes it the number of the gate lines G, and differs from the VGA panel in the gestalt of the 1st operation about 2 times. Therefore, like the case of the gestalt of the 1st operation, if a data signal and a reset signal are outputted by turns by the same output time amount width of face, the selection time amount of 1 level Rhine is about 16.7ms (1 frame time) / 1024 / 8.1 microseconds of 2** abbreviation. Therefore, each signal writing (that is, charge) cannot fully be performed to a picture element.

[0107] In addition, if it carries out to each above-mentioned picture element electrode from the capacity of the TFT component which switches connection with the source line S, at least 12.0 microseconds is required for the selection time amount of 1 level Rhine. Then, in the gestalt of this operation, the change clock supplied to the circuit changing switch 34 in the source driver 12 is set up so that 12.0 microseconds in the maximum selection time amount of 1 level Rhine which is 16.7ms (1 frame time) / 1024 ** about 16.3 microseconds may be assigned to data signal write-in time amount and the 4.3 remaining microseconds may be assigned to reset-signal write-in time amount.

[0108] However, it is impossible to write in a reset signal enough in 1 time of a selection period in such reset-signal write-in time amount. Then, in the gestalt of this operation, as shown in drawing 25 and drawing 26 , it has connected with four gate drivers (henceforth 1st gate driver 13a - 4th gate driver 13d) which divide 1024 gate lines G into every 256 four groups, and are different for every group. However, the basic configuration of each gate driver 13 is the same as the configuration shown in drawing 4 . And on the occasion of image display, by 256 clocks, a phase is shifted to each gate driver 13, and the recognition signal with which "L" level for 768 clocks and "H" level for 256 clocks exist in each gate drivers 13a-13d is inputted into it from a display and control section 20. Moreover, by 256 clocks, a phase is shifted to each gate driver 13, and the scan start signal with which one pulse exists in 1 clock eye and a 769 clock eye is inputted into it.

[0109] Consequently, since the analog switch 43 of the gate driver 13 whose level of the above-mentioned recognition signal is "H" serves as ON, in the gate driver 13, four continuous gate lines G will be chosen, and one gate line G and four gate lines G will be chosen by turns by two adjoining gate drivers 13, shifting.

[0110] The image display sequence in the liquid crystal display of the gestalt of this operation is as being shown in drawing 27 . In addition,

the concrete contents of the writing in drawing 27 (a) and the reset period are shown in drawing 27 (b). As shown in drawing 27, in the gestalt of this operation, the writing of a data signal and the writing of a reset signal are performed by turns by the above different time amount width of face. In that case, the writing of a reset signal is performed to coincidence to four level Rhine which continued from the 256 beyond of data signal write-in level Rhine based on the above recognition signals and scan start signal from a display and control section 20.

[0111] A black display can be made to fully perform reset-signal write-in time amount also as 4.3 microseconds by carrying out like this, as it continues 4 times, a reset signal can be written in into one frame and it is shown in each level Rhine at drawing 28. That is, according to the gestalt of this operation, a blot and after-image of animation display can be reduced in the active-matrix mold liquid crystal display using the S-XGA panel as a liquid crystal panel 11.

[0112] In addition, in the gestalt of this operation, giving the above-mentioned reset signal to the gate line G of the 256 beyond of the gate line G which outputted the above-mentioned data signal ($m = 256$) is based on the following reason like ****. That is, as mentioned above, the response time when the permeability of liquid crystal changes from 100% to 10% is about 4ms. And when a reset signal is impressed to the picture element electrode of a certain picture element connected to a certain gate line G, by the time a data signal is impressed next, it is necessary to be a black display in general. Therefore, the following relation is materialized.

$f:1$ frame-time [$fxm/N > 4ms$, however] (16.7ms) N: It is necessary to be the total number (1024) of gate lines, therefore $m > 246$.

[0113] Here, in the gestalt of this operation, the gate driver 13 connected to 256 gate lines G is arranged in the shape of a four-piece straight line, and 1024 are scanned. Therefore, the conditions of $m > 246$ are clearable with very easy control of outputting a reset signal to the gate line G of the same number as the number of the gate line G where the data signal is outputted from the next gate driver 13 of the gate driver 13 which is outputting $m = 256$, then a current data signal.

[0114] In addition, the portable liquid crystal display which the display image judged automatically an animation subject's image or a still picture subject's image by the animation / still picture distinction circuit 21 also in the case of the gestalt of this operation, and was excellent in animation display grace when it was a dynamic image and the brightness of a back light was made to increase by the back

light modulated light circuit 23 can be obtained by necessary minimum power consumption rise.

[0115] Moreover, in above-mentioned explanation, the case where a reset signal is written in k gate lines G from Motome $(n+m)$ in succession [after writing a data signal in n Motome's gate line G] is mentioned as the example. However, even if it divides into p groups K gate lines G where the above-mentioned reset signal is written in every m , it does not interfere. In that case, a reset signal will be written at coincidence in k ($= K/p$ book) continued for every group.

[0116] An example of the timing chart of each driving signal and a selection signal is shown in drawing 29 (it omits gate driver 13d). Moreover, the image display sequence of an one-frame period is shown in drawing 30 . In addition, drawing 29 is an example in $m= 256$, $p= 2$, and $k= 1$.

[0117] As mentioned above, the following effectiveness can be done so by distributing in p groups every m and writing a reset signal in the gate line G . That is, liquid crystal begins to answer to a black display by write-in initiation of a reset signal, and has the property that the dielectric constant changes gradually and goes (the dielectric constant anisotropy of liquid crystal sake). Therefore, even if it impresses a predetermined reset electrical potential difference to liquid crystal, the electrical potential difference actually impressed to liquid crystal by the dielectric constant change will be changed.

[0118] However, if its attention is paid to one certain level Rhine by distributing p groups every m and supplying a reset signal to k gate lines G , whenever m are scanned, a reset signal will be supplied once. That is, liquid crystal answers to some extent by the 1st reset signal, and the dielectric constant changes. And supply of the 2nd reset signal will be performed after m scan to the liquid crystal from which the above-mentioned dielectric constant changed. Therefore, the more positive black display can be obtained by repeating this actuation p times.

[0119] In other words, the signal supply to a liquid crystal device is impression actuation (namely, charge actuation) to each picture element capacity of a signal level. Therefore, the dielectric constant will change with the contents (orientation condition) of the display, and liquid crystal will change in the amount of charge charges with last contents of a display. Therefore, even if it supplies the same signal as the same picture element, it will become a display which is different when the front contents of a display differed.

[0120] However, by setting only the time amount by which m gate lines G

are scanned as mentioned above, and writing in a reset signal repeatedly p times, the problem of an above-mentioned dielectric constant change can be solved, and the still better black display can be obtained.

[0121] In the liquid crystal display in the gestalt of the 1st operation of <the gestalt of the 3rd operation>, since the speed of response of liquid crystal will become slow if it is used under low temperature, before the black display by the reset signal is completed, the data signal of degree frame will be written in, and there is a problem said that the amount of blots of an animation increases. This problem is solvable also by controlling the response time until it becomes black permeability from the permeability according to the above-mentioned data signal to be settled within a frame period, although it is cancelable applying the gestalt of the 2nd operation, i.e., by switching the recognition signal from a display and control section 20. Hereafter, the control approach of the response time until it becomes black permeability from the permeability of the arbitration according to the above-mentioned data signal is explained.

[0122] There are the following approaches as the control approach of the above-mentioned response time.

(1) Increase " m " which is the difference of the write-in line number of a reset signal, and the write-in line number of a data signal with the fall of environmental temperature. By this, reset-signal write-in time amount is lengthened, the response time at the time of reset-signal writing can be enough settled within a frame period, and the speed of response fall of liquid crystal can be compensated.

[0123] (2) Enlarge the electrical potential difference for black signals from the power source 24 for black signals (that is, electrical potential difference of a reset signal) with the fall of environmental temperature. By this, reset-signal drawing speed is made quick, the response time at the time of reset-signal writing can be enough settled within a frame period, and the speed of response fall of liquid crystal can be compensated.

[0124] In addition, although many things are considered as the change approach of " m " in the above (1), it carries out by [as being the following, for example]. That is, the shift register 41 of each gate driver 13 currently divided into plurality is connected to a serial. And an analog switch is connected to each of the input terminal of the latch circuit of eye the m -th watch [$- (m+J)$] among the latch circuits which constitute all the shift registers 41, it minds any of the analog switch of this $(J+1)$ individual they are, and the input of the above-mentioned scan start signal is enabled also at the input terminal of the latch

circuit of eye the m -th watch [- ($m+J$)]. Furthermore, the control circuit for the above-mentioned analog switches is prepared, and the analog switch of eye watch ($m+j$ ($j \leq J$)) is turned on by this control circuit according to the temperature fall of environmental temperature.

[0125] In addition, in the gestalt of this operation, even if it carries out the above-mentioned control approach (1) or (2), the increment in the amount of blots of the dynamic image by the fall of the speed of response of liquid crystal is avoidable.

[0126] Moreover, in the gestalt of the 2nd operation of the above, although the case where the writing of the above-mentioned reset signal was performed to coincidence to four level Rhine was explained to the example, this invention is not limited to four level Rhine. Furthermore, the writing of a reset signal is not limited to level Rhine of a fixed number, and even if modification of the write-in number of a reset signal is possible, it does not interfere. What is necessary is just to perform various the modification approaches of the write-in number of the above-mentioned reset signal in that case as follows, for example, although it thinks.

[0127] That is, in drawing 4 , an analog switch is connected to each of the input terminal of the 2nd - the K th latch circuit in each gate driver 13, it minds any of the analog switch of this ($K-1$) individual they are, and supply of the scan start signal from an analog switch 43 also to the input terminal of the 2nd - the K th latch circuit is enabled. Furthermore, the control circuit for the above-mentioned analog switches is prepared, and the analog switch of eye 2nd k ($k \leq K$) watch [-] is turned on by this control circuit according to k signal from the outside. In addition, k signal is a signal which specifies the write-in number of a reset signal.

[0128] In the gestalt of each above-mentioned implementation, although the case where this invention is applied to an active-matrix mold liquid crystal display is explained to an example, it cannot be overemphasized that it is applicable also to a duty type liquid crystal display.

[0129]

[Effect of the Invention] So that clearly as mentioned above, the liquid crystal display approach of the 1st invention While supplying a selection signal to n Motome's ****, supply a data signal to a line and the image based on the above-mentioned data signal is displayed on the picture element of selection ****. Next, while supplying the above-mentioned selection signal to Motome's ($n+m$) ****, supply a black status signal to the above-mentioned line, and a black image is displayed on the picture element of selection ****. Since the display action of an

image and the display action of a black image based on the above-mentioned data signal are repeated carrying out the sequential shift of the above-mentioned selection ***** The above-mentioned data signal is written in, to all picture elements, the condition that the black status signal was written in is held until it supplies a black status signal and an image data signal is newly written in the following frame, after the predetermined time according to m passes further, and a black image can be displayed. Therefore, when changing into a black display the picture element which is performing the white display with the following frame, before the following data signal is written in, the black image will already be displayed, and the optical leakage of a back light can be prevented.

[0130] Moreover, since the picture element which shows the image will serve as a black display as mentioned above by the time a data signal is impressed next, and an image disappears, the edge of the image in an animation can shorten the period which exists ahead of human being's look, and the period in behind. Therefore, a blot of the edge of the above-mentioned image can be reduced.

[0131] That is, according to this invention, animation display grace can be improved by the minimum modification called supply of the black status signal over the above-mentioned line, and modification of the selection approach of a Noriyuki Kami line.

[0132] * NOTICES *

JPO and NCIP are not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. ***** shows the word which can not be translated.
3. In the drawings, any words are not translated.

DESCRIPTION OF DRAWINGS

[Brief Description of the Drawings]

[Drawing 1] It is drawing showing the outline configuration in the liquid crystal display of this invention.

[Drawing 2] It is drawing showing the outline configuration of the source driver in drawing 1 .

[Drawing 3] Drawing 2 is drawing showing the outline configuration of a different source driver.

[Drawing 4] It is drawing showing the outline configuration of the gate

driver in drawing 1 .

[Drawing 5] It is an explanatory view when the analog switch in drawing 4 operates.

[Drawing 6] It is the timing chart of the selection signal outputted to the driving signal and each gate line of three gate drivers in the gestalt of the 1st operation.

[Drawing 7] It is the explanatory view of the image used for explanation of a dynamic-image display action.

[Drawing 8] It is drawing showing the conventional image display sequence.

[Drawing 9] It is the explanatory view of a blot produced in the image shown in drawing 7 .

[Drawing 10] It is drawing showing the permeability change for every frame in the stabilimentum picture element based on the conventional image display sequence.

[Drawing 11] It is drawing showing the image display sequence in the liquid crystal display shown in drawing 1 .

[Drawing 12] It is drawing showing the display result of the image shown in drawing 7 based on the image display sequence shown in drawing 11 .

[Drawing 13] It is drawing showing the permeability change for every frame based on the image display sequence shown in drawing 11 .

[Drawing 14] It is drawing showing the situation of migration of the stabilimentum in level Rhine of the arbitration of the image shown in drawing 7 .

[Drawing 15] It is drawing showing the response waveform of the permeability in the conventional image display sequence at the time of making the response time of liquid crystal into infinitesimal.

[Drawing 16] It is drawing showing the response waveform of the permeability in the image display sequence which shows the response time of liquid crystal to drawing 11 at the time of considering as infinitesimal.

[Drawing 17] It is drawing showing migration of the stabilimentum in the conventional image display sequence, and migration of human being's view.

[Drawing 18] It is drawing showing the condition that originate in the gap with the migration of stabilimentum and the migration of human being's view which are shown in drawing 17 , and the brightness of both the edges of stabilimentum falls.

[Drawing 19] It is drawing showing the migration of the stabilimentum in an image display sequence and the migration of human being's view which are shown in drawing 11 .

[Drawing 20] It is drawing showing the condition that originate in the

gap with the migration of stabilimentum and the migration of human being's view which are shown in drawing 19 , and the brightness of both the edges of stabilimentum falls.

[Drawing 21] It is drawing showing the relation of the write-in electrical potential difference and permeability in the image display sequence shown in drawing 11 , and the conventional image display sequence.

[Drawing 22] It is drawing showing aging of the permeability in each gradation in the image display sequence shown in drawing 11 , and the conventional image display sequence.

[Drawing 23] Drawing 6 is the timing chart of a different driving signal and a selection signal.

[Drawing 24] Drawing 11 is drawing showing a different image display sequence.

[Drawing 25] It is the timing chart of the driving signal in the gestalt of the 2nd operation, and a selection signal.

[Drawing 26] It is a timing chart following drawing 25 .

[Drawing 27] Drawing 11 and drawing 24 are drawings showing a different image display sequence.

[Drawing 28] It is drawing showing the permeability change for every frame based on the image display sequence shown in drawing 27 .

[Drawing 29] Drawing 25 is a different timing chart.

[Drawing 30] It is drawing showing the image display sequence of drawing 29 .

[Drawing 31] It is the outline block diagram of the source driver in the conventional liquid crystal display.

[Description of Notations]

11 -- A liquid crystal panel, 12 -- Source driver, 13 -- A gate driver, 20 -- Display and control section, 21 -- An animation / still picture distinction circuit, 22 -- The reference supply for signals, 23 -- A back light modulated light circuit, 24 -- The power source for black signals, 31 37 -- 32 Sampling memory, 38 -- Holding memory 33 38 [36 / -- An output circuit, 43 / -- Analog switch. / -- The black signal data generation section 41 -- A shift register, 42] -- 34 A DA converter, 35 -- Circuit changing switch

[Translation done.]

* NOTICES *

JP0 and NCIP1 are not responsible for any damages caused by the use of this translation.

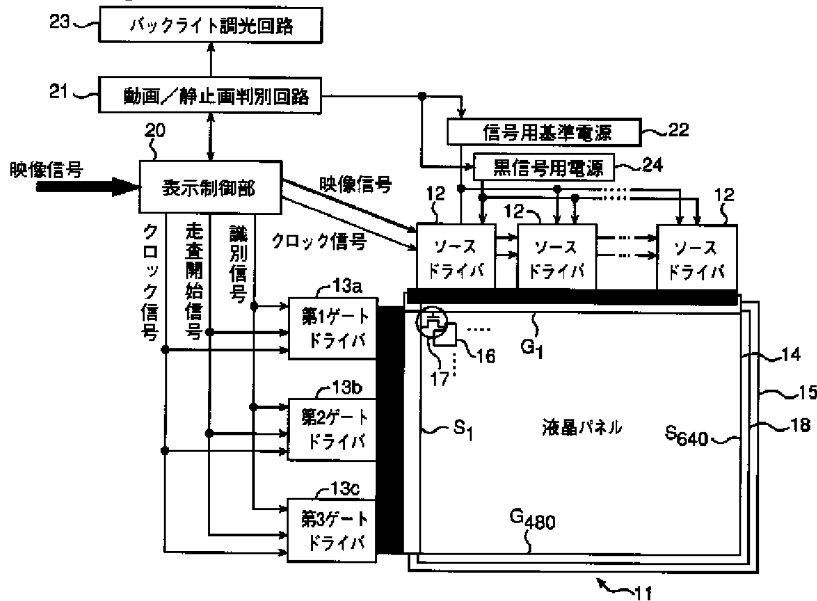
1.This document has been translated by computer. So the translation may not reflect the original precisely.

2.**** shows the word which can not be translated.

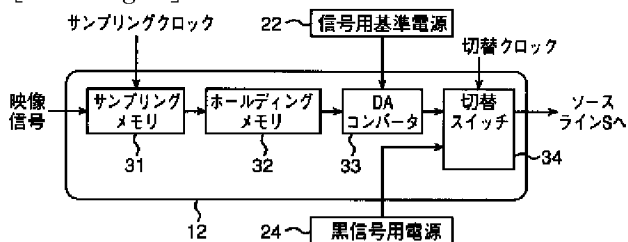
3.In the drawings, any words are not translated.

DRAWINGS

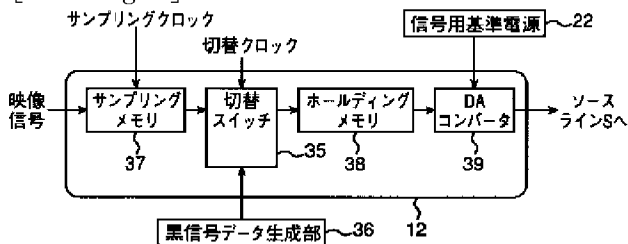
[Drawing 1]



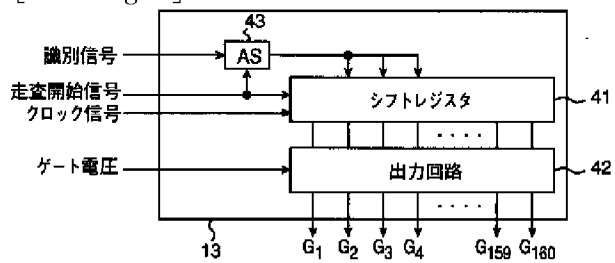
[Drawing 2]



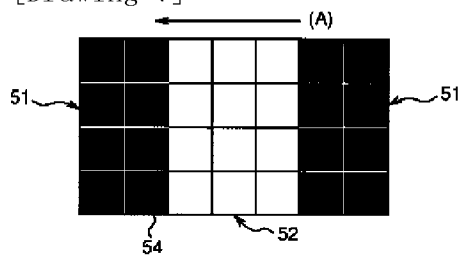
[Drawing 3]



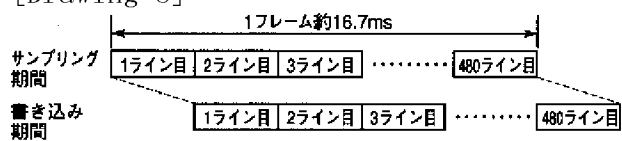
[Drawing 4]



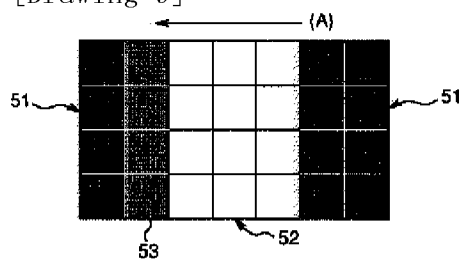
[Drawing 7]



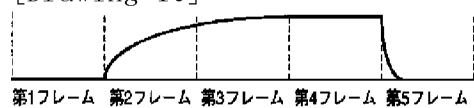
[Drawing 8]



[Drawing 9]



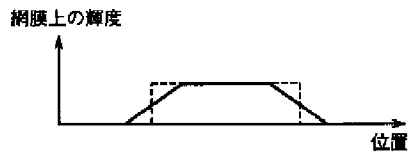
[Drawing 10]



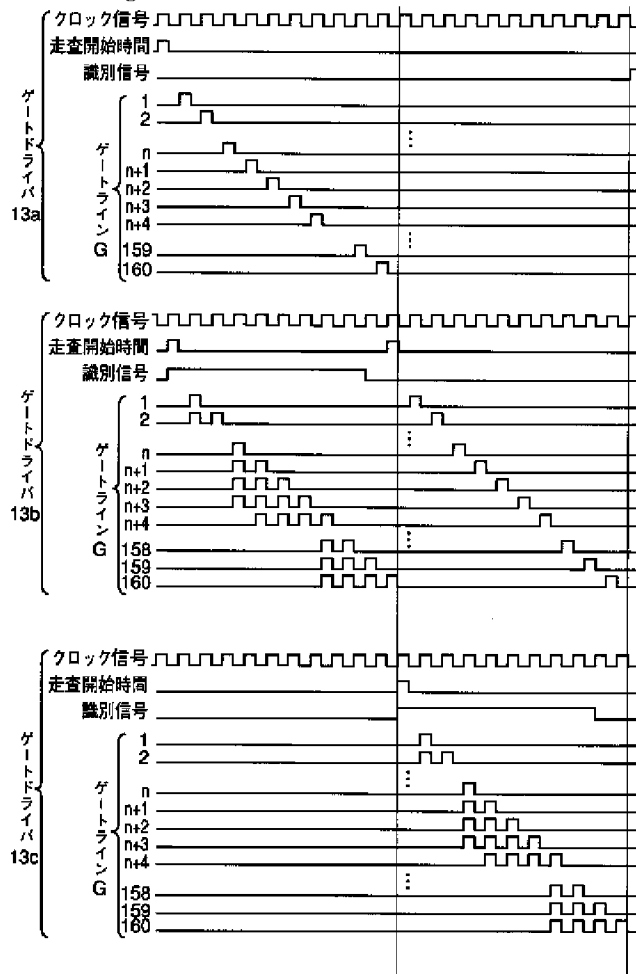
[Drawing 13]



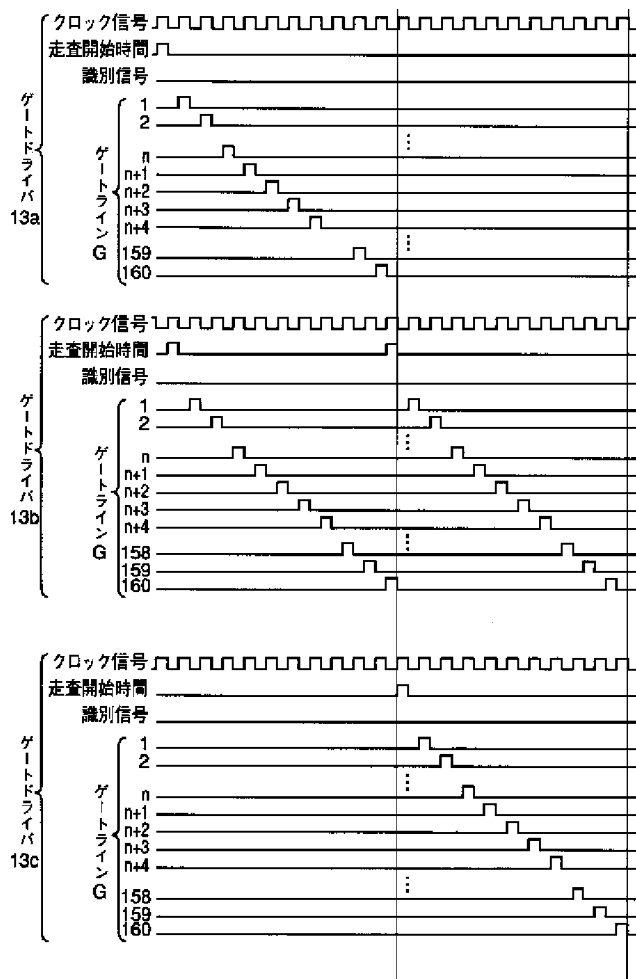
[Drawing 18]



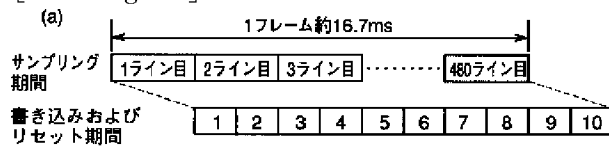
[Drawing 5]



[Drawing 6]



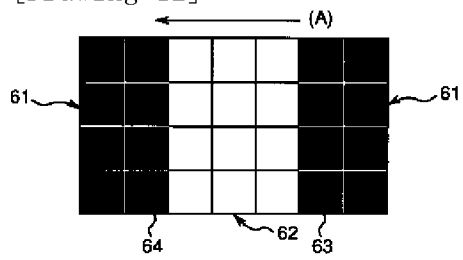
[Drawing 11]



(b)

番号	駆動状態
1	1ライン目データ 信号書き込み
2	161ライン目リセット 信号書き込み
3	2ライン目データ 信号書き込み
4	162ライン目リセット 信号書き込み
5	3ライン目データ 信号書き込み
6	163ライン目リセット 信号書き込み
7	nライン目データ 信号書き込み
8	(160+n)ライン目リセット 信号書き込み
9	480ライン目データ 信号書き込み
10	160ライン目リセット 信号書き込み

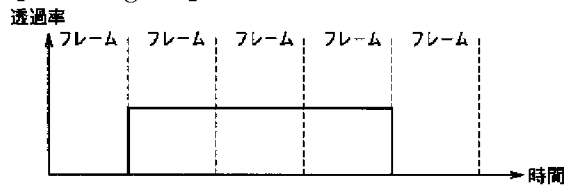
[Drawing 12]



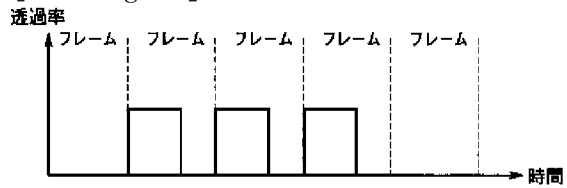
[Drawing 14]



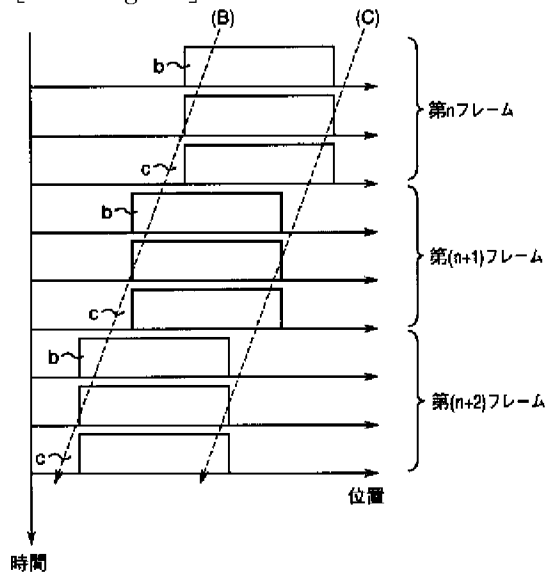
[Drawing 15]



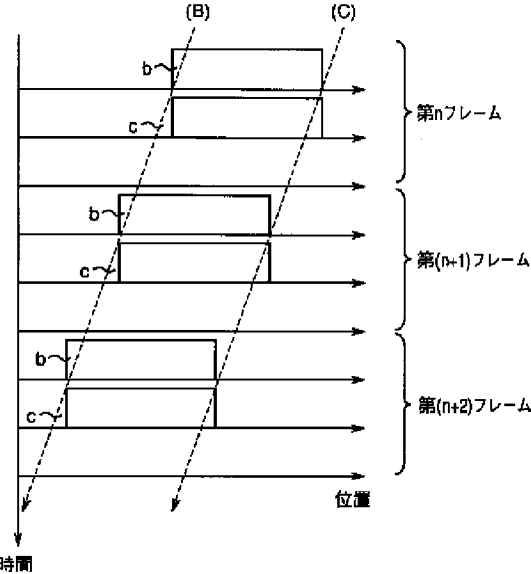
[Drawing 16]



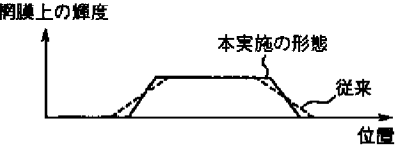
[Drawing 17]



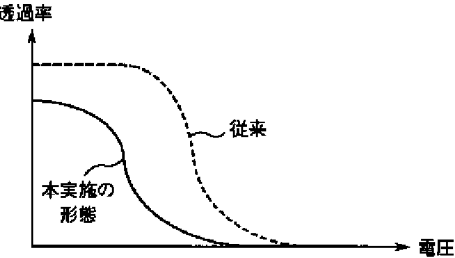
[Drawing 19]



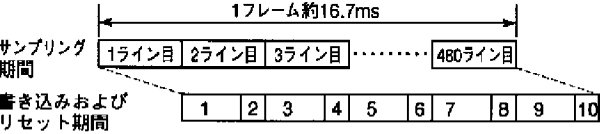
[Drawing 20]



[Drawing 21]



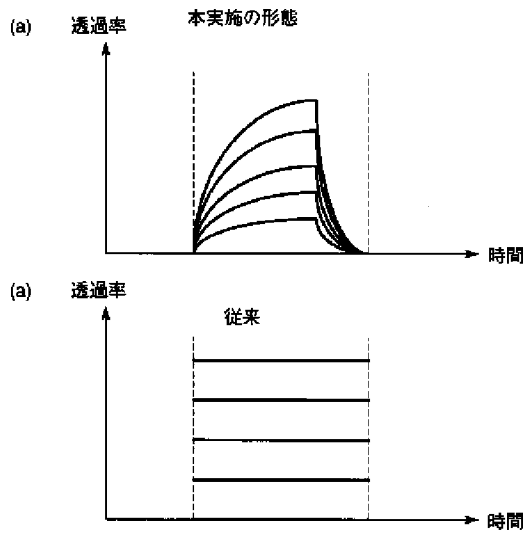
[Drawing 24]



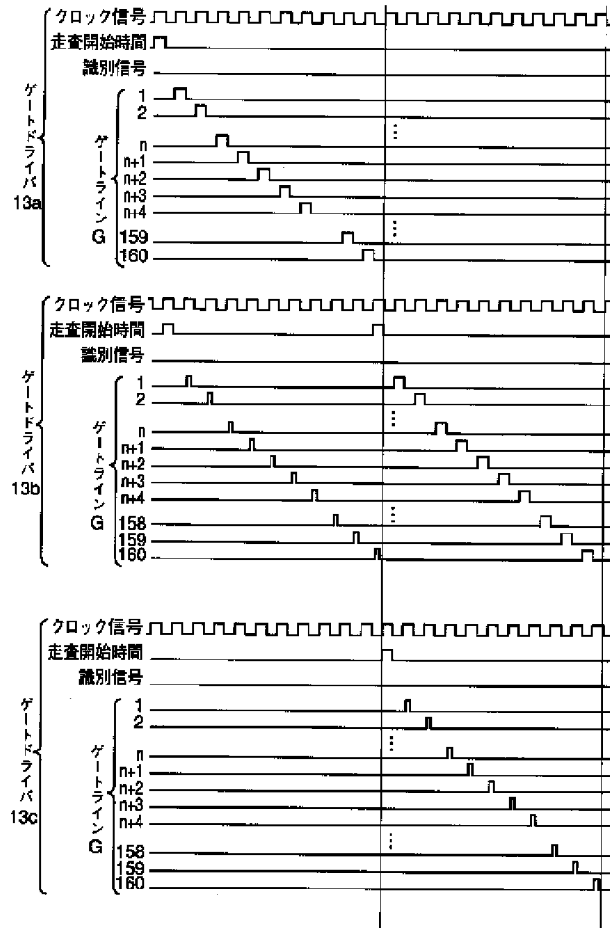
[Drawing 28]



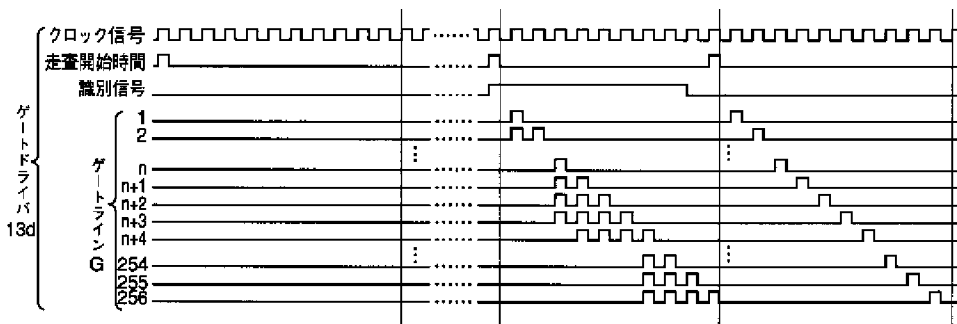
[Drawing 22]



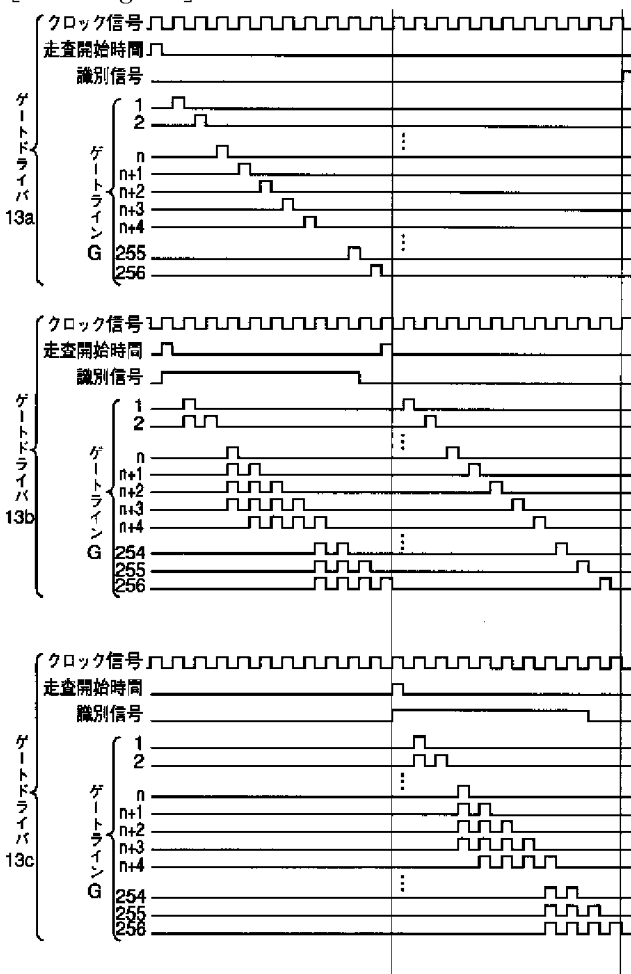
[Drawing 23]



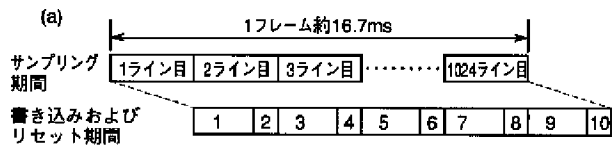
[Drawing 26]



[Drawing 25]



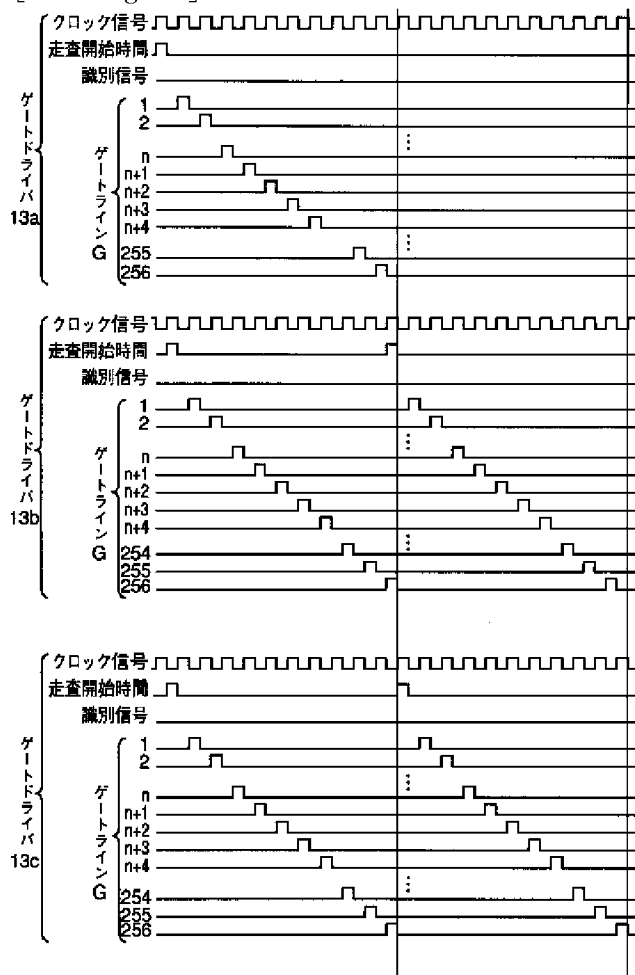
[Drawing 27]



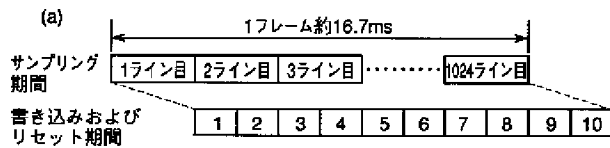
(b)

番号	駆動状態
1	1ライン目データ 信号書き込み
2	257～260 ライン目リセット 信号書き込み
3	2ライン目データ 信号書き込み
4	258～261 ライン目リセット 信号書き込み
5	3ライン目データ 信号書き込み
6	259～262 ライン目リセット 信号書き込み
7	nライン目データ 信号書き込み
8	(256+n)～(259+n) ライン目リセット 信号書き込み
9	1024ライン目データ 信号書き込み
10	256～259 ライン目リセット 信号書き込み

[Drawing 29]



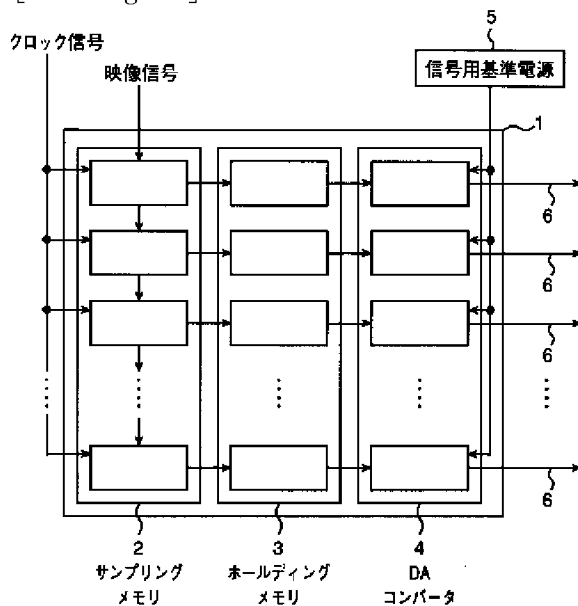
[Drawing 30]



(b)

番号	駆動状態
1	1ライン目データ 信号書き込み
2	257,513ライン目リセット 信号書き込み
3	2ライン目データ 信号書き込み
4	258,514ライン目リセット 信号書き込み
5	3ライン目データ 信号書き込み
6	259,515ライン目リセット 信号書き込み
7	nライン目データ 信号書き込み
8	(256+n),(512+n)ライン目リセット 信号書き込み
9	480ライン目データ 信号書き込み
10	256,512ライン目リセット 信号書き込み

[Drawing 31]



[Translation done.]

【特許請求の範囲】

【請求項1】 互いに平行に配列された複数の列線にデータ信号を供給し、上記列線に交差する方向に互いに平行に配列された複数の行線に選択信号を供給して、上記データ信号が供給された列線と上記選択信号が供給された行線との交差位置あるいは交差位置近傍の液晶でなる絵素に画像を表示する液晶表示方法であって、

n (n :正の整数)本目の行線に上記選択信号を供給すると共に、上記列線にデータ信号を供給して、上記 n 本目の行線と各列線との交差位置に係る絵素に上記データ信号に基づく画像を表示し、

次に、 m を正の整数として、 $(n+m)$ 本目の行線に上記選択信号を供給すると共に、絵素に黒画像を表示させるための黒表示信号を上記列線に供給して、上記 $(n+m)$ 本目の行線と各列線との交差位置に係る絵素に上記黒画像を表示し、

上記選択信号を供給する行線を順次シフトさせながら上記データ信号に基づく画像の表示動作と黒画像の表示動作とを繰り返す、

上記選択信号を供給する $(n+m)$ 本目の行線が最終行線を越える場合には、先頭行線に戻って、1フレーム期間内に全絵素の夫々に対して上記データ信号に基づく画像および黒画像を表示することを特徴とする液晶表示方法。

【請求項2】 互いに平行に配列された複数の列線にデータ信号を供給し、上記列線に交差する方向に互いに平行に配列された複数の行線に選択信号を供給して、上記データ信号が供給された列線と上記選択信号が供給された行線との交差位置あるいは交差位置近傍の液晶でなる絵素に画像を表示する液晶表示方法であって、

n 本目の行線に上記選択信号を供給すると共に、上記列線にデータ信号を供給して、上記 n 本目の行線と各列線との交差位置に係る絵素に上記データ信号に基づく画像を表示し、

次に、上記 n 本目の行線とは異なる複数本の行線に上記選択信号を同時に供給すると共に、絵素に黒画像を表示させるための上記黒表示信号を上記列線に供給して、上記複数本の行線と各列線の交差位置に係る絵素に上記黒画像を表示し、上記選択信号を供給する行線を順次シフトさせながら上記データ信号に基づく画像の表示動作と黒画像の表示動作とを繰り返す、

上記同時に選択信号を供給する複数本の行線が最終行線を越える場合には、先頭行線に戻って、1フレーム期間内に全絵素の夫々に対して上記データ信号に基づく画像および黒画像を表示することを特徴とする液晶表示方法。

【請求項3】 請求項2に記載の液晶表示方法において、

上記複数本の行線は、 $(n + \alpha \cdot m)$ ($\alpha = 1, 2, \dots, p$ (p :正の整数))本目の行線であることを特徴とする液晶

表示方法。

【請求項4】 請求項2に記載の液晶表示方法において、

上記複数本の行線は、 $(n + \alpha \cdot m)$ 本目から $(n + \alpha \cdot m + k - 1)$ ($\alpha = 1, 2, \dots, p$ (p, k :正の整数))本目までの行線であることを特徴とする液晶表示方法。

【請求項5】 請求項1乃至請求項4の何れか一つに記載の液晶表示方法において、

上記データ信号の供給時間と上記黒表示信号の供給時間とは等しいことを特徴とする液晶表示方法。

【請求項6】 請求項1乃至請求項4の何れか一つに記載の液晶表示方法において、

上記データ信号の供給時間は、上記黒表示信号の供給時間よりも長いことを特徴とする液晶表示方法。

【請求項7】 請求項1, 請求項3, 請求項4の何れか一つに記載の液晶表示方法において、

上記 m の値は、次式の関係を満たすように設定されることを特徴とする液晶表示方法。

$$f \times m / N > t$$

但し、 N :行線数

f : 1フレーム時間

t : 白表示を黒表示へ切り換える際における液晶の応答時間

【請求項8】 請求項4に記載の液晶表示方法において、

上記 k の値は、次式の関係を満たすように設定されることを特徴とする液晶表示方法。

$$T \times k \geq T_0$$

但し、 T : 黒表示信号の1回の供給時間

T_0 : 白表示を完全に黒表示に切り換えることができる黒表示信号の最短時間

【請求項9】 請求項1乃至請求項4の何れか一つに記載の液晶表示方法において、

上記データ信号が黒表示用のデータ信号である場合の電圧 V_d と、上記黒表示信号の電圧 V_r とを、下記の関係を満たすように設定することを特徴とする液晶表示方法。

対向電極の電位レベルに対して正極性の場合には

ノーマリホワイト時は $V_d < V_r$

ノーマリブラック時は $V_d > V_r$

対向電極の電位レベルに対して負極性の場合には

ノーマリホワイト時は $V_d > V_r$

ノーマリブラック時は $V_d < V_r$

【請求項10】 互いに平行に配列された複数の列線、上記列電極に交差する方向に互いに平行に配列された複数の行線、上記列線と上記行線との交差位置あるいは交差位置近傍の液晶でなる絵素が少なくとも形成された表示パネルと、上記列線にデータ信号を供給する列線ドライバと、上記行線に選択信号を供給する行線ドライバを有する液晶表示装置において、

上記列線ドライバに映像信号および制御信号を供給する

一方、上記行線ドライバに制御信号を供給して、上記表示パネルに対する画像表示動作を制御する表示制御部と、

上記絵素に黒画像を表示させるための黒表示信号を発生する黒表示信号発生手段と、

上記列線ドライバに設けられて、上記表示制御部からの映像信号に基づくデータ信号と上記黒表示信号発生手段からの黒表示信号とを交互に切り替え選択する切替スイッチを備えて、

上記表示制御部は、上記行線を順次選択させるための上記制御信号を上記行線ドライバに供給すると共に、上記切替スイッチがデータ信号を選択している際には n 本目の行線に選択信号を供給させる一方、上記切替スイッチが黒表示信号を選択している際には $(n+m)$ 本目の行線に選択信号を供給させることを特徴とする液晶表示装置。

【請求項11】 互いに平行に配列された複数の列線、上記列電極に交差する方向に互いに平行に配列された複数の行線、上記列線と上記行線との交差位置あるいは交差位置近傍の液晶でなる絵素が少なくとも形成された表示パネルと、上記列線にデータ信号を供給する列線ドライバと、上記行線に選択信号を供給する行線ドライバを有する液晶表示装置において、

上記列線ドライバに映像信号および制御信号を供給する一方、上記行線ドライバに制御信号を供給して、上記表示パネルに対する画像表示動作を制御する表示制御部と、

上記絵素に黒画像を表示させるための黒表示信号を発生する黒表示信号発生手段と、

上記列線ドライバに設けられて、上記表示制御部からの映像信号に基づくデータ信号と上記黒表示信号発生手段からの黒表示信号とを交互に切り替え選択する切替スイッチを備えて、

上記表示制御部は、上記行線を順次選択させるための上記制御信号を上記行線ドライバに供給すると共に、上記切替スイッチがデータ信号を選択している際には n 本目の行線に選択信号を供給させる一方、上記切替スイッチが黒表示信号を選択している際には上記 n 本目の行線とは異なる複数本の行線に選択信号を供給させることを特徴とする液晶表示装置。

【請求項12】 請求項10あるいは請求項11に記載の液晶表示装置において、

上記行線は、 m 本毎に L (L :正の整数)個のブロックに分割され、

上記行線ドライバは、各ブロックの行線に選択信号を供給する L 個の部分行線ドライバで構成されていることを特徴とする液晶表示装置。

【請求項13】 請求項10乃至請求項12の何れか一つに記載の液晶表示装置において、
上記表示制御部から上記列線ドライバへの制御信号は、

上記切替スイッチの切替動作を制御するための切替制御信号を含み、

上記切替制御信号は、上記データ信号の選択時間を黒表示信号の選択時間よりも長くしていることを特徴とする液晶表示装置。

【請求項14】 請求項10乃至請求項12の何れか一つに記載の液晶表示装置において、

上記表示制御部から上記列線ドライバへの制御信号は、上記切替スイッチの切替動作を制御するための切替制御信号を含み、

上記切替制御信号は、上記データ信号の選択時間と上記黒表示信号の選択時間とを等しくしていることを特徴とする液晶表示装置。

【請求項15】 請求項11あるいは請求項12に記載の液晶表示装置において、

上記表示制御部から上記行線ドライバへの制御信号は、上記黒表示信号を供給する黒表示信号供給期間であるか否かを識別するための識別信号を含み、

上記行線ドライバは、上記識別信号に基づいて、上記黒表示信号供給期間には $(n+m)$ 本目から $(n+m+k-1)$ 本目までの行線に上記選択信号を供給していることを特徴とする液晶表示装置。

【請求項16】 請求項15に記載の液晶表示装置において、

上記表示制御部から上記行線ドライバへの制御信号は走査開始信号を含み、

上記行線ドライバは、

複数のラッチ回路を有するシフトレジスタと、

上記識別信号に基づいて、データ信号供給期間には上記走査開始信号を上記シフトレジスタの1番目のラッチ回路に供給する一方、黒表示信号供給期間には上記走査開始信号を上記シフトレジスタの m 番目のラッチ回路から連続した k 個のラッチ回路に供給する走査開始信号供給手段を備えていることを特徴とする液晶表示装置。

【請求項17】 請求項16に記載の液晶表示装置において、

上記走査開始信号供給手段は、上記黒表示信号供給期間におけるラッチ回路番号 m とラッチ回路数 k を変更可能になっていることを特徴とする液晶表示装置。

【請求項18】 請求項17に記載の液晶表示装置において、

上記走査開始信号供給手段の動作を制御する供給制御手段を備えて、

上記供給制御手段は、外部からの走査開始位置指定信号に基づいて、上記ラッチ回路番号 m を設定する制御信号を上記走査開始信号供給手段に出力することを特徴とする液晶表示装置。

【請求項19】 請求項10乃至請求項12の何れか一つに記載の液晶表示装置において、

上記表示制御部は、外部からの指令信号に応じて、上記

切替スイッチの動作に基づく黒表示信号の供給動作を行う第1表示モード用の制御信号と、上記切替スイッチの動作停止させて黒表示信号の供給動作を行わない第2表示モード用の制御信号とを切り換え出力するようになっていることを特徴とする液晶表示装置。

【請求項20】 請求項19に記載の液晶表示装置において、上記列線ドライバから供給されるデータ信号の電圧を設定するための信号用基準電源を備えて、上記信号用基準電源の電圧は、上記第1表示モード時と第2表示モード時とで切り換え可能になっていることを特徴とする液晶表示装置。

【請求項21】 請求項19に記載の液晶表示装置において、上記表示制御部からの映像信号に基づいて画面上の同一位置に係るデータをモニタし、上記映像信号に基づく画像は動画であるか静止画であるかを判別して判別結果を表す上記指令信号を上記表示制御部に出力する動画静止画判別手段を備えたことを特徴とする液晶表示装置。

【請求項22】 請求項19乃至請求項21の何れか一つに記載の液晶表示装置において、上記表示パネルを裏面側から照射するバックライトと、上記指令信号に基づいて、上記第1表示モードと第2表示モードとで、上記バックライトの輝度を切り換えるバックライト調光手段を備えたことを特徴とする液晶表示装置。

【請求項23】 請求項19に記載の液晶表示装置において、上記黒表示信号発生手段は黒表示信号用電源であり、上記黒表示信号用電源の電圧は、上記第1表示モード時と上記第2表示モード時とで切り換え可能になっていることを特徴とする液晶表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、動画表示に優れた液晶表示方法および液晶表示装置に関する。

【0002】

【従来の技術】従来より、アクティブマトリックス型の液晶表示装置がある。このアクティブマトリックス型の液晶表示装置では、図31に示すように、ソースドライバ1によって、映像信号から1水平ライン分のデータをサンプリングメモリ2にサンプリングする度に、このサンプリングしたデータをホールディングメモリ3に蓄える。また、液晶パネル側では、データを書き込むべき絵素行でなる水平ラインがゲートドライバ(図示せず)によって選択され、選択された絵素のTFT(薄膜トランジスタ)をオンする。その後、選択された水平ラインを構成する全絵素に、ホールディングメモリ3に蓄えられている1水平ライン分のデータ信号が、DAコンバータ4によってDA変換されて、ソースライン6を介して書き

込まれる。

【0003】上述の動作が、全水平ラインに対して行われて1画面の映像書き込みが完了する。そして、これを1フレームとして繰り返すことによって、様々な映像の表示を可能にしている。このような表示動作を行うアクティブマトリックス型液晶表示装置は、ワードプロセッサやノートパソコンの表示部、あるいは、テレビ等に応用されている。

【0004】ところで、上記従来のアクティブマトリックス型の液晶表示装置においては、液晶の応答速度、特に中間調間の応答速度が上記1フレームの時間である16.7msより遅いために、動画表示の場合に残像が見られるといった表示品位低下の問題がある。

【0005】また、上記TFTが非選択の間は、対応する絵素に書き込まれたデータ信号が保持され続ける。そのために、例えば液晶の応答速度を速くしたとしても、人間の視線が動画を追跡するが故の網膜上の残像が存在する。その結果、表示品位が低下するという問題もある。

【0006】そこで、上記各問題を解決するために、次のような液晶表示方法が提案されている(文献1および文献2)。文献1「特開平11-109921号公報」においては、画面を上下2分割して、フレーム時間の前半では、上画面を信号走査すると同時に下画面を黒信号(ブランキング)走査する。そして、フレーム時間の後半では、上記上画面を黒信号(ブランキング)走査すると同時に下画面を信号走査するようにしている。

【0007】また、文献2「“パイセルを用いた新動画対応LCD”日本液晶学会誌、1999、vol.3、No.2」においては、画面を上下2分割すると共に、1フレーム時間を全画面のライン数の時間スロットに分割する。そして、第1スロットにおいては、上画面を信号走査すると同時に下画面も信号走査する。また、第2スロットにおいては、上記上画面を黒信号(ブランキング)走査すると同時に下画面も黒信号(ブランキング)走査を行うようにしている。このようにして、スロット毎に順次、信号走査と黒信号(ブランキング)走査を繰り返している。

【0008】上記各液晶表示方法によれば、一絵素に着目すると、1フレーム時間中に必ず画像表示期間と黒表示期間の両方があり、特に黒表示期間の存在によって、前後のフレームデータが混在することなく画像を表示することが可能となる。したがって、動画の表示性能を改善することができるのである。

【0009】

【発明が解決しようとする課題】しかしながら、上記文献2に開示された液晶表示方法においては、次のような問題がある。すなわち、1フレーム時間を全画面のライン数の時間スロットに分割し、さらに画面を上下2分割している。そして、第1スロットでは上画面を信号走査すると同時に下画面も信号走査する。一方、第2スロッ

トでは、上記上画面を黒信号(ブランキング)走査すると同時に下画面も黒信号(ブランキング)走査している。このようにして、スロット毎に順次信号走査と黒信号(ブランキング)走査を繰り返している。したがって、上画面を走査し始めるときに下画面も同時に走査する必要がある。一度、1ライン分の画像データを記憶させておく必要がある。したがって、回路が複雑化して、コストアップにつながるという問題がある。

【0010】また、上記文献1に開示された液晶表示方法も同様の問題がある。すなわち、1フレーム時間を前半と後半とに分割し、さらに画面を上下2分割している。そして、1フレーム時間の前半では、上画面を信号走査すると同時に下画面を黒信号(ブランキング)走査する。一方、1フレーム時間の後半では、上画面を黒信号(ブランキング)走査すると同時に下画面を信号走査している。この場合には、上記文献2のような画像データの記憶は不要であるが、画面分割による回路の複雑化とコストアップという不具合はやはり生じる。

【0011】言うまでもないが、画面を分割化すると、例えばソースドライバが上下で2倍必要になり、コストアップになるのである。

【0012】そこで、この発明の目的は、文献1及び文献2のような画面分割は行わずに、特別な画面の記憶装置も必要とせずに、従来の液晶表示装置の最小限の改良によって動画表示品位を向上できる液晶表示方法および液晶表示装置を提供することにある。

【0013】

【課題を解決するための手段】上記目的を達成するため、第1の発明は、互いに平行に配列された複数の列線にデータ信号を供給し、上記列線に交差する方向に互いに平行に配列された複数の行線に選択信号を供給して、上記データ信号が供給された列線と上記選択信号が供給された行線との交差位置あるいは交差位置近傍の液晶でなる絵素に画像を表示する液晶表示方法であって、 n (n :正の整数)本目の行線に上記選択信号を供給すると共に、上記列線にデータ信号を供給して、上記 n 本目の行線と各列線との交差位置に係る絵素に上記データ信号に基づく画像を表示し、次に、 m を正の整数として($n+m$)本目の行線に上記選択信号を供給すると共に、絵素に黒画像を表示させるための黒表示信号を上記列線に供給して、上記($n+m$)本目の行線と各列線との交差位置に係る絵素に上記黒画像を表示し、上記選択信号を供給する行線を順次シフトさせながら上記データ信号に基づく画像の表示動作と黒画像の表示動作とを繰り返し、上記選択信号を供給する($n+m$)本目の行線が最終行線を越える場合には、先頭行線に戻って1フレーム期間内に全絵素の夫々に対して上記データ信号に基づく画像および黒画像を表示することを特徴としている。

【0014】上記構成によれば、上記文献1および文献2の場合とは異なり、列線へのデータ信号供給と黒表示

信号供給とが交互に行われ、上記選択信号を供給する行線が上記信号供給に同期して、 $n, n+m, n+1, n+m+1, n+2, n+m+2, \dots$ のごとく n が順次増加される。こうして、画面を分割したり、1画面の画像データを記憶する回路を用いたりすることなく、総ての絵素に対して、データ信号が書き込まれ、さらに m に応じた所定時間が経過した後に黒表示信号が供給され、次のフレームに新たに画像データ信号が書き込まれるまで黒表示信号が書き込まれた状態が保持されて、黒画像が表示される。したがって、白表示を行っている絵素が次のフレームで黒表示に変わる場合は、黒表示信号が書き込まれる前に既に黒画像が表示されていることになり、バックライトの光り漏れは起こらないのである。

【0015】また、動画における映像のエッジは、フレームの切り変わりで移動してフレーム期間には停止している。ところが、人間には映像は滑らかに移動していると感じられるために、映像のエッジが人間の視線よりも先に在る期間と後に在る期間とがあり、映像のエッジが滲んで見える。ところが、この発明においては、上述のように、上記映像を表示している絵素が次にデータ信号が印加されるまでに黒表示になって映像が消えるため、結果として映像のエッジが人間の視線よりも先に在る期間と後に在る期間とが短くなり、映像のエッジの滲みが低減されることになる。こうして、動画表示品位が向上される。

【0016】また、第2の発明は、互いに平行に配列された複数の列線にデータ信号を供給し、上記列線に交差する方向に互いに平行に配列された複数の行線に選択信号を供給して、上記データ信号が供給された列線と上記選択信号が供給された行線との交差位置あるいは交差位置近傍の液晶でなる絵素に画像を表示する液晶表示方法であって、 n 本目の行線に上記選択信号を供給すると共に、上記列線にデータ信号を供給して、上記 n 本目の行線と各列線との交差位置に係る絵素に上記データ信号に基づく画像を表示し、次に、上記 n 本目の行線とは異なる複数本の行線に上記選択信号を同時に供給すると共に、絵素に黒画像を表示させるための黒表示信号を上記列線に供給して、上記複数本の行線と各列線との交差位置に係る絵素に上記黒画像を表示し、上記選択信号を供給する行線を順次シフトさせながら上記データ信号に基づく画像の表示動作と黒画像の表示動作とを繰り返し、上記同時に選択信号を供給する複数本の行線が最終行線を越える場合には、先頭行線に戻って1フレーム期間内に全絵素の夫々に対して上記データ信号に基づく画像および黒画像を表示することを特徴としている。

【0017】上記構成によれば、総ての絵素に対して、1フレーム期間の後半に複数回黒表示信号が供給される。したがって、上記黒表示信号供給時間が1回の黒表示信号供給だけでは十分な黒画像表示が行えない時間である場合でも、黒表示信号供給が複数回繰り返されるこ

とによって確実に黒表示が行われる。こうして、表示パネルの絵素密度が高密度であって行線数が多いために、黒表示信号供給時間が十分取れない場合でも、バックライトの光り漏れが起こらない高品位な動画表示が行われる。

【0018】また、上記第2の発明の液晶表示方法は、上記複数本の行線を、 $(n + \alpha \cdot m)$ ($\alpha = 1, 2, \dots, p$ (p : 正の整数)) 本目の行線とすることが望ましい。

【0019】上記構成によれば、ある1本の水平ラインに着目すると、 m 本の走査毎に黒表示が繰り返して行われることになる。こうして、直前のフレームの表示内容による液晶の誘電率の影響を無くして、さら高品位な表示が行われる。

【0020】また、上記第2の発明の液晶表示方法は、上記複数本の行線を、 $(n + \alpha \cdot m)$ 本目から $(n + \alpha \cdot m + k - 1)$ ($\alpha = 1, 2, \dots, p$ (p, k : 正の整数)) 本目までの行線とすることが望ましい。

【0021】上記構成によれば、ある1本の水平ラインに着目すると、 m 本の走査毎に k 回繰り返して黒表示が行われ、直前のフレームの表示内容の影響が更に無くなる。

【0022】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記データ信号の供給時間と上記黒表示信号の供給時間とを等しくすることが望ましい。

【0023】上記構成によれば、上記データ信号の供給時間と上記黒表示信号の供給時間とは等しいために、非常に簡単な切り換え制御処理によって上記データ信号の供給と上記黒表示信号の供給とが切り換えられる。

【0024】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記データ信号の供給時間を、上記黒表示信号の供給時間よりも長くすることが望ましい。

【0025】上記構成によれば、表示パネルの絵素密度が高密度であって行線数が多いために、データ信号供給時間が十分取れない場合にも対処できる。

【0026】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記 m の値を、次式の関係を満たすように設定することが望ましい。

$$f \times m / N > t$$

但し、 N : 行線数

f : 1 フレーム時間

t : 白表示を黒表示へ切り換える際における液晶の応答時間

【0027】上記構成によれば、1 フレーム期間における上記黒表示信号の供給時間が、白表示を黒表示へ切り換える場合の液晶の応答時間以上に設定される。こうして、上記データ信号に基づいて白画像が表示される絵素であっても次にデータ信号が印加されるまでに確実に黒表示が行われる。

【0028】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記 k の値を、次式の関係を満たす

ように設定することが望ましい。

$$T \times k \geq T_0$$

但し、 T : 黒表示信号の1回の供給時間

T_0 : 白表示を完全に黒表示に切り換えることができる黒表示信号の最短時間

【0029】上記構成によれば、1 フレーム期間における上記黒表示信号の供給時間が、黒表示信号の k 回供給によって白表示を黒表示に切り換えることができる最短時間以上に設定される。こうして、上記黒表示信号の供給時間が不十分であるために黒表示信号を k 回繰り返して供給する場合において、上記データ信号に基づいて白画像が表示される絵素であっても次にデータ信号が印加されるまでに確実に黒表示が行われる。

【0030】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記データ信号が黒表示用のデータ信号である場合の電圧 V_d と上記黒表示信号の電圧 V_r とを、下記の関係を満たすように設定することが望ましい。対向電極の電位レベルに対して正極性の場合にはノーマリホワイ時は $V_d < V_r$ 、ノーマリブラック時は $V_d > V_r$

対向電極の電位レベルに対して負極性の場合には

ノーマリホワイ時は $V_d > V_r$

ノーマリブラック時は $V_d < V_r$

【0031】上記構成によれば、黒表示信号の供給時間が不足して十分な黒表示を行うことができない場合でも、上記黒表示信号の電圧を大きめ(小さめ)に設定しておくことで、確実に黒表示が行われる。

【0032】また、第3の発明は、互いに平行に配列された複数の列線、上記列電極に交差する方向に互いに平行に配列された複数の行線、上記列線と上記行線との交差位置あるいは交差位置近傍の液晶でなる絵素が少なくとも形成された表示パネルと、上記列線にデータ信号を供給する列線ドライバと、上記行線に選択信号を供給する行線ドライバを有する液晶表示装置において、上記列線ドライバに映像信号及び制御信号を供給する一方、上記行線ドライバに制御信号を供給して、上記表示パネルに対する画像表示動作を制御する表示制御部と、上記絵素に黒画像を表示させるための黒表示信号を発生する黒表示信号発生手段と、上記列線ドライバに設けられて、上記表示制御部からの映像信号に基づくデータ信号と上記黒表示信号発生手段からの黒表示信号とを交互に切り替え選択する切替スイッチを備えて、上記表示制御部は、上記行線を順次選択させるための上記制御信号を上記行線ドライバに供給すると共に、上記切替スイッチがデータ信号を選択している際には n 本目の行線に選択信号を供給させる一方、上記切替スイッチが黒表示信号を選択している際には $(n + m)$ 本目の行線に選択信号を供給させることを特徴としている。

【0033】上記構成によれば、表示制御からの制御信号に基づいて、行線ドライバおよび列線ドライバが次の

ように制御される。すなわち、上記列線ドライバの切替スイッチによってデータ信号が選択されて列線に供給される場合には、上記行線ドライバによって n 本目の行線が選択される。一方、上記切替スイッチによって黒表示信号が選択されて列線に供給される場合には、 $(n+m)$ 本目の行線が選択される。こうして、総ての絵素に対して、データ信号が書き込まれ、さらに m に応じた所定時間が経過した後に黒表示信号が供給され、次のフレームに新たに画像データ信号が書き込まれるまで黒表示信号が書き込まれた状態が保持されて、黒画像が表示される。したがって、白表示を行っている絵素が次のフレームで黒表示に変わる場合は、黒表示信号が書き込まれる前に既に黒画像が表示されていることになり、バックライトの光り漏れは起こらないのである。

【0034】また、第4の発明は、互いに平行に配列された複数の列線、上記列電極に交差する方向に互いに平行に配列された複数の行線、上記列線と上記行線との交差位置あるいは交差位置近傍の液晶でなる絵素が少なくとも形成された表示パネルと、上記列線にデータ信号を供給する列線ドライバと、上記行線に選択信号を供給する行線ドライバを有する液晶表示装置において、上記列線ドライバに映像信号及び制御信号を供給する一方、上記行線ドライバに制御信号を供給して、上記表示パネルに対する画像表示動作を制御する表示制御部と、上記絵素に黒画像を表示させるための黒表示信号を発生する黒表示信号発生手段と、上記列線ドライバに設けられて、上記表示制御部からの映像信号に基づくデータ信号と上記黒表示信号発生手段からの黒表示信号とを交互に切り替え選択する切替スイッチを備えて、上記表示制御部は、上記行線を順次選択させるための上記制御信号を上記行線ドライバに供給すると共に、上記切替スイッチがデータ信号を選択している際には n 本目の行線に選択信号を供給させる一方、上記切替スイッチが黒表示信号を選択している際には上記 n 本目の行線とは異なる複数本の行線に選択信号を供給させることを特徴としている。

【0035】上記構成によれば、表示制御からの制御信号に基づいて、行線ドライバおよび列線ドライバが次のように制御される。すなわち、上記列線ドライバの切替スイッチによってデータ信号が選択されて列線に供給される場合には、上記行線ドライバによって n 本目の行線が選択される。一方、上記切替スイッチによって黒表示信号が選択されて列線に供給される場合には、 n 本目とは異なる複数本の行線が選択される。したがって、上記黒表示信号供給時間が1回の黒表示信号供給だけでは十分な黒画像表示が行えない時間である場合でも、黒表示信号供給が複数回繰り返されることによって確実に黒表示が行われる。こうして、表示パネルの絵素密度が高密度であって行線数が多いために、黒表示信号供給時間が十分取れない場合でも、バックライトの光り漏れが起こらない高品位な動画表示が行われる。

【0036】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記行線を m 本毎に L (L :正の整数)個のブロックに分割し、上記行線ドライバを各ブロックの行線に選択信号を供給する L 個の部分行線ドライバで構成することが望ましい。

【0037】上記構成によれば、上記切替スイッチによってデータ信号が列線に供給される場合には、ある1つの部分行線ドライバによって、当該部分行線ドライバに接続された n 本目の行線が選択される。一方、上記切替スイッチによって黒表示信号が列線に供給される場合には、上記部分行線ドライバの後列に位置する部分行線ドライバによって、当該部分行線ドライバに接続された n 本目の行線が選択される。こうして、簡単な制御によって $(n+m)$ 本の行線の選択動作が行われる。

【0038】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示制御部から上記列線ドライバへの制御信号は、上記切替スイッチの切替動作を制御するための切替制御信号を含み、上記切替制御信号は、上記データ信号の選択時間を黒表示信号の選択時間よりも長くするようにしていることが望ましい。

【0039】上記構成によれば、上記データ信号の供給時間は上記黒表示信号の供給時間よりも長くなる。したがって、表示パネルの絵素密度が高密度であって行線数が多いために、データ信号供給時間が十分取れない場合にも対処できる。

【0040】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示制御部から上記列線ドライバへの制御信号は、上記切替スイッチの切替動作を制御するための切替制御信号を含み、上記切替制御信号は、上記データ信号の選択時間と上記黒表示信号の選択時間とは等しくするようにしていることが望ましい。

【0041】上記構成によれば、上記データ信号の供給時間と上記黒表示信号の供給時間とは等しいために、非常に簡単な切り換え制御処理によって上記データ信号の供給と上記黒表示信号の供給とが切り換えられる。

【0042】また、上記第4の発明の液晶表示装置は、上記表示制御部から上記行線ドライバへの制御信号は、上記黒表示信号を供給する黒表示信号供給期間であるかを識別するための識別信号を含み、上記行線ドライバは、上記識別信号に基づいて、上記黒表示信号供給期間には $(n+m)$ 本目から $(n+m+k-1)$ 本目までの行線に上記選択信号を供給するようになっていたことが望ましい。

【0043】上記構成によれば、総ての絵素に対して、次にデータ信号が印加されるまでに m に応じた所定時間中に k 回黒表示信号が供給される。したがって、上記 m に応じた黒表示信号供給時間が黒画像表示を行うためには不十分な時間である場合でも、黒表示信号供給が k 回繰り返されることによって確実に黒表示が行われる。こうして、表示パネルの絵素密度が高密度であって行線数

が多いために、黒表示信号供給時間が十分取れない場合でも、バックライトの光り漏れが起こらない高品位な動画表示が行われる。

【0044】また、上記第4の発明の液晶表示装置発明は、上記表示制御部から上記行線ドライバへの制御信号は走査開始信号を含み、上記行線ドライバは、複数のラッチ回路を有するシフトレジスタと、上記識別信号に基づいて、データ信号供給期間には上記走査開始信号を上記シフトレジスタの1番目のラッチ回路に供給する一方、黒表示信号供給期間には上記走査開始信号を上記シフトレジスタのm番目のラッチ回路から連続したk個のラッチ回路に供給する走査開始信号供給手段を備えていることが望ましい。

【0045】上記構成によれば、次にデータ信号が印加されるまでにk回黒表示信号を供給できる行線ドライバが、シフトレジスタを有する行線ドライバに走査開始信号供給手段を設ける簡単な構成で実現される。

【0046】また、上記第4の発明の液晶表示装置は、上記走査開始信号供給手段を、上記黒表示信号供給期間におけるラッチ回路番号mとラッチ回路数kとを変更可能に成すことが望ましい。

【0047】上記構成によれば、ラッチ回路番号mが変更されることによって、次にデータ信号が印加されるまでに黒画像を表示する時間が変更される。また、ラッチ回路数kが変更されることによって、次にデータ信号が印加されるまでに黒表示信号が供給される回数が増える。

【0048】また、上記第4の発明の液晶表示装置は、上記走査開始信号供給手段の動作を制御する供給制御手段を備えて、上記供給制御手段は、外部からの走査開始位置指定信号に基づいて、上記ラッチ回路番号mを設定する制御信号を上記走査開始信号供給手段に出力することが望ましい。

【0049】上記構成によれば、外部からの信号に基づいて、次にデータ信号が印加されるまでに黒画像を表示する時間が変更される。

【0050】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示制御部を、外部からの指令信号に応じて、上記切替スイッチの動作に基づく黒表示信号の供給動作を行う第1表示モード用の制御信号と、上記切替スイッチの動作停止させて黒表示信号の供給動作を行わない第2表示モード用の制御信号とを切り換え出力するように成すことが望ましい。

【0051】上記構成によれば、表示モードが、各フレーム毎に上記切替スイッチの動作に基づいて黒表示信号を上記列線に供給するために消費エネルギーが多くなる第1表示モードと、消費エネルギーが少ない通常の第2表示モードとに切り換えられて、常時、表示モードを上記第1モードに固定しておくことによるエネルギーの浪費が防止される。

【0052】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記列線ドライバから供給されるデータ信号の電圧を設定するための信号用基準電源を備えて、上記信号用基準電源の電圧は、上記第1表示モード時と第2表示モード時とで切り換え可能になっていることが望ましい。

【0053】上記構成によれば、上記データ信号が書き込まれた後に黒表示信号が供給されて、次のフレームに新たに画像データ信号が書き込まれる前に黒画像を表示するために液晶の透過率が低くなる第1表示モードの場合には、信号用基準電源の電圧が切り換えられてデータ信号の電圧が上記液晶の透過率低下に応じて設定される。こうして、第1表示モードと第2表示モードとの間で一定の階調バランスが保たれる。

【0054】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示制御部からの映像信号に基づいて画面上の同一位置に係るデータをモニタし、上記映像信号に基づく画像は動画であるか静止画であるかを判別して判別結果を表す上記指令信号を上記表示制御部に出力する動画静止画判別手段を備えることが望ましい。

【0055】上記構成によれば、動画静止画判別手段によって上記映像信号に基づいて動画であるか静止画であるかが判別され、判別結果を表す指令信号が上記表示制御部に出力される。こうして、表示品位が低下しやすい動画表示時に、自動的に上記表示制御部から第1表示モード用の制御信号が出力され、1フレーム期間にデータ信号が書き込まれた後、次のフレームにデータ信号が印加されるまでに黒画像が表示されて表示品位が向上される。

【0056】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示パネルを裏面側から照射するバックライトと、上記指令信号に基づいて、上記第1表示モードと第2表示モードで上記バックライトの輝度を切り換えるバックライト調光手段を備えることが望ましい。

【0057】上記構成によれば、1フレーム期間において、データ信号が書き込まれた後に次のフレームにデータ信号が印加されるまで黒画像を表示するために液晶の透過率が低くなる第1表示モードの場合には、バックライト調光手段によってバックライトの輝度が上げられ、通常の第2表示モードの場合には、バックライトの輝度が下げられる。こうして、常時、上記バックライトの輝度を上げておくことによるエネルギーの浪費が防止される。

【0058】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記黒表示信号発生手段を黒表示信号用電源で構成し、上記黒表示信号用電源の電圧を上記第1表示モード時と上記第2表示モード時とで切り換え可能に成すことが望ましい。

【0059】上記構成によれば、1フレーム期間において、データ信号が書きこまれた後に次のフレームにデータ信号が印加されるまで黒画像を表示する第1表示モードの場合には、黒表示信号用電源の電圧が切り換えられて確実に黒表示が行われる。

【0060】

【発明の実施の形態】以下、この発明を図示の実施の形態により詳細に説明する。

＜第1実施の形態＞図1は、本実施の形態における液晶表示装置としてのアクティブマトリックス型液晶表示装置の概略構成図である。本実施の形態における液晶表示装置は、液晶パネル11と複数のソースドライバ12と複数のゲートドライバ13を有している。液晶パネル11は、TFT基板14と対向基板15を有しており、TFT基板14上には、マトリックス状に配列された絵素電極16と、この絵素電極16にドレインが接続されたTFT17と、各行のTFT17におけるゲートに共通に接続されて平行に配列されたゲートラインGと、各列のTFT17におけるソースに共通に接続されて平行に配列されたソースラインSが形成されている。また、TFT基板14に所定間隔で対向する対向基板15には、絵素電極16に対向する対向電極18が形成されている。また、図示してはいないが、絵素電極16と対向電極18との間には、液晶が挟持されている。

【0061】ここで、本実施の形態における液晶パネル11は、上記ゲートラインGが480本であり、ソースラインSが640(カラー表示の場合には3倍)本であるVGA(ビデオ・グラフィックス・アレイ)パネルを用いている。そして、480本のゲートラインGは、160本ずつ3つのグループに分割されて各グループ毎に第1ゲートドライバ13a～第3ゲートドライバ13cに接続されている。同様に、ソースラインSは、複数のグループに分割されて各グループ毎にソースドライバ12に接続されている。

【0062】表示制御部20は、クロック信号生成手段を有し、生成した上記クロック信号を入力された映像信号と共に、1番目のソースドライバ12に出力する。また、走査開始信号生成手段および識別信号生成手段を有し、生成した走査開始信号および識別信号をクロック信号と共に各ゲートドライバ13に出力する。動画/静止画判別回路21は、表示制御部20から受けた映像信号に基づいて、画面上の数点のデータをモニターすることによって、動画像主体の動画か静止画像主体の静止画かを判別する。そして、判別結果を表示制御部20に返す。そうすると、表示制御部20は、上記判別結果に基づいて上記クロック信号の一つである切替クロック信号、識別信号および走査開始信号を動画用と静止画用との何れかに切り換えるのである。

【0063】さらに、上記動画/静止画判別回路21からの判別結果は、信号用基準電源22、黒信号用電源2

4およびバックライト調光回路23にも出力される。そうすると、上記信号用基準電源22及び黒信号用電源24は、上記判別結果に応じたデータ信号用基準電圧及び黒信号用電圧を各ソースドライバ12に送出する。また、バックライト調光回路23は、上記判別結果に応じてバックライト(図示せず)を調光する。尚、黒信号用電源24は、後に詳述するリセット信号(黒信号)を生成する際に用いられる電源である。

【0064】図2は、上記ソースドライバ12の概略構成図である。但し、1本のソースラインSに関する構成で代表して表示しており、全てのソースラインSに関して同様の構成のものが設けられている。映像信号から1絵素(1水平ライン)分のデータがサンプリングメモリ31にサンプリングされ、このサンプリングされたデータがホールディングメモリ32に蓄えられる。そして、DAコンバータ33によって信号用基準電源22からの信号用基準電圧を用いてDA変換されて、切替スイッチ34に送出される。

【0065】上記切替スイッチ34には、上記サンプリングメモリ31、ホールディングメモリ32およびDAコンバータ33に供給されるサンプリングクロック信号を分周したクロック信号であって、全ソースドライバ12,12,・・・のサンプリングメモリ31,31,・・・に1水平ライン分のデータがサンプリングされる時間を周期とする上記切替クロック信号が入力される。そして、切替スイッチ34は、上記切替クロック信号のレベルが、例えば「H」の場合にはDAコンバータ33からのデータ信号を選択して対応するソースラインSに出力する。一方、「L」の場合には黒信号用電源24からの黒信号電圧を選択し、対応するソースラインSに上記リセット信号として出力するのである。

【0066】尚、上記ソースドライバ12は、図3に示すように構成しても差し支えない。すなわち、図2に示すソースドライバ12においては、切替スイッチ34をDAコンバータ33の後段に位置させているが、図3においては、切替スイッチ35をホールディングメモリ38の前段に位置させるのである。そして、切替スイッチ35は、上記切替クロック信号のレベルが、例えば「H」の場合にはサンプリングメモリ37からの映像信号を選択してホールディングメモリ38に送出する。一方、「L」の場合には黒信号データ生成部36からの黒信号データを選択してホールディングメモリ38に送出する。そして、DAコンバータ38によって信号用基準電源22からの信号用基準電圧を用いてDA変換されて、対応するソースラインSに出力される。こうして、1水平ライン分のデータがサンプリングされる時間の前半には上記映像信号に基づくデータ信号がソースラインSに出力される一方、後半には上記黒信号データに基づく上記リセット信号がソースラインSに出力されるのである。

【0067】図4は、上記ゲートドライバ13の概略構

成図である。但し、この発明におけるゲートドライバ13の構成は、これに限定されるものではない。本実施の形態のゲートドライバ13はシフトレジスタ41を有し、このシフトレジスタ41を構成する各ラッチ回路(図示せず)からの出力信号は出力回路42に供給される。そして、この出力回路42によって、ゲートラインGにレベル「H」あるいはレベル「L」のゲート電圧が印加されてゲートラインGが選択されるのである。

【0068】上記シフトレジスタ41は、上記表示制御部20からのクロック信号に基づいて、1番目のラッチ回路に供給される走査開始信号を順次次のラッチ回路にシフトして、ゲートラインGを順次選択して行く。その場合、上記走査開始信号は、表示制御部20からの識別信号を制御信号として開閉するアナログスイッチ43にも入力されており、上記識別信号のレベルが例えば「H」となってアナログスイッチ43が開放することによって、シフトレジスタ41における2番目～4番目のラッチ回路にも上記走査開始信号が供給されるようになっていく。

【0069】上記構成を有する液晶表示装置は、以下のように動作して動画像表示を行う。すなわち、図5は、3つのゲートドライバ13a, 13b, 13cに関する駆動信号および各ゲートラインGに出力される選択信号のタイミングチャートである。図5から分かるように、表示制御部20から、中央に位置する第2ゲートドライバ13bには、一端に位置する第1ゲートドライバ13aに供給されるクロック信号よりも半周期遅れたクロック信号が供給される。さらに、他端に位置する第3ゲートドライバ13cには、第2ゲートドライバ13bに供給されるクロック信号よりも半周期遅れたクロック信号が供給される。また、各ゲートドライバ13a～13cに表示制御部20から供給される上記走査開始信号は、1クロック目と321クロック目とに1パルスが存在するパルス信号であり、各ゲートドライバ13に160クロック分位相をずらして入力される。さらに、各ゲートドライバ13a～13cに表示制御部20から供給される上記識別信号は、例えば320クロック分の「L」レベルと160クロック分の「H」レベルとが存在し、各ゲートドライバ13に160クロック分位相をずらして入力される。

【0070】その結果、まず、上記第1ゲートドライバ13aによって1番目のゲートラインG₁が選択される。そうした後に、第2ゲートドライバ13bによって1番目～4番目のゲートラインG、つまり全体としては161番目～164番目のゲートラインG₁₆₁～G₁₆₄が選択される。次に、第1ゲートドライバ13aによって2番目のゲートラインG₂が選択された後に、第2ゲートドライバ13bによって162番目～165番目(2番目～5番目)のゲートラインG₁₆₂～G₁₆₅が選択される。以後、同様にして2つのゲートドライバ13a, 13bによって順次選択が行われ、やがて第2ゲートドライバ13

bによって320番目(160番目)のゲートラインG₃₂₀が選択される。

【0071】そうすると、次に上記第2ゲートドライバ13bによって1番目のゲートラインG、つまり全体としては161番目のゲートラインG₁₆₁が選択された後、第3ゲートドライバ13cによって1番目～4番目のゲートラインG、つまり全体としては321番目～324番目のゲートラインG、つまり全体としては321番目～324番目のゲートラインG₃₂₁～G₃₂₄が選択される。次に第2ゲートドライバ13bによって162番目(2番目)のゲートラインG₁₆₂が選択された後に、第3ゲートドライバ13cによって322番目～325番目(2番目～5番目)のゲートラインG₃₂₂～G₃₂₅が選択される。以後、同様にして2つのゲートドライバ13b, 13cによって順次選択が行われ、やがて第3ゲートドライバ13cによって480番目(160番目)のゲートラインG₄₈₀が選択される。

【0072】そうすると、次に、上記第3ゲートドライバ13cによって1番目のゲートラインG、つまり全体としては321番目のゲートラインG₁₆₁が選択された後、再び第1ゲートドライバ13aによって1番目～4番目のゲートラインG₁～G₄が選択されるのである。そして、第3ゲートドライバ13cによって480番目(160番目)のゲートラインG₄₈₀が選択された後、第1ゲートドライバ13aによって160番目のゲートラインG₁₆₀が選択されると、1フレームの走査が終了するのである。

【0073】尚、図5に示すタイミングチャートは、上述したように、160クロック分の「H」レベルが存在する識別信号を順次各ゲートドライバ13b～13aに与えた場合であり、識別信号のレベルが「H」であるゲートドライバ13のアナログスイッチ43がオンとなるため、そのゲートドライバ13では連続した4本のゲートラインGが選択される。これに対して、全レベルが「L」である識別信号を各ゲートドライバ13に与えた場合には、総てのゲートドライバ13のアナログスイッチ43はオフであるため、図6に示すように隣接する2つのゲートドライバ13によって、交互に且つシフトしながら1本ずつのゲートラインGが選択されることになる。

【0074】以下、具体的に、本実施の形態における液晶表示装置による画像表示動作について説明する。上述のようにして、ソースドライバ12の列は、ホールディングメモリ32に蓄えられたデータ信号と上記リセット信号とを交互に出力する。その場合における両信号の出力時間の幅は互いに等しくなるように、切替スイッチ34に入力される切替クロックのパルス幅が設定されている。尚、本実施の形態における上記出力時間の幅は、およそ16.7ms(1フレーム時間)/480本/2≒約17μsである。

【0075】また、上記水平ラインを選択するゲートドライバ13には、上述したようなクロック信号および走

査開始信号と、全レベルが「L」である識別信号とが入力されるものとする。そうすると、図6に示すようにn番目のゲートラインGが選択された後には(n+160)番目のゲートラインGが選択される。更に、(n+1)番目のゲートラインGが選択された後には(n+161)番目のゲートラインGが選択される。但し、(n+m)がライン数より多い場合には、最終ラインに続いて先頭ラインから数えて選択ラインが求められる。各ゲートラインGの選択時間の幅は、ソースラインSへの信号の出力時間の幅と同じく約17 μ sである。その場合、ソースドライバ12が上記データ信号を出力する際にn番目のゲートラインGを選択し、ソースドライバ12が上記リセット信号を出力する際に(n+160)番目のゲートラインGを選択するように、上記切替クロックと走査開始信号とのタイミングを設定しておく。

【0076】上述のごとく、上記データ信号を出力したゲートラインGの160本先のゲートラインG(m=160)に上記リセット信号を与えるのは、次の理由による。すなわち、液晶の透過率が100%から10%まで変化する応答時間は約4msである。そして、あるゲートラインGに接続されたある絵素の絵素電極にリセット信号が印加された場合、次にデータ信号が印加されるまでに概ね黒表示になっている必要がある。したがって、次の関係が成立する。

$$f \times m / N > 4 \text{ ms}$$

但し、f：1フレーム時間(16.7ms)

N：総ゲートライン数(480本)

したがって、 $m > 115$ である必要がある。

【0077】ここで、本実施の形態においては、160本のゲートラインGに接続されたゲートドライバ13を3個一直線状に配置して480本を走査するようになっている。したがって、 $m=160$ とすれば、現在データ信号を出力しているゲートドライバ13の次のゲートドライバ13から、データ信号が出力されているゲートラインGの番号と同じ番号のゲートラインGにリセット信号を出力するという非常に簡単な制御によって、 $m > 115$ の条件をクリアできるのである。

【0078】このような画像表示動作による表示結果について、従来の液晶表示装置による表示結果と比較すると次のようになる。ここで、説明に用いる画像は、図7に示すように、黒の背景51の中央に3絵素分の幅を有する白帯52が縦方向に配列されている。そして、この白帯52は、矢印(A)のごとく1フレーム毎に1絵素ずつ移動して行く動画像であるとする。

【0079】まず、従来の液晶表示装置による画像表示方法について述べる。従来の液晶表示装置による1フレーム期間の画像表示シーケンスを図8に示す。次々送られてくる映像信号の1水平ライン分が、ソースドライバ1のサンプリングメモリ2にサンプリングされてホールディングメモリ3に一旦蓄えられる。そして、ホールデ

ィングメモリ3から読み出された1水平ライン分のデータ信号が、ゲートドライバによって選択された1水平ラインを構成する絵素行に書き込まれる。それと同時に、2水平ライン目のデータ信号がサンプリングメモリ2にサンプリングされてホールディングメモリ3の内容が書き換えられる。これを480水平ライン分繰り返して1フレーム分のデータ信号書き込みが完了する。

【0080】尚、液晶は、ノーマリホワイトタイプのTN(捩れネマチック)モードを採用している。また、その特性は、透過率が0%→90%に達する時間が約20msであり、100%→10%に達する時間は約4msである。

【0081】上述のような動画像を、従来の液晶表示装置の画像表示シーケンスによって表示した場合には、図9に示すように、白帯52から背景51に変化した絵素列53に明らかな残像(画像の滲み)が見られる。この原因は、以下のように説明される。すなわち、図10は、図7における白帯52の進行方向前方において白帯52に隣接する任意の絵素54における各フレーム毎の透過率変化を示す。この透過率変化は、理想的には、第1フレームでは黒表示(透過率<10%)であり、第2フレーム～4フレームまでは白表示(透過率>90%)であり、第5フレームでは再び黒表示に戻るはずである。ところが、上述のように、透過率が0%から90%に達するまでの時間が約20msであり、100%から10%に達するまでの時間が約4msという液晶の特性を有している。そのために、第1フレームでは黒表示であった絵素54に第2フレームで白信号を書き込んだ場合に、絵素54の液晶はフレーム時間内に応答を完了できずに第3フレームで略完了することになる。したがって、第4フレームでは本来の白表示となる。そして、第5フレームでは黒信号が書き込まれるのであるが、透過率が100%から10%に達する時間が約4msであるために、絵素列53で示すように若干の光漏れが観察されるのである。したがって、従来の画像表示シーケンスでは、白帯52の幅が明瞭に3絵素分には見えないのである。

【0082】次に、本実施の形態の液晶表示装置における画像表示動作について説明する。本液晶表示装置では、1フレーム期間内に黒表示を達成できる電圧のリセット信号を各水平ラインのデータ信号書き込み間に行き込むのである。本実施の形態の液晶表示装置における画像表示シーケンスを図11に示す。尚、図11(b)に、図11(a)における書き込みおよびリセット期間の具体的内容を示す。図11に示すように、本実施の形態においては、データ信号の書き込みとリセット信号の書き込みとをサンプリング周期の1/2周期で交互に行う。その場合、リセット信号の書き込みは、データ信号書き込み水平ラインの160本先の水平ラインに対して行うのである。

【0083】本実施の形態においては、このような画像

表示シーケンスを採用することによって、図12に示すように、白帯62から背景61に変化した絵素列63に、残像(画像の滲み)は確認されない。この理由は、以下のように説明できる。図13は、図12における白帯62の進行方向前方において白帯62に隣接する任意の絵素64(図7における絵素54に相当)における各フレーム毎の透過率変化を示す。この絵素64は、第1フレームでは黒表示である。そして、第2フレームでは白信号が書き込まれるのであるが、フレーム時間内のある時点(当該絵素64が属する水平ラインの160本後方の水平ラインに対して白信号が書き込まれた次の時点) aで黒信号が書き込まれる。そして、この黒信号の電圧は上述のように1フレーム期間内に黒表示を達成できる電圧であり、第2フレームの残り時間内で透過率が10%に達するように上記時点aは設定してある。したがって、次のフレームまでには黒表示へ戻ることができるのである。

【0084】このことは、第3,第4フレームにおいても同様である。したがって、第2~第4フレームにおいて、絵素64には同じ時間だけ白信号が書き込まれることになり、各フレームにおける最大透過率は同じになる。その結果、第2~第4フレームにおいては同じ輝度の表示を行うことができるのである。さらに、第5フレームでは、第4フレームの時点a以降において既に黒信号が書き込まれているために開始時点で透過率が10%以下を呈し、光漏れが観察されないのである。

【0085】また、本実施の形態の画像表示シーケンスによる残像の低減は、以下の理由によっても説明できる。説明を簡単にするために、液晶の応答時間が無限小のケースについて説明する。説明に用いる画像は上述のような3絵素幅の白帯が1フレーム毎に1絵素ずつ一方向に移動していく動画像であり、図14に任意の水平ラインにおける白帯の移動の様子を示す。また、無限小応答時間における透過率の応答波形を、従来の画像表示シーケンスの場合を図15に示し、本実施の形態の画像表示シーケンスの場合を図16に示す。

【0086】図17は、従来の画像表示シーケンスによる任意の水平ラインにおける白帯の移動の様子を示す。任意の絵素に書き込まれたデータ信号はフレーム期間中保持されるために、白帯は1フレーム期間中停止している。そして、次のフレーム期間に入ると1絵素分移動して再び1フレーム期間中停止している。以後は上述のことを繰り返す。そして、上述の白帯の動きを人間が観察した場合には、白帯が滑らかに移動する動画として認識するのである。言い換えると、1フレーム毎に白帯が静止していることを認識できないのである。そのために、図17中に、破線の矢印(B),(C)で示すように、人間の視点は一定の速度で移動することになる。

【0087】したがって、人間の網膜では、図18に示すように、動きを加味した輝度が感じられるのである。

その結果、データ信号に基づく実際の白帯の映像よりも、両エッジが鈍った形に見えて、滲んだ残像を感じるようになる。換言すれば、1フレーム毎に白帯が静止しているにも拘わらず人間の目は滑らかに移動していると感じるために、1フレームの前半では記号「b」で示すように白帯が人間の視線より先に在り、1フレームの後半では人間の視線が白帯を追い越しているため記号「c」で示すように視線の後に白帯が在ることになる。そして、人間の網膜上には白帯映像の「在る/無し」が平均化された像が投影されるために、エッジが鈍って滲んだ白帯映像が見えるのである。以上のごとく、従来の画像表示シーケンスでは、必ず動画の滲みを感じられるのである。

【0088】次に、本実施の形態の液晶表示装置における画像表示シーケンスの場合に付いて説明する。図19は、本実施の形態の画像表示シーケンスによる任意の水平ラインにおける白帯の移動の様子を示す。この画像表示シーケンスでは、リセット信号の書き込みライン番号とデータ信号の書き込みライン番号との差である「m」を「160」に設定しているため、1フレーム期間中の前半2/3だけデータ信号が保持され、後半1/3は黒信号が保持されて黒表示になる。すなわち、1フレーム期間中の前半2/3だけ白帯が停止して、後半1/3では白帯が消えることになる。したがって、白帯の表示期間を1フレーム期間の2/3に縮めることができ、図19と図17との比較から明らかなように、記号「b」で示す白帯が人間の視線より先に在る期間と記号「c」で示す視線の後に在る期間とを短くできる。そのため、結果的に図20に示すように白帯映像のエッジの滲みを低減できるのである。

【0089】上述の説明においては、簡単のために液晶の応答時間が無限小であると仮定したが、フレーム毎に黒表示が行われれば液晶の応答時間が無限小でなくとも同じ効果が得られることは上述の説明から明らかである。

【0090】ところで、図15と図16との比較から分かるように、本実施の形態においては、表示絵素に関して、各フレーム毎に、黒透過率から任意の透過率になる過程と任意の透過率から黒透過率になる過程とを含むために、従来の画像表示シーケンスを適用した場合よりも実質的に透過率が低くなる。したがって、従来の画像表示シーケンスを適用した場合と同等の輝度を得るためには、バックライトの輝度を増加させる必要がある。

【0091】そこで、本液晶表示装置を携帯機器に採用することを考慮して、画面上の数点をモニターして、現在表示されている画像は動画主体の画像か静止画主体の画像かを自動的に判別する動画/静止画判別回路21を設けている。そして、動画/静止画判別回路21の判別結果に応じて、バックライト調光回路23によって、動画像であると判別された場合にはバックライトの輝度を増加させるのである。また、静止画像であると判別され

た場合には上記バックライトの輝度を低下させるのである。こうすることによって、常時、動画像に合せたバックライトの輝度に固定しておく場合に比して消費電力を低減することができ、動画表示品位に優れた携帯用の液晶表示装置を必要最小限の消費電力アップで得ることができるのである。

【0092】尚、上記動画/静止画判別回路21を設ける代わりに、本実施の形態の画像表示シーケンスと従来の画像表示シーケンスとを選択するスイッチを設け、何れかの画像表示シーケンスをユーザが選択可能にしても差し支えない。そして、本実施の形態の画像表示シーケンス側に上記スイッチが切り換えられた場合には、同期してバックライト調光回路23によってバックライトの輝度を増加させるのである。この場合にも動画表示品位に優れた液晶表示装置を最小限の消費電力アップで得ることができる。

【0093】また、上述のごとく、本実施の形態においては各フレーム毎に黒透過率から任意の透過率になる過程と任意の透過率から黒透過率になる過程を含むために、図21に示すように、書き込み電圧と透過率との関係が従来の画像表示シーケンスの場合とは異なる。また、図22に示すように、各階調における透過率の経時変化も、本実施の形態の画像表示シーケンスと従来の画像表示シーケンスとで異なる。

【0094】そこで、これらの結果を考慮して、本実施の形態における画像表示シーケンスを採用した場合には、動画/静止画判別回路21の判別結果に基づいて信号用基準電源22によって、各階調における書き込み電圧を、黒表示を基準として振幅を大きく再調整することによって、従来の画像表示シーケンスを採用した場合に比して、良好な階調バランスを得ることができるのである。

【0095】上述のように、本実施の形態においては、液晶パネル11としてVGAパネルを用いる。そして、ソースドライバ12には、ホールディングメモリ32に蓄えられたデータ信号と黒信号電圧に基づく上記リセット信号との両信号を、1水平ラインサンプリング期間中にソースラインSに切り替え出力する切替スイッチ34を設ける。また、480本のゲートラインGを160本ずつ3つのグループに分割し、各グループのゲートラインGを第1ゲートドライバ13a〜第3ゲートドライバ13cに接続する。

【0096】そして、上記表示制御部20から第1ゲートドライバ13a〜第3ゲートドライバ13cに、順次半周期ずつ位相が遅れたクロック信号を供給する。さらに、表示制御部20から、1クロック目と321クロック目とに1パルスが存在する走査開始信号を、第1ゲートドライバ13a〜第3ゲートドライバ13cに160クロックずつ位相をずらして入力するようにしている。

【0097】したがって、上記ソースドライバ12が上

記データ信号を出力する際には、ゲートドライバ13はn番目のゲートラインGを選択し、ソースドライバ12が上記リセット信号を出力する際に(n+160)番目のゲートラインGを選択するように、上記切替クロックと走査開始信号とのタイミングを設定しておくことによって、図13に示すように、データ信号が書き込まれた絵素には、当該フレームの後半1/3にはリセット信号が書き込まれることになる。

【0098】その際に、上記リセット信号の電圧(つまり、黒信号用電源24の電圧)を1フレーム期間内に黒表示を達成できる電圧に設定しおけば、次のフレームまでには黒表示へ戻ることができる。すなわち、本実施の形態によれば、白信号が書き込まれた絵素に対して次のフレームで黒信号を書き込む場合には、前フレームの後半1/3において既に黒信号が書き込まれているために当該フレームの開始時点において透過率が10%以下を呈し、光漏れは観察されないのである。

【0099】さらに、動画像における映像のエッジ部は、各フレームにおいて移動と停止とを繰り返す。その場合、人間は上記エッジ部の停止を視認できないために、上記エッジ部は滑らかに移動しているように見える。そして、本実施の形態においては、データ信号が書き込まれた絵素に対してフレームの後半1/3においてリセット(黒)信号が書き込まれて、映像が消えるようになっている。ところが、人間は映像が消えたことを視認できないために、上記映像のエッジ部が人間の視線より先に在る期間と後に在る期間とが短くなり、結果として図20に示すように動画像のエッジ部の滲みを低減できるのである。

【0100】また、本実施の形態においては、表示している画像は動画主体の画像か静止画主体の画像かを自動的に判断する動画/静止画判別回路21を設けている。そして、動画/静止画判別回路21によって動画像であると判別された場合には、バックライト調光回路23によってバックライトの輝度を増加させるようにしている。したがって、動画像表示時において、1フレームの後1/3にリセット信号を書き込むために生ずる透過率の低下を、必要最小限の消費電力増加で防止することができるのである。

【0101】すなわち、本実施の形態によれば、従来のVGAパネルを備えた液晶表示装置に、最小限の改良を施すことによって、必要最小限の消費電力増加で動画表示品位の向上を図ることができるのである。

【0102】尚、上記の動作説明は、動画像表示の場合を例に行っているが、静止画像も表示できることは言うまでもない。静止画像の表示に際しては、表示制御部20から、全レベルが「H」の静止画用の切替クロック信号がソースドライバ12に出力されて、1水平ラインのサンプリング期間全体に渡ってデータ信号のみが出力される。さらに、1パルスが存在する静止画用の走査開始信

号が各ゲートドライバ13a~13cに160クロック分位相をずらして入力される一方、レベルが「L」の静止画用の識別信号が各ゲートドライバ13に出力される。こうして、従来の液晶表示装置と同様に、480本のゲートラインGを一端から順次選択しながら全ソースラインSにデータ信号を出力して画像を表示するのである。

【0103】また、上述の説明においては、上記信号用基準電源22と黒信号用電源24との電圧の関係については特に述べてはいないが、次のように設定することによって、さらに表示品位を向上できる。すなわち、信号用基準電源22からの黒画像用の基準電圧(黒基準電圧)を V_d とし、黒信号用電源24の電圧を V_r とすると、対向電極18の電位レベルに対して正極性の場合には、ノーマリホワイト時には $V_d < V_r$ 、ノーマリブラック時には $V_d > V_r$ の関係を満たすように両電圧を設定する。これに対して、負極性の場合には、ノーマリホワイト時には $V_d > V_r$ 、ノーマリブラック時には $V_d < V_r$ の関係を満たすように両電圧を設定する。こうすることによって、黒表示信号の供給時間の不足を補うことができ、より表示品位の向上を図ることができるのである。

【0104】通常、TFT(スイッチング素子)17は、確実に信号電圧を供給するためには最短で $20.5\mu s$ の供給時間が必要である。一方において、上述のように、上記VGAパネルを1フレーム時間が $16.7ms (= 16700\mu s)$ で駆動する場合、つまり、480本のゲートラインGを60Hzで駆動する場合には、1水平期間が $10^6\mu s / 60(Hz) / 480(本) = 34.7\mu s$ となる。そこで、データ信号供給時間と黒信号供給時間とを

データ信号供給時間 $= 20.8\mu s$

黒信号供給時間 $= 34.7\mu s - 20.8\mu s = 13.9\mu s$ と設定する。尚、図23に各駆動信号および選択信号のタイミングチャートを示し、図24に画像表示シーケンスを示す。

【0105】このように各信号供給時間を設定することによって、ソースドライバ13a~13cからのデータを絵素電極16に確実に供給できるのである。尚、黒信号供給時間が短くなれば、十分な黒信号の供給(絵素容量への充電)が行われないと考えられる。しかしながら、多くの液晶表示素子の場合、電圧-透過率曲線を見てみると、黒表示近傍では、電圧に対して鈍感な透過率変化を示す(黒表示付近では透過率が0に飽和していく)ので、黒信号の供給が多少不足しても十分な効果を得ることができるのである。尚、本実施の形態においては、1フレーム時間とは、映像信号方式の如何に関わらず液晶表示装置の画面全体の画像を表示するために要する時間であると定義する。例えば、インターレース映像信号方式の場合は、一般に1フレーム時間は2つのフィールドから構成されており、フレーム時間の1/2に当たる1フィールド時間で液晶表示装置の画面全体が表示され

る。この場合には、上記1フィールド時間を本実施の形態においては1フレーム時間と見なすのである。その他の映像信号方式の場合においても同様である。尚、このことは、以後の各実施形態においても同様であるとする。

【0106】<第2実施の形態>本実施の形態における液晶表示装置の概略構成は、図1に示す第1実施の形態におけるアクティブマトリックス型の液晶表示装置と同じである。但し、本実施の形態における液晶表示装置は、液晶表示部にS-XGA(スーパーXGA)パネルを用いている。絵素数は $1280(カラー表示の場合には3倍) \times 1024$ であり、第1実施の形態におけるVGAパネルとはゲートラインGの数にして約2倍異なる。したがって、第1実施の形態の場合と同様に、データ信号とリセット信号とを同じ出力時間幅で交互に出力するとすれば、1水平ラインの選択時間は、およそ $16.7ms(1フレーム時間) / 1024本 / 2 \approx 8.1\mu s$ である。そのために、絵素に対して各信号書き込み(つまり充電)を十分に行うことができない。

【0107】尚、上記各絵素電極とソースラインSとの接続をスイッチングするTFT素子の能力からすれば、1水平ラインの選択時間は最低 $12.0\mu s$ が必要である。そこで、本実施の形態においては、ソースドライバ12における切替スイッチ34に供給する切替クロックは、 $16.7ms(1フレーム時間) / 1024本 \approx 16.3\mu s$ である1水平ラインの最大選択時間のうち、 $12.0\mu s$ をデータ信号書き込み時間に割り当て、残りの $4.3\mu s$ をリセット信号書き込み時間に割り当てるように設定するのである。

【0108】ところが、このようなリセット信号書き込み時間では、1回の選択期間においてリセット信号を十分書き込むことは不可能である。そこで、本実施の形態においては、図25及び図26に示すように、1024本のゲートラインGを、256本ずつ4つのグループに分割して各グループ毎に異なる4つのゲートドライバ(以下、第1ゲートドライバ13a~第4ゲートドライバ13dと言う)に接続している。但し、各ゲートドライバ13の基本構成は図4に示す構成と同じである。そして、画像表示に際しては、表示制御部20から各ゲートドライバ13a~13dに、768クロック分の「L」レベルと256クロック分の「H」レベルとが存在する識別信号を、各ゲートドライバ13に256クロック分位相をずらして入力する。また、1クロック目と769クロック目とに1パルスが存在する走査開始信号を、各ゲートドライバ13に256クロック分位相をずらして入力するのである。

【0109】その結果、上記識別信号のレベルが「H」であるゲートドライバ13のアナログスイッチ43がオンとなるため、そのゲートドライバ13では連続した4本のゲートラインGが選択されることになり、隣接する2

つのゲートドライバ13によって、シフトしながら1本のゲートラインGと4本のゲートラインGとが交互に選択されることになる。

【0110】本実施の形態の液晶表示装置における画像表示シーケンスは、図27に示す通りである。尚、図27(b)に、図27(a)における書き込みおよびリセット期間の具体的内容を示す。図27に示すように、本実施の形態においては、データ信号の書き込みとリセット信号の書き込みとを上述のような異なる時間幅で交互に行う。その場合、リセット信号の書き込みは、表示制御部20からの上述のような識別信号および走査開始信号に基づいて、データ信号書き込み水平ラインの256本先から連続した4本の水平ラインに対して同時に行われるのである。

【0111】こうすることによって、各水平ラインに、1フレーム中に4回連続してリセット信号を書き込むことができ、図28に示すように、リセット信号書き込み時間を $4.3\mu\text{s}$ としても十分に黒表示を行わせることができる。すなわち、本実施の形態によれば、液晶パネル11としてS-XGAパネルを用いたアクティブマトリックス型液晶表示装置において、動画表示の滲みや残像を低減することができるのである。

【0112】尚、本実施の形態において、上述のごとく、上記データ信号を出力したゲートラインGの256本先のゲートラインG($m=256$)に上記リセット信号を与えるのは、次の理由による。すなわち、上述したように、液晶の透過率が100%から10%まで変化する応答時間は約4msである。そして、あるゲートラインGに接続されたある絵素の絵素電極にリセット信号が印加された場合、次にデータ信号が印加されるまでに概ね黒表示になっている必要がある。したがって、次の関係が成立する。

$$f \times m / N > 4 \text{ ms}$$

但し、 f : 1フレーム時間(16.7ms)

N : 総ゲートライン数(1024本)

したがって、 $m > 246$ である必要がある。

【0113】ここで、本実施の形態においては、256本のゲートラインGに接続されたゲートドライバ13を4個一直線状に配置して1024本を走査するようになっている。したがって、 $m=256$ とすれば、現在データ信号を出力しているゲートドライバ13の次のゲートドライバ13から、データ信号が出力されているゲートラインGの番号と同じ番号のゲートラインGにリセット信号を出力するという非常に簡単な制御によって、 $m > 246$ の条件をクリアできるのである。

【0114】尚、本実施の形態の場合にも、表示画像が動画主体の画像か静止画主体の画像かを動画/静止画判別回路21によって自動的に判断し、動画像である場合にバックライト調光回路23によってバックライトの輝度を増加させれば、動画表示品位に優れた携帯用の液晶

表示装置を必要最小限の消費電力アップで得ることができる。

【0115】また、上述の説明においては、 n 本目のゲートラインGにデータ信号を書き込んだ後に、 $(n+m)$ 本目から連続して k 本のゲートラインGにリセット信号を書き込む場合を例に挙げている。ところが、上記リセット信号が書き込まれる K 本のゲートラインGを、 m 本置きに p 個のグループに分けても差し支えない。その場合に各グループ毎に連続した k 本($=K/p$ 本)に同時にリセット信号が書き込まれることになる。

【0116】図29に、各駆動信号および選択信号のタイミングチャートの一例を示す(ゲートドライバ13dは省略)。また、図30に1フレーム期間の画像表示シーケンスを示す。尚、図29は、 $m=256$, $p=2$, $k=1$ の場合の例である。

【0117】上述のように、 m 本置きに p 個のグループに分散してゲートラインGにリセット信号を書き込むことによって、以下のような効果を奏することができる。すなわち、液晶は、リセット信号の書き込み開始によって黒表示へ応答し始め、その誘電率が次第に変化して行く(液晶の誘電率異方性のため)特性を有している。したがって、液晶へ所定のリセット電圧を印加しても、その誘電率変化によって液晶に実際に印加されている電圧は変動してしまう。

【0118】ところが、 m 本置きに p 個のグループに分散させて k 本のゲートラインGにリセット信号を供給することによって、ある1本の水平ラインに着目すると、 m 本走査される毎に1回リセット信号が供給されることになる。すなわち、1回目のリセット信号で液晶がある程度応答してその誘電率が変化する。そして、 m 本走査後に、上記誘電率が変化した液晶に対して2回目のリセット信号の供給が行われることになる。したがって、この動作を p 回繰り返すことによって、より確実な黒表示を得ることができるのである。

【0119】言い換えれば、液晶素子への信号供給は、信号電圧の個々の絵素容量への印加動作(すなわち充電動作)である。したがって、液晶は、表示の内容(配向状態)によってその誘電率が変化することになり、前回の表示内容によって充電電荷量が異なることになる。したがって、同じ絵素に同じ信号を供給しても、前の表示内容が異なると異なった表示になってしまうのである。

【0120】ところが、上述のように、 m 本のゲートラインGが走査されるだけの時間において p 回繰り返してリセット信号を書き込むことによって、上述の誘電率変化の問題を改善することができ、さらに良好な黒表示を得ることができるのである。

【0121】＜第3実施の形態＞第1実施の形態における液晶表示装置においては、低温下で使用すると液晶の応答速度が遅くなるために、リセット信号による黒表示が完了する前に次フレームのデータ信号が書き込まれる

ことになり、動画の滲み量が増すと言う問題がある。この問題は、第2実施の形態を適用することによって、つまり表示制御部20からの識別信号を切り換えることによって解消できるのであるが、上記データ信号に応じた透過率から黒透過率になるまでの応答時間をフレーム期間内に収まるようにコントロールすることによっても解消できる。以下、上記データ信号に応じた任意の透過率から黒透過率になるまでの応答時間のコントロール方法について説明する。

【0122】上記応答時間のコントロール方法としては、次のような方法がある。

(1) リセット信号の書き込みライン番号とデータ信号の書き込みライン番号との差である「 m 」を、環境温度の低下と共に増大させる。このことによって、リセット信号書き込み時間を長くしてリセット信号書き込み時の応答時間をフレーム期間内に十分収まるようにでき、液晶の応答速度低下を補償することができるのである。

【0123】(2) 黒信号用電源24からの黒信号用電圧(つまり、リセット信号の電圧)を環境温度の低下と共に大きくする。このことによって、リセット信号書き込み速度を速くしてリセット信号書き込み時の応答時間をフレーム期間内に十分収まるようにでき、液晶の応答速度低下を補償することができるのである。

【0124】尚、上記(1)における「 m 」の変化方法としては種々考えられるが、例えば以下のようにして行う。すなわち、複数に分割されている各ゲートドライバ13のシフトレジスタ41を直列に接続する。そして、全シフトレジスタ41を構成するラッチ回路のうち、 m 番目～($m+J$)番目のラッチ回路の入力端子の夫々にアナログスイッチを接続し、この($J+1$)個のアナログスイッチの何れかを介して m 番目～($m+J$)番目のラッチ回路の入力端子にも上記走査開始信号を入力可能にする。さらに、上記アナログスイッチ用の制御回路を設け、この制御回路によって、環境温度の降温に応じて($m+j$ ($j \leq J$))番目のアナログスイッチをオンするのである。

【0125】尚、本実施の形態においては、上記コントロール方法(1)、(2)の何れか一方のみを実施しても液晶の応答速度の低下による動画像の滲み量増加を回避することができる。

【0126】また、上記第2実施の形態においては、上記リセット信号の書き込みを4本の水平ラインに対して同時に行う場合を例に説明したが、この発明は4本の水平ラインに限定されるものではない。さらに、リセット信号の書き込みは固定本数の水平ラインに限定されるものではなく、リセット信号の書き込み本数を変更可能にしても差し支えない。その場合の上記リセット信号の書き込み本数の変更方法は種々考えられるが、例えば次のように行えばよい。

【0127】すなわち、図4において、各ゲートドライバ13における2番目～ K 番目のラッチ回路の入力端子

の夫々にアナログスイッチを接続し、この($K-1$)個のアナログスイッチの何れかを介してアナログスイッチ43からの走査開始信号を2番目～ K 番目のラッチ回路の入力端子にも供給可能にする。さらに、上記アナログスイッチ用の制御回路を設け、この制御回路によって、外部からの k 信号に応じて2番目～ k ($k \leq K$)番目のアナログスイッチをオンするのである。尚、 k 信号とは、リセット信号の書き込み本数を指定する信号である。

【0128】上記各実施の形態においては、この発明をアクティブマトリックス型液晶表示装置に適用した場合を例に説明しているが、デューティタイプの液晶表示装置にも適用できることは言うまでもない。

【0129】

【発明の効果】以上より明らかなように、第1の発明の液晶表示方法は、 n 本目の行線に選択信号を供給すると共に列線にデータ信号を供給して選択行線の絵素に上記データ信号に基づく画像を表示し、次に、($n+m$)本目の行線に上記選択信号を供給すると共に上記列線に黒表示信号を供給して選択行線の絵素に黒画像を表示し、上記選択行線を順次シフトさせながら上記データ信号に基づく画像の表示動作と黒画像の表示動作とを繰り返すので、総ての絵素に対して、上記データ信号を書き込み、さらに m に応じた所定時間が経過した後に黒表示信号を供給して、次のフレームに新たに画像データ信号が書き込まれるまで黒表示信号が書き込まれた状態を保持して、黒画像を表示できる。したがって、白表示を行っている絵素を次のフレームで黒表示に変える場合は、次のデータ信号が書き込まれる前に既に黒画像が表示されていることになり、バックライトの光り漏れを防止できる。

【0130】また、上述のように、映像を表示している絵素が次にデータ信号が印加されるまでに黒表示となって映像が消えるため、動画における映像のエッジが人間の視線よりも先に在る期間と後に在る期間とを短くできる。したがって、上記映像のエッジの滲みを低減できる。

【0131】すなわち、この発明によれば、上記列線に対する黒表示信号の供給および上記行線の選択方法の変更という最小限の変更によって、動画表示品位を向上できるのである。

【0132】また、第2の発明の液晶表示方法は、 n 本目の行線に選択信号を供給すると共に列線にデータ信号を供給して選択行線の絵素に上記データ信号に基づく画像を表示し、次に、上記 n 本目とは異なる複数の行線に上記選択信号を同時に供給すると共に上記列線に黒表示信号を供給して選択行線の絵素に黒画像を表示し、上記選択行線を順次シフトさせながら上記データ信号に基づく画像の表示動作と黒画像の表示動作とを繰り返すので、次にデータ信号が印加されるまでに複数回黒表示信号を供給できる。したがって、上記黒表示信号供給時間

が黒画像表示に不十分な時間である場合でも、複数回繰り返して黒表示信号を供給することによって確実に黒表示を行うことができる。

【0133】したがって、この発明によれば、表示パネルの絵素密度が高密度であって行線数が多いために、黒表示信号供給時間を十分取れない場合でも、バックライトの光り漏れや映像エッジ部での光の滲みが生じない高品位な動画表示を、最小限の変更によって行うことができる。

【0134】また、上記第2の発明の液晶表示方法は、上記複数の行線を $(n + \alpha \cdot m)$ ($\alpha = 1, 2, \dots, p$) 本目の行線とすれば、ある1本の水平ラインに関して m 本の走査毎に黒表示を繰り返して行うことができる。したがって、直前のフレームにおける表示内容による絵素容量の誘電率の変動を無くして、さらに高品位な表示を行うことができる。

【0135】また、上記第2の発明の液晶表示方法は、上記複数の行線を $(n + \alpha \cdot m)$ 本目から $(n + \alpha \cdot m + k - 1)$ ($\alpha = 1, 2, \dots, p$) 本目までの行線とすれば、ある1本の水平ラインに関して m 本の走査毎に k 回繰り返して、黒表示を行うことができる。したがって、直前のフレームにおける表示内容の影響をさらに無くすることができる。

【0136】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記データ信号の供給時間と上記黒表示信号の供給時間とを等しくすれば、非常に簡単な切り換え制御処理によって、上記データ信号の供給と上記黒表示信号の供給を切り換えることができる。

【0137】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記データ信号の供給時間を上記黒表示信号の供給時間よりも長くすれば、表示パネルの絵素密度が高密度であって行線数が多いために、データ信号供給時間を十分に取れない場合にも対処することができる。

【0138】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記 m の値を次式の関係を満たすように設定すれば、1フレーム期間における上記黒表示信号の供給時間を、白表示を黒表示へ切り換える場合の液晶の応答時間以上に設定することができる。したがって、上記データ信号に基づいて白画像が表示される絵素であっても、次にデータ信号が印加されるまでに確実に黒表示を行うことができる。

$$f \times m / N > t$$

但し、 N ：行線数

f ：1フレーム時間

t ：白表示を黒表示へ切り換える際における液晶の応答時間

【0139】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記 k の値を次式の関係を満たすように設定すれば、1フレーム期間における上記黒表示信

号の供給時間を、黒表示信号の k 回供給によって白表示を黒表示に切り換えることができる最短時間以上に設定できる。したがって、上記黒表示信号の供給時間が不十分であるために黒表示信号供給を k 回繰り返して供給する場合に、上記データ信号に基づいて白画像が表示される絵素であっても、次にデータ信号が印加されるまでに確実に黒表示を行うことができる。

$$T \times k \geq T_0$$

但し、 T ：黒表示信号の1回の供給時間

T_0 ：白表示を完全に黒表示に切り換えることができる黒表示信号の最短時間

【0140】また、上記第1の発明あるいは第2の発明の液晶表示方法は、上記データ信号が黒表示用のデータ信号である場合の電圧 V_d と上記黒表示信号の電圧 V_r とを、下記の関係を満たすように設定すれば、上記黒表示信号の供給時が不足して十分な黒表示が行えない場合でも、確実に黒表示を行うことができる。対向電極の電位レベルに対して正極性の場合には

ノーマリホワイ時は $V_d < V_r$ 、ノーマリブラック時は $V_d > V_r$

対向電極の電位レベルに対して負極性の場合には

ノーマリホワイ時は $V_d > V_r$ 、ノーマリブラック時は $V_d < V_r$

【0141】また、第3の発明の液晶表示装置は、表示制御部からの制御信号によって、列線ドライバの切替スイッチがデータ信号を選択している際には、行線ドライバは n 本目の行線に選択信号を供給する一方、上記切替スイッチが黒表示信号を選択している際には、上記行線ドライバは $(n + m)$ 本目の行線に選択信号を供給するので、総ての絵素に対して、データ信号を書き込み、さらに m に応じた所定時間が経過した後に黒表示信号を供給し、次のフレームに新たに画像データ信号が書き込まれるまで上記黒表示信号が書き込まれた状態を保持して、黒画像を表示できる。したがって、白表示を行っている絵素を次のフレームで黒表示に変える場合には、次のデータ信号が書き込まれる前に既に黒画像が表示されていることになり、バックライトの光り漏れを防止できる。

【0142】すなわち、この発明によれば、上記列線ドライバに切替スイッチを設けて上記表示制御部からの制御信号を変更するという最小限の変更によって、動画表示品位を向上できるのである。

【0143】また、第4の発明の液晶表示装置は、表示制御部からの制御信号によって、列線ドライバの切替スイッチがデータ信号を選択している際には、行線ドライバは n 本目の行線に選択信号を供給する一方、上記切替スイッチが黒表示信号を選択している際には、上記行線ドライバは上記 n 本目とは異なる複数本の行線に選択信号を供給するので、上記黒表示信号供給時間が1回の黒表示信号供給だけでは十分な黒画像表示を行えない時間の場合でも、黒表示信号供給を複数回繰り返して確実に

黒表示を行うことができる。したがって、表示パネルの絵素密度が高密度で行線数が多いために黒表示信号供給時間が十分取れない場合でも、バックライトの光り漏れが起こらない高品位な動画表示を行うことができるのである。

【0144】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記行線を m 本毎に L 個のブロックに分割し、上記行線ドライバを各ブロックの行線に選択信号を供給する L 個の部分行線ドライバで構成すれば、上記切替スイッチによってデータ信号を列線に供給する場合には、ある部分行線ドライバにおける n 本目の行線を選択する一方、黒表示信号を列線に供給する場合には、上記部分行線ドライバの後列に位置する部分行線ドライバにおける n 本目の行線を選択するという簡単な制御によって、上記 $(n+m)$ 本の行線を選択動作を行うことができる。

【0145】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示制御部から上記列線ドライバへの制御信号の一つである上記切替スイッチの切替制御信号を、上記データ信号の選択時間を黒表示信号の選択時間よりも長くするように設定すれば、上記データ信号の供給時間を上記黒表示信号の供給時間よりも長くすることができる。したがって、表示パネルの絵素密度が高密度であって行線数が多いために、データ信号供給時間を十分に取れない場合にも対処できる。

【0146】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示制御部から上記列線ドライバへの制御信号の一つである上記切替スイッチの切替制御信号を、上記データ信号の選択時間と黒表示信号の選択時間とを等しくするように設定すれば、上記データ信号の供給時間と上記黒表示信号の供給時間とを等しくすることができる。したがって、非常に簡単な切り換え制御処理によって、上記データ信号の供給と上記黒表示信号の供給を切り換えることができる。

【0147】また、上記第4の発明の液晶表示装置は、上記表示制御部から上記行線ドライバへの制御信号の一つである識別信号に基づいて、上記行線ドライバによって上記黒表示信号供給期間に $(n+m)$ 本目～ $(n+m+k-1)$ 本目の行線に上記選択信号を供給するようにすれば、次にデータ信号が印加されるまでに上記黒表示信号を k 回供給できる。したがって、上記黒表示信号供給時間が不十分である場合でも確実に黒表示を行うことができる。したがって、この発明によれば、表示パネルの絵素密度が高密度であって行線数が多いために、黒表示信号供給時間を十分取れない場合でも、バックライトの光り漏れが起こらない高品位な動画表示を行うことができる。

【0148】また、上記第4の発明の液晶表示装置発明は、上記行線ドライバを、データ信号供給期間には上記制御信号の一つとしての走査開始信号をシフトレジスタ

の1番目のラッチ回路に供給する一方、黒表示信号供給期間には上記走査開始信号を上記シフトレジスタの m 番目のラッチ回路から連続した k 個のラッチ回路に供給する走査開始信号供給手段を有するようにすれば、シフトレジスタを有する行線ドライバに走査開始信号供給手段を設けるという簡単な変更で、次にデータ信号が印加されるまでに k 回黒表示信号を供給できる行線ドライバを実現できる。

【0149】また、上記第4の発明の液晶表示装置は、上記走査開始信号供給手段を、上記黒表示信号供給期間におけるラッチ回路番号 m とラッチ回路数 k とを変更可能なように成せば、ラッチ回路番号 m を変更することによって、次にデータ信号が印加されるまでの黒画像の表示時間を変更できる。また、ラッチ回路数 k を変更することによって、次にデータ信号が印加されるまでの黒表示信号の供給回数を変更することができる。したがって、この発明によれば、上記表示パネルの絵素密度の変更や環境温度の変化等に容易に対処できる。

【0150】また、上記第4の発明の液晶表示装置は、供給制御手段によって、外部からの走査開始位置指定信号に基づいて、上記ラッチ回路番号 m を設定する制御信号を上記走査開始信号供給手段に出力すれば、外部からの信号に基づいて、次にデータ信号が印加されるまでの黒画像の表示時間を変更できる。

【0151】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記表示制御部を、外部からの指令信号に応じて、上記黒表示信号の供給動作を行う第1表示モード用の制御信号と、上記黒表示信号の供給動作を行わない第2表示モード用の制御信号とを切替出力するようにすれば、常時、表示モードを消費エネルギーが多い第1モードに固定しておく場合に比してエネルギーの浪費を防止できる。

【0152】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記列線ドライバから供給されるデータ信号の電圧を設定する信号用基準電源の電圧を、上記第1表示モード時と第2表示モード時とで切り換え可能にすれば、液晶の透過率が低くなる上記第1表示モードの場合には、データ信号の電圧を上記液晶の透過率低下に応じて設定できる。したがって、第1表示モードと第2表示モードとの間で一定の階調バランスを保つことができるようになる。

【0153】また、上記第3の発明あるいは第4の発明の液晶表示装置は、動画静止画判別手段によって動画であるか静止画であるかを判別し、判別結果を表す上記指令信号を上記表示制御部に出力するようにすれば、表示品位が低下しやすい動画表示時に自動的に上記表示制御部から第1表示モード用の制御信号を出力して、総ての絵素に対して、次にデータ信号が印加されるまでに黒画像を表示できる。したがって、表示画像が動画になったことを自動的に検知して表示品位の向上を図ることがで

きる。

【0154】また、上記第3の発明あるいは第4の発明の液晶表示装置は、バックライト調光手段によって、上記指令信号に基づいて上記第1表示モードと第2表示モードとでバックライトの輝度を切り換えるようにすれば、液晶の透過率が低くなる第1表示モードの場合に上記バックライトの輝度を上げることができる。したがって、上記バックライトの輝度を上記第1表示モード時に合せて固定しておく場合に比して、上記第2表示モード時におけるエネルギーの浪費を防止できる。

【0155】また、上記第3の発明あるいは第4の発明の液晶表示装置は、上記黒表示信号発生手段としての黒表示信号用電源の電圧を、上記第1表示モード時と第2表示モード時とで切り換えるようにすれば、第1表示モードと第2表示モードとの間で一定の階調バランスを保つことができるようになる。

【図面の簡単な説明】

【図1】 この発明の液晶表示装置における概略構成を示す図である。

【図2】 図1におけるソースドライバの概略構成を示す図である。

【図3】 図2とは異なるソースドライバの概略構成を示す図である。

【図4】 図1におけるゲートドライバの概略構成を示す図である。

【図5】 図4におけるアナログスイッチが動作した場合の説明図である。

【図6】 第1実施の形態における3つのゲートドライバの駆動信号および各ゲートラインに出力される選択信号のタイミングチャートである。

【図7】 動画像表示動作の説明に用いる画像の説明図である。

【図8】 従来の画像表示シーケンスを示す図である。

【図9】 図7に示す画像において生ずる滲みの説明図である。

【図10】 従来の画像表示シーケンスに基づく白帯絵素における各フレーム毎の透過率変化を示す図である。

【図11】 図1に示す液晶表示装置における画像表示シーケンスを示す図である。

【図12】 図11に示す画像表示シーケンスに基づく図7に示す画像の表示結果を示す図である。

【図13】 図11に示す画像表示シーケンスに基づく各フレーム毎の透過率変化を示す図である。

【図14】 図7に示す画像の任意の水平ラインにおける白帯の移動の様子を示す図である。

【図15】 液晶の応答時間を無限小とした場合の従来の画像表示シーケンスにおける透過率の応答波形を示す図である。

【図16】 液晶の応答時間を無限小とした場合の図11に示す画像表示シーケンスにおける透過率の応答波形を示す図である。

【図17】 従来の画像表示シーケンスでの白帯の移動と人間の視点の移動とを示す図である。

【図18】 図17に示す白帯の移動と人間の視点の移動とのずれに起因して白帯の両エッジの輝度が低下する状態を示す図である。

【図19】 図11に示す画像表示シーケンスでの白帯の移動と人間の視点の移動とを示す図である。

【図20】 図19に示す白帯の移動と人間の視点の移動とのずれに起因して白帯の両エッジの輝度が低下する状態を示す図である。

【図21】 図11に示す画像表示シーケンスと従来の画像表示シーケンスとにおける書き込み電圧と透過率との関係を示す図である。

【図22】 図11に示す画像表示シーケンスと従来の画像表示シーケンスとにおける各階調での透過率の経時変化を示す図である。

【図23】 図6とは異なる駆動信号および選択信号のタイミングチャートである。

【図24】 図11とは異なる画像表示シーケンスを示す図である。

【図25】 第2実施の形態における駆動信号および選択信号のタイミングチャートである。

【図26】 図25に続くタイミングチャートである。

【図27】 図11および図24とは異なる画像表示シーケンスを示す図である。

【図28】 図27に示す画像表示シーケンスに基づく各フレーム毎の透過率変化を示す図である。

【図29】 図25とは異なるタイミングチャートである。

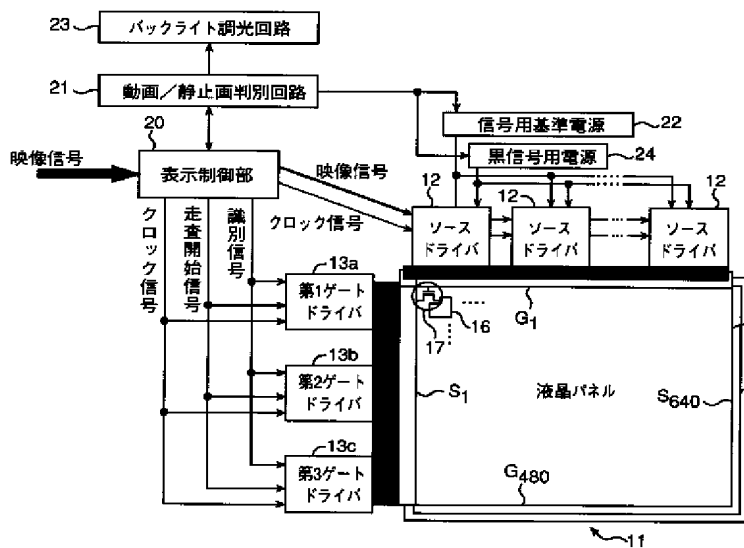
【図30】 図29の画像表示シーケンスを示す図である。

【図31】 従来の液晶表示装置におけるソースドライバの概略構成図である。

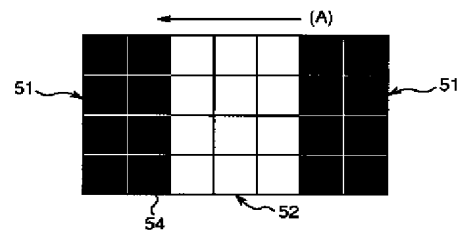
【符号の説明】

11…液晶パネル、12…ソースドライバ、
13…ゲートドライバ、20…表示制御部、
21…動画/静止画判別回路、22…信号
用基準電源、23…バックライト調光回
路、24…黒信号用電源、31,37
…サンプリングメモリ、32,38…ホールディングメ
モリ、33,38…DAコンバータ、34,35…切
替スイッチ、36…黒信号データ生成部、
41…シフトレジスタ、42…出力回
路、43…アナログスイッチ。

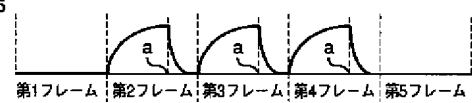
【図1】



【図7】

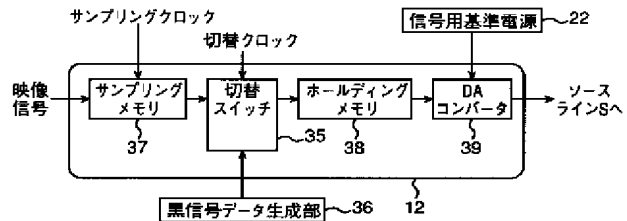
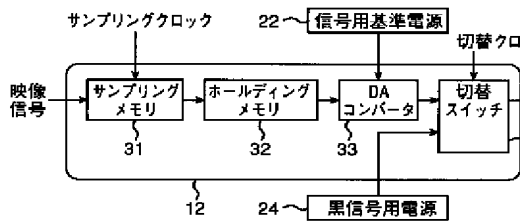


【図13】



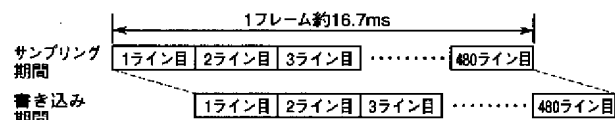
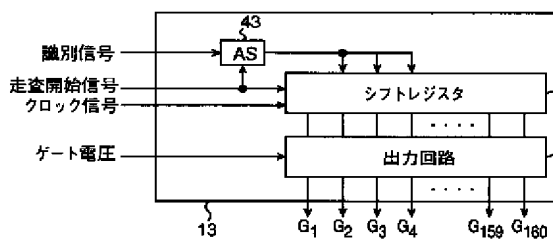
【図2】

【図3】



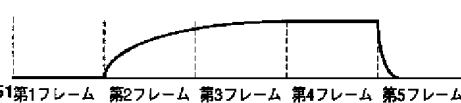
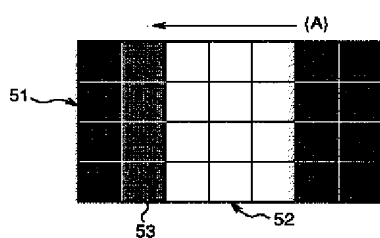
【図4】

【図8】

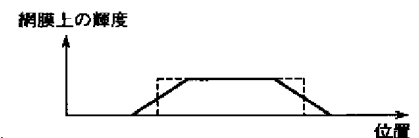


【図9】

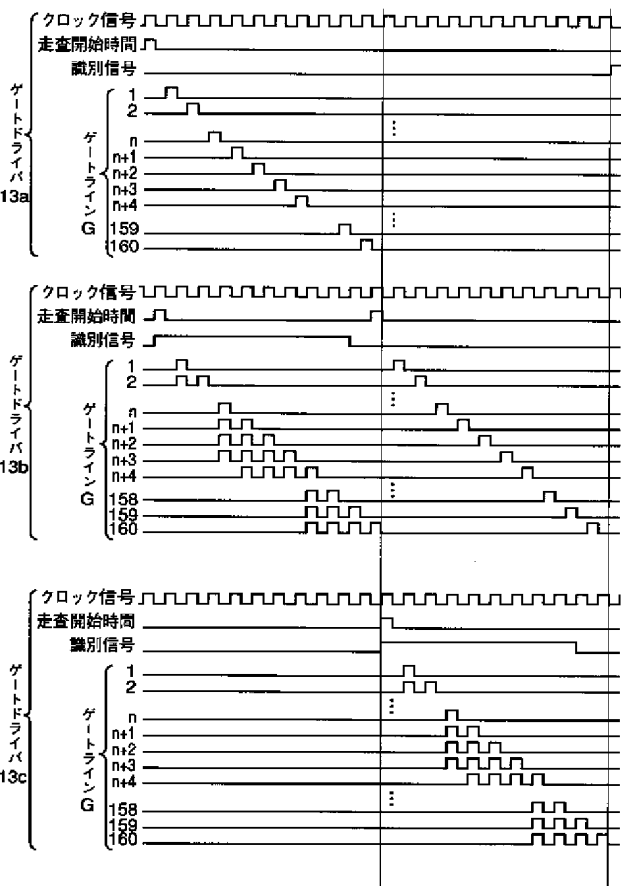
【図10】



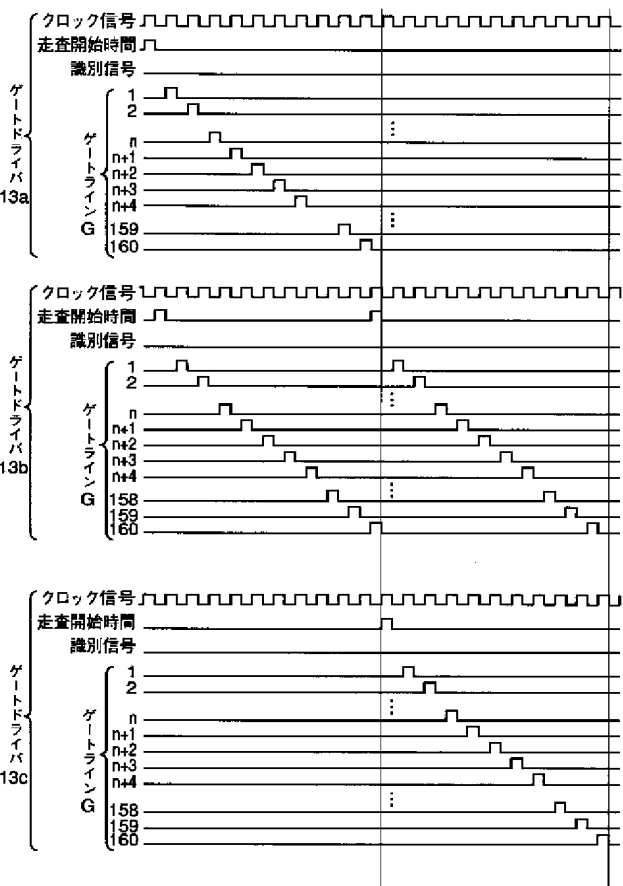
【図18】



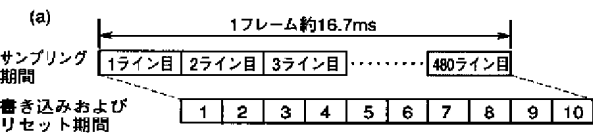
【図5】



【図6】



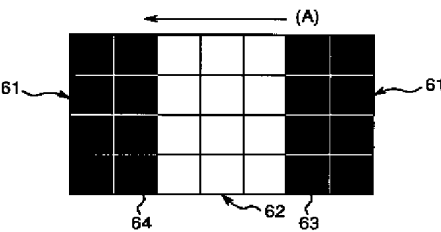
【図11】



(b)

番号	駆動状態
1	1ライン目データ 信号書き込み
2	161ライン目リセット 信号書き込み
3	2ライン目データ 信号書き込み
4	162ライン目リセット 信号書き込み
5	3ライン目データ 信号書き込み
6	163ライン目リセット 信号書き込み
7	nライン目データ 信号書き込み
8	(160+n)ライン目リセット 信号書き込み
9	480ライン目データ 信号書き込み
10	160ライン目リセット 信号書き込み

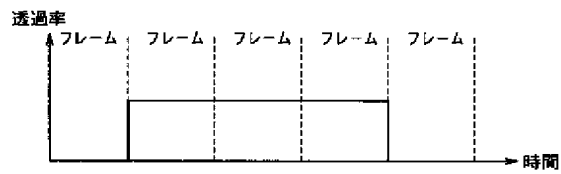
【図12】



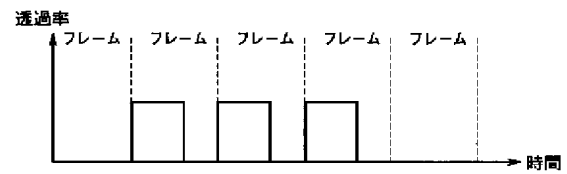
【図14】



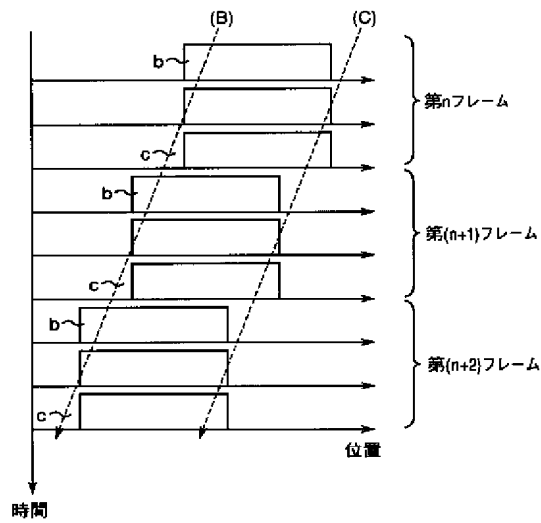
【図15】



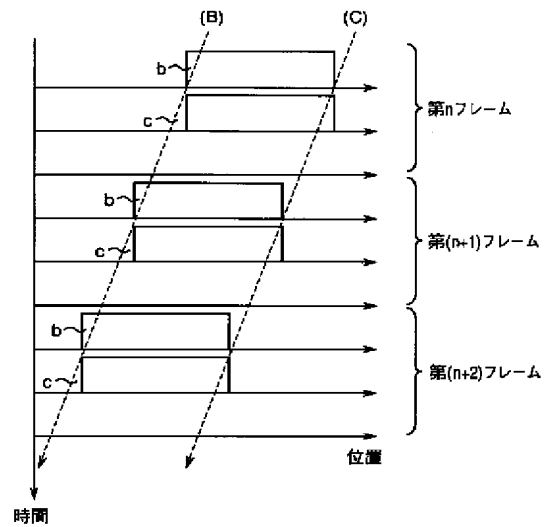
【図16】



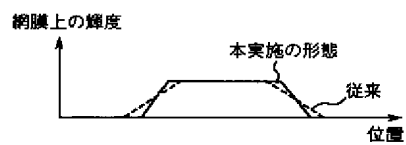
【図17】



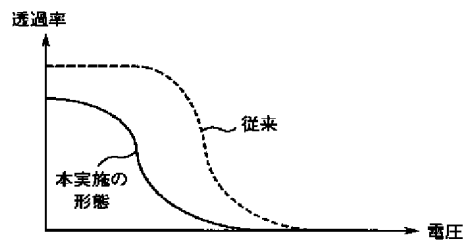
【図19】



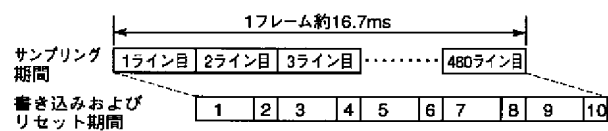
【図20】



【図21】



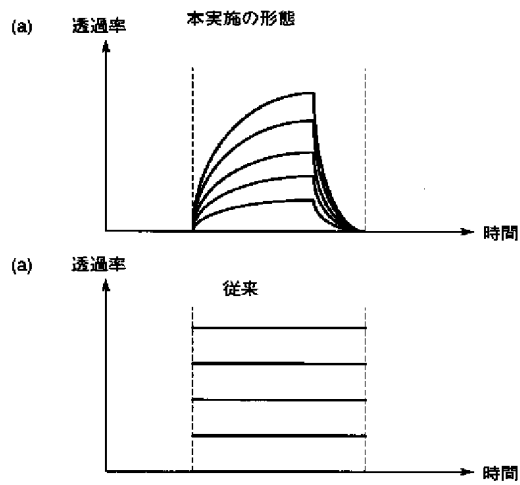
【図24】



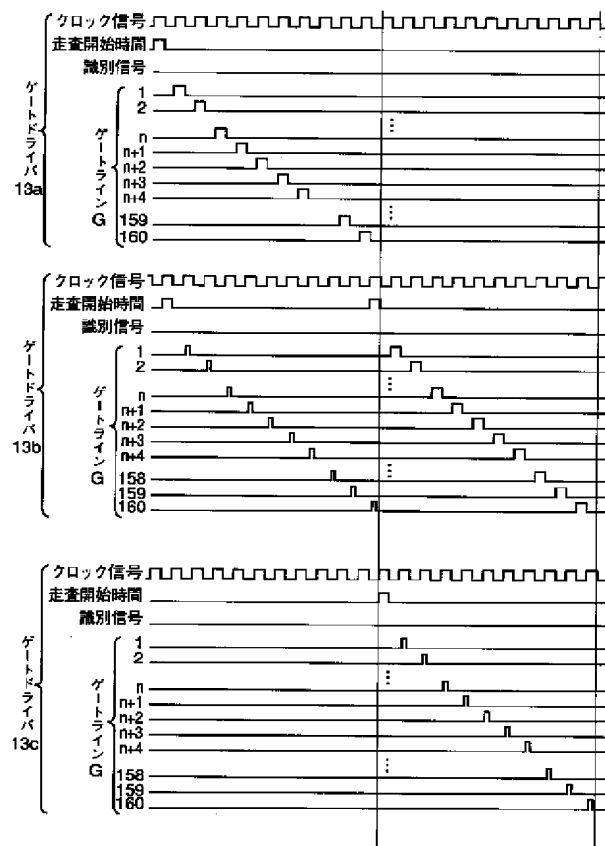
【図28】



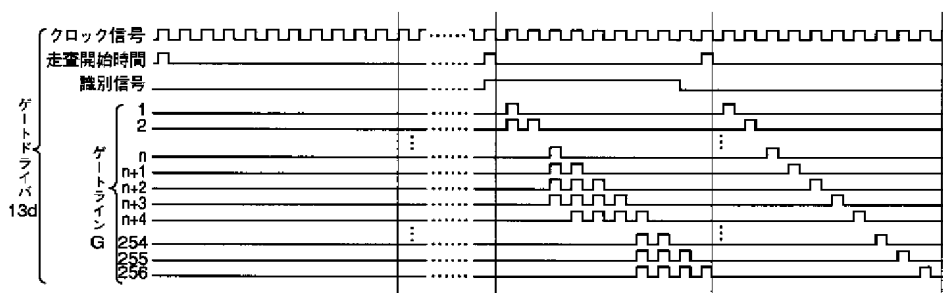
【図22】



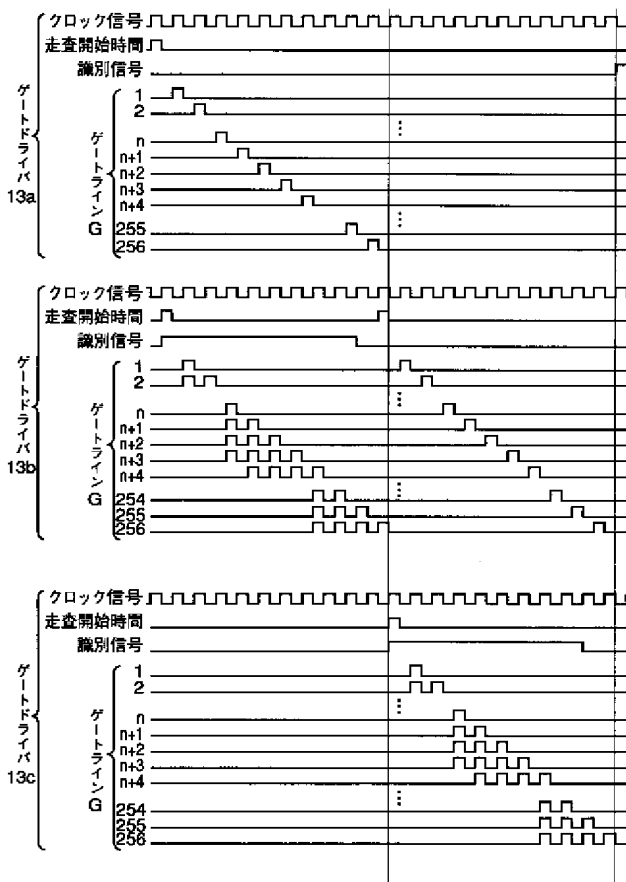
【図23】



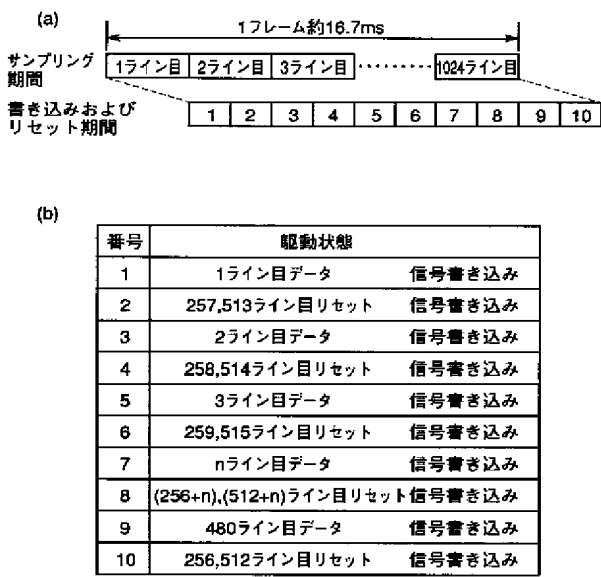
【図26】



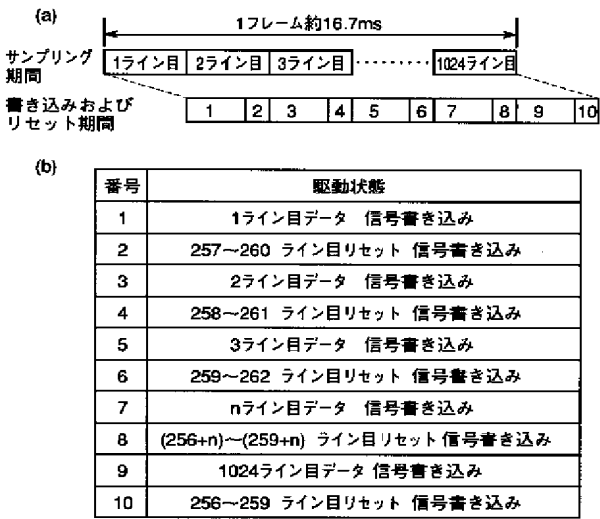
【図25】



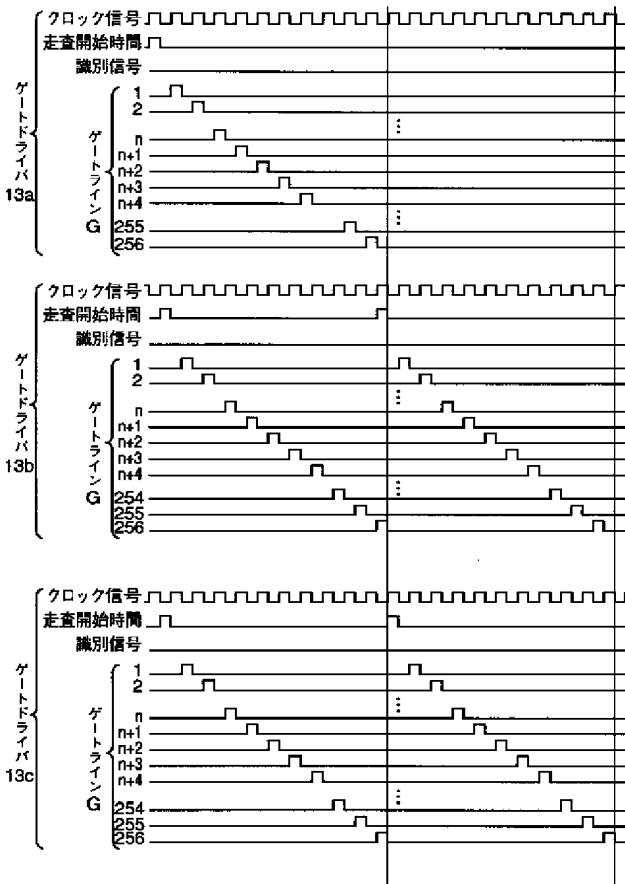
【図30】



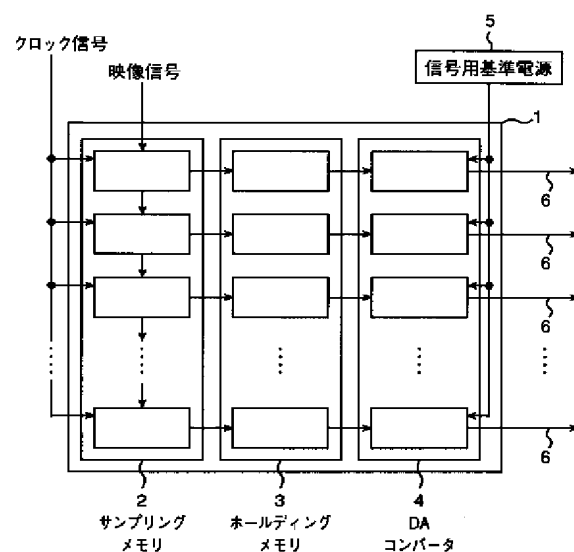
【図27】



【図29】



【図 31】



フロントページの続き

(51)Int.Cl. ⁷	識別記号	F I	ターム(参考)
H 0 4 N 5/66	1 0 2	H 0 4 N 5/66	1 0 2 B

F ターム(参考) 2H093 NA18 NA45 NC16 NC22 NC23
 NC26 NC34 NC42 NC49 ND04
 ND07 ND12 ND49 NE06 NH18
 5C006 AA01 AA02 AA16 AF42 AF44
 AF53 AF69 AF72 AF83 BB16
 BB29 BC03 BC12 BF02 BF03
 BF04 BF11 EA01 FA16 FA29
 FA36 FA47
 5C058 AA06 BA01 BA07 BA29 BA33
 BA35 BB06 BB11 BB25
 5C080 AA10 BB05 DD05 DD06 EE28
 FF11 JJ02 JJ04